```
<HTML><HEAD>
 <META HTTP-EQUIV="Content-type" CONTENT="text/html; charset=x-sjis">
 <!-- <META HTTP-EQUIV="Pragma" CONTENT="no-cache"> -->
 <TITLE>Searching PAJ</TITLE>
 </HEAD> -
<BODY BGCOLOR="#FFFFF" TEXT="#000000" LINK="#000066" VLINK="#808080"
ALINK="#FF0000" TOPMARGIN="0">
 <BR><CENTER><H2><B>PATENT ABSTRACTS OF JAPAN</B></H2></CENTER>
 <TABLE BORDER="0" WIDTH="100%">
   <TR><TD WIDTH="40%" VALIGN="top"><BR></TD>
<TD WIDTH="15%" NOWRAP>(11)Publication number : </TD>
<TD VALIGN="top"
WIDTH="45%"><B>10-124998</B></TD></TR>
<TR><TD WIDTH="40%" VALIGN="top"><BR></TD>
<TD WIDTH="15%" NOWRAP>(43)Date of publication of application : </TD></TD
VALIGN="top"
               WIDTH="45%"><B>15.05.1998</B></TD></TR>
 <hr width="100%" SIZE="5">
<TABLE BORDER="0" WIDTH="100%">
   <TR>
     <TD VALIGN="top" WIDTH="40%">(51)Int.Cl.</TD>
<TD VALIGN="top" WIDTH="60%"><PRE><B> G11B
</B><BR><B>
                нозм'
                       1/12
</B><BR><B>
                 H03M 7/36
                H04B 14/00
</B><BR><B>
</B><BR></PRE></TD>
   </TR>
</TABLE>
<HR WIDTH="100%" SIZE="5">
<TABLE BORDER="0" WIDTH="100%">
   <TR>
     <TD WIDTH="15%" NOWRAP VALIGN="top">(21)Application number : </TD><TD
WIDTH="25%" VALIGN="top"><B>09-205260</B></TD>
     <TD_WIDTH="15%" NOWRAP_VALIGN="top">(71)Applicant : </TD><TD_WIDTH="45%"
VALIGN="top"><B>VICTOR CO OF JAPAN LTD<BR></B></TD>
  </TR>
<TD WIDTH="15%" NOWRAP VALIGN="top">(22)Date of filing : </TD><TD WIDTH="25%"
VALIGN="top"><B>15.07.1997</B></TD>
<TD WIDTH="15%" NOWRAP VALIGN="top">(72)Inventor : </TD><TD WIDTH="45%"</pre>
VALIGN="top"><B>TANAKA YOSHIAKI<BR>FUCHIĞAMİ NORIHIKO<BR>UENO SHOJI<BR></B></TD>
  </TR>
</TABLE>
<HR WIDTH="100%" SIZE="5">
<TABLE BORDER="0">
  <TR><TD>(30)Priority</TD></TR>
  <TR>
    <TD VALIGN="top">Priority number : </TD><TD VALIGN="top" NOWRAP><B>08204305
</TR>
</TABLE>
<HR WIDTH="100%" SIZE="5">
```

```
<TABLE BORDER="0" WIDTH="100%">
  <TR><TD>(54)<B> COPYRIGHT MANAGEMENT METHOD OF CODE INFORMATION, ENCODER, DECODER
  AND RECORDING MEDIUM<BR></B></TD></TR>
  <TR><TD VALIGN="top">
 &nbsp:
  (57)Abstract:<BR>
  PROBLEM TO BE SOLVED: To make the user's convenience and the copyright protection
 compatible at the time of copying a digital signal. <BR>SOLUTION: An analog signal is A/D-converted on the side of the encoder with a 1st comparatively low sampling frequency to generate a 1st digital data train, while the analog signal is A/D-converted with a 2nd sampling frequency higher than the 1st sampling frequency to generate a 2nd digital data string, and difference data strings of the 1st and analog signal data string at the same sampling point are calculated magnetically and the sampling point are calculated magnetically and the sampling point are calculated magnetically and the sampling point are calculated magnetic and the sampling point are calculated as a sampling poi
 2nd data string at the same sampling point are calculated respectively, and the 1st data string and the difference data strings are transmitted in the nonburied state of a copyright data from the side of the encoder to the side of the decoder. The 2nd
 data string is restored on the side of the decoder, while the copyright data is
 modulated by a frequency modulator 114, an oscillator 115, a diffusion modulator 116, a diffusion code 117 and a level control part 118, and is then buried in the 2nd data string by an adder 121.<br/>
code 117
 </TD></TR>
 </TABLE>
 <HR WIDTH="100%" SIZE="5">
 LEGAL STATUS
 <TABLE BORDER="0" WIDTH="100%">
 <TR><TD WIDTH="50%">[Date of request for examination]</TD>
<TD WIDTH="50%" VALIGN="top" ALIGN="left"></TD>
 </TR>
 <TR><TD WIDTH="50%" VALIGN="top">[Date of sending the examiner's decision of
 rejection]</TD>
           <TD WIDTH="50%" VALIGN="top" ALIGN="left"></TD>
 <TR><TD WIDTH="50%" VALIGN="top">[Kind of final disposal of application other than
the examiner's decision of rejection or application converted registration]</TD>
<TD WIDTH="50%" VALIGN="top" ALIGN="left"> </TD>
<TR><TD WIDTH="50%" VALIGN="top">[Date of final disposal for application]</TD>
<TD WIDTH="50%" VALIGN="top" ALIGN="left"></TD>
 </TR>
</TD>
</TR>
<TR><TD WIDTH="50%" VALIGN="top">[Date of registration]</TD>
<TD WIDTH="50%" VALIGN="top" ALIGN="left"></TD>

</TR>
TR><TD WIDTH="50%" VALIGN="top">[Number of appeal against examiner's decision of
rejection]</TD>
           <TD WIDTH="50%" VALIGN="top" ALIGN="left"></TD>
<TR><TD WIDTH="50%" VALIGN="top">[Date of requesting appeal against examiner's
decision of rejection]</TD>
     <TD WIDTH="50%" VALIGN="top" ALIGN="left"></TD>

</TR>
<TR><TD WIDTH="50%" VALIGN="top">[Date of extinction of right]</TD>
<TD WIDTH="50%" VALIGN="top" ALIGN="left"></TD>
</TR>
</TABLE>
```

JPA_1998-124998_translation.doc <HR WIDTH="100%" SIZE="5"> CORRECTION
 <TABLE BORDER="0"> _CORRECT_DATA_ </TABLE> __CORRECT_DELETE___-->

<HR>CLAIMS <HR>[Claim(s)]
[Claim 1] while carrying out A/D conversion of the analog signal with the 1st comparatively low sampling frequency and generating the 1st digital data train
The step which carries out A/D conversion of the analog signal with the 2nd sampling frequency higher than said 1st sampling frequency, and generates the 2nd digital data train, said 1st and 2nd data stream in the same sampling point -- each -- difference -with the step which computes a data stream said 1st data stream and said difference -- a data stream, the step which transmits the copyright data about said analog signal through a medium, and said 1st data stream and said difference, while restoring said 2nd data stream based on a data The step which modulates said copyright data, and the step which embeds said modulated copyright data to said 2nd data stream,
The copyright management method of the sign information which has the step outputted only where said modulated copyright data are embedded when outputting said 2nd data stream with digital data.
[Claim 2] The 1st A/D-conversion means which carries out A/D conversion of the analog signal with the 1st comparatively low sampling frequency, and generates the 1st digital data train, The 2nd A/D-conversion means which carries out A/D conversion of the analog signal with the 2nd sampling frequency higher than said 1st sampling frequency, and generates the 2nd digital data train, said 1st and 2nd data stream in the same sampling point -- each -- difference -with a calculus-of-finite-differences appearance means to compute a data stream said 1st data stream and said difference -- the encoding equipment of the sign information which has a data stream and an output means to carry out packing of the copyright data about said analog signal, and to output them.
[Claim 3] while carrying out A/D conversion of the analog signal with the 1st comparatively low sampling frequency and generating the 1st digital data train, carry out A/D conversion of the analog signal with the 2nd sampling frequency higher than said 1st sampling frequency, and the 2nd digital data train is generated. said 1st and 2nd data stream in the same sampling point -- each -- difference -said 1st data stream generated by computing a data stream, and said difference -with a data stream the decoding equipment of the sign information which decodes the copyright data about said analog signal -- it is -- said 1st data stream and said difference -with a restoration means to restore said 2nd data stream based on a data stream A modulation means to modulate said copyright data, and the copyright data embedding means which embeds the copyright data modulated by said modulation means at said 2nd data stream, Decoding equipment of the sign information constituted so that said 2nd data stream where is equipped with the digital output terminal which outputs the output of said copyright data embedding means in the state of digital data, and said modulated copyright data are not embedded might not be outputted in the state of digital data.

While carrying out A/D conversion of the analog signal with the 1st comparatively

 $\langle BR \rangle [C]$ aim 4]

low sampling frequency and generating the 1st digital data train, carry out A/D conversion of the analog signal with the 2nd sampling frequency higher than said 1st sampling frequency, and the 2nd digital data train is generated. said 1st and 2nd data stream in the same sampling point -- each -- difference -- said 1st data stream generated by computing a data stream, and said difference -the record-medium with which a data stream and the copyright data about said analog signal were recorded.

[Claim 5]

The step which carries out A/D conversion of the analog signal with the 1st comparatively high sampling frequency, and generates the 1st digital data train, The step to which said 1st digital data train is band-limited, and a sampling frequency generates the 2nd digital data train lower than said 1st sampling said 1st and 2nd data stream in the same sampling point -- each -- difference -with the step which computes a data stream said 2nd data stream and said difference -- a data stream, the step which transmits the copyright data about said analog signal through a medium, and said 2nd data stream and said difference, while restoring said 1st data stream based on a data stream The step which modulates said copyright data, and the step which embeds said modulated copyright data to said 1st data stream,
The copyright management method of the sign information which has the step outputted only where said modulated copyright data are embedded when outputting said 1st data stream with digital data.
[Claim 6]

An A/D-conversion means to carry out A/D conversion of the analog signal with the $lst_comparatively$ high sampling frequency, and to generate the $lst_digital$ data A band limit means by which band-limit said 1st_digital data train, and a sampling frequency generates the 2nd digital data train lower than said 1st sampling frequency, said 1st and 2nd data stream in the same sampling point -- each -- difference -with a calculus-of-finite-differences appearance means to compute a data stream said 2nd data stream and said difference -- the encoding equipment of the sign information which has a data stream and an output means to carry out packing of the copyright data about said analog signal, and to output them.

[Claim 7]

Carry out A/D conversion of the analog signal with the 1st comparatively high sampling frequency, and the 1st digital data train is generated. Band-limit said 1st digital data train, and a sampling frequency generates the 2nd digital data train lower than said 1st sampling frequency. said 1st and 2nd data stream in the same sampling point -- each -- difference -- said 2nd data stream generated by computing a data stream, and said difference -- with a data stream with a data stream the decoding equipment of the sign information which decodes the copyright data about said analog signal -- it is -- said 2nd data stream and said différence with a restoration means to restore said 1st data stream based on a data stream A modulation means to modulate said copyright data, and the copyright data embedding means which embeds the copyright data modulated by said modulation means at said 1st Decoding equipment of the sign information constituted so that said 1st data stream where is equipped with the digital output terminal which outputs the output of said copyright data embedding means in the state of digital data, and said modulated copyright data are not embedded might not be outputted in the state of digital data.
[Claim 8]

Carry out A/D conversion of the analog signal with the 1st comparatively high sampling frequency, and the 1st digital data train is generated. Band-limit said 1st digital data train, and a sampling frequency generates the 2nd digital data train lower than said 1st sampling frequency. Page 4

said 1st and 2nd data stream in the same sampling point -- each -- difference -- said 2nd data stream generated by computing a data stream, and said difference -- the record medium with which a data stream and the copyright data about said analog signal_were_recorded. <BR̄>[Claim 9]

while carrying out A/D conversion of the analog signal with the 1st comparatively low sampling frequency and generating the 1st digital data train The step which carries out A/D conversion of the analog signal with the 2nd sampling frequency higher than said 1st sampling frequency, and generates the 2nd digital data train, The step which modulates the copyright data about said analog signal, and the step which embeds said modulated copyright data to said 1st and 2nd data stream, said 1st and 2nd data stream in the same sampling point where said modulated copyright data were embedded -- each -- difference -- with the step which computes a data stream said 1st data stream and said difference -- with the step which transmits a data stream through a medium said 1st data stream and said difference -- the copyright management method of the sign information which has the step which restores said 2nd data stream based on a data stream, and the step outputted only where said modulated copyright data are embedded when outputting said 2nd data stream with digital data.
[Claim 10]

The 1st A/D-conversion means which carries out A/D conversion of the analog signal with the 1st comparatively low sampling frequency, and generates the 1st digital The 2nd A/D-conversion means which carries out A/D conversion of the analog signal with the 2nd sampling frequency higher than said 1st sampling frequency, and generates the 2nd digital data train, A modulation means to modulate the copyright data about said analog signal, and the copyright data embedding means which embeds the copyright data modulated by said modulation means at said 1st and 2nd data stream, said 1st and 2nd data stream in the same sampling point in the condition that said modulated copyright data were embedded -- each -- difference -- with a calculus-of-finite-differences appearance means to compute a data stream the 1st data stream computed by said calculus-of-finite-differences appearance means, and said difference -- the encoding equipment of the sign information which has an output means to carry out packing of the data stream and to output it.

[Claim 11]

while carrying out A/D conversion of the analog signal with the 1st comparatively low sampling frequency and generating the 1st digital data train, carry out A/D conversion of the analog signal with the 2nd sampling frequency higher than said 1st sampling frequency, and the 2nd digital data train is generated.

It is decoding equipment of the sign information which decodes a data stream, said 1st and 2nd data stream in the same sampling point in the condition that embedded the modulated copyright data at said 1st and 2nd data stream, and said modulated copyright data were embedded -- each -- difference -- said 1st data stream and said difference -- with a restoration means to restore said 2nd data stream based on a data stream
Decoding equipment of the sign information constituted so that said 2nd data stream where is equipped with the digital output terminal which outputs the output of said restoration means in the state of digital data, and said modulated copyright data are not embedded might not be outputted in the state of digital data.
[Claim 12]

While carrying out A/D conversion of the analog signal with the 1st comparatively low sampling frequency and generating the 1st digital data train, carry out A/D conversion of the analog signal with the 2nd sampling frequency higher than said 1st sampling frequency, and the 2nd digital data train is generated. said 1st and 2nd data stream in the same sampling point in the condition that embedded the modulated copyright data at said 1st and 2nd data stream, and said

Page 5

modulated copyright data were embedded -- each -- difference -- the record medium, with which the data stream was recorded.
[Claim 13]

The step which carries out A/D conversion of the analog signal with the 1st comparatively high sampling frequency, and generates the 1st digital data train, The step to which said 1st digital data train is band-limited, and a sampling frequency generates the 2nd digital data train lower than said 1st sampling frequency,

The step which modulates the copyright data about said analog signal, and the step which embeds said modulated copyright data to said 1st and 2nd data stream, said 1st and 2nd data stream in the same sampling point in the condition that said modulated copyright data were embedded -- each -- difference -- with the step which computes a data stream

said 2nd data stream and said difference -- with the step which transmits a data stream through a medium

said 2nd data stream and said difference -- the copyright management method of the sign information which has the step which restores said 1st data stream based on a data stream, and the step outputted only where said modulated copyright data are embedded when outputting said 1st data stream with digital data.
[Claim 14]

An A/D-conversion means to carry out A/D conversion of the analog signal with the lst comparatively high sampling frequency, and to generate the 1st digital data $\frac{1}{2}$ train.

A modulation means to modulate said copyright data, and the copyright data embedding means which embeds the copyright data modulated by said modulation means at said 1st

A band limit means by which band-limit the 1st data stream where said modulated copyright data were embedded, and a sampling frequency generates the 2nd digital

data train lower than said 1st sampling frequency, said 1st and 2nd data stream in the same sampling point -- each -- difference -- a calculus-of-finite-differences appearance means to compute a data stream, and said 2nd data stream and said difference -- the encoding equipment of the sign information which has an output means to carry out packing of the data stream and to output it.

[Claim 15]

Carry out A/D conversion of the analog signal with the 1st comparatively high sampling frequency, and the 1st digital data train is generated.

Band-limit said 1st digital data train where the copyright data about said analog signal were modulated, and the modulated copyright data were embedded, and a sampling frequency generates the 2nd digital data train lower than said 1st sampling frequency.

It is decoding equipment of the sign information which decodes a data stream. said 1st and 2nd data stream in the same sampling point -- each -- difference -- said 2nd data stream generated by computing a data stream, and said difference -- said 2nd data stream and said difference -- with a restoration means to restore said 1st data stream based on a data stream

Decoding equipment of the sign information constituted so that said 1st data stream where is equipped with the digital output terminal which outputs the output of said restoration means in the state of digital data, and said modulated copyright data are not embedded might not be outputted in the state of digital data.
[Claim 16]

Carry out A/D conversion of the analog signal with the 1st comparatively high sampling frequency, and the 1st digital data train is generated.

Band-limit said 1st digital data train where the copyright data about said analog signal were modulated, and the modulated copyright data were embedded, and a sampling frequency generates the 2nd digital data train lower than said 1st sampling

said 1st and 2nd data stream in the same sampling point -- each -- difference -said 2nd data stream generated by computing a data stream, and said difference --Page 6

the record medium with which the data stream was recorded.
[Claim 17]

Said embedding step according to claim 1, 5, 9, or 13 is the copyright management method of the sign information characterized by embedding copyright data to said digital data train by carrying out the rise sampling of said digital data train and copyright data from the sampling frequency, and carrying out the down sampling of the result.
[Claim 18]

The approach of embedding copyright data to said digital data train in a record medium according to claim 12 or 16 is a record medium characterized by carrying out the rise sampling of said digital data train and copyright data from the sampling frequency, and carrying out the down sampling of the result.

Claim 4 characterized by preparing the visible image in which it is shown that copyright data are embedded thru/or the record medium of any one publication of eight.
>

<HR>DETAILED DESCRIPTION

<HR>[Detailed Description of the Invention]

[0001]

[Field of the Invention]

When this invention carries out analogue-to-digital (A/D) conversion with a certain sampling frequency, and recording on a record medium or transmitting analog information like a sound signal through a transmission medium, it relates to a record medium at the copyright management method of the sign information for managing the copyright of digital data and encoding equipment, and a decoding equipment list.
[0002]

[Description of the Prior Art]

After CD (compact disk) as an optical disk for audio playback came out to the commercial scene, about ten years have passed, as a record medium of audio information, the conventional cassette tape was already exceeded, and remarkable spread is shown.

And the physics and the logical format of CD which is a digital disk are established as data format methods, such as an eight-to-fourteen modulation recording method of a 8-bit fixed-data length symbol, a sub-code, audio data, and CRC, and the CD player which added various kinds of application functions is developed.
[0003]

Moreover, making it identify in the control bit (4 bits) of Q channels in the sub-code, or by making it identify in the absence of TOC, CD is used also as a CD-ROM for data, and is expanding the application in the field of electronic publishing, using effectively the large capacity nature and rapid access nature of a digital disk.

By the way, in the above-mentioned CD-ROM, voice is compressed by ADPCM, and the Hara tone quality cannot be reproduced by the compression, but high record of hi-fi nature is desired more increasingly.

If it puts in another way, even if it compresses, the appearance of the disk which can record the audio signal which is equal to a twice as many band as the usual CD

is expected.
[0004]

However, when the hi-fi signal of such high quality is copied in the state of digital information, although it is convenient for a user since there is no degradation, there is a trouble of not being desirable, from a viewpoint of Page 7

protection of copyright.
In addition, as an approach of solving such a trouble, the count of a copy of digital information is restricted, or the method of not preparing a digital output terminal in a device at all etc. is proposed.

[0005]

[Problem(s) to be Solved by the Invention]

However, the count of a copy of digital information is restricted, or there is a trouble that it is difficult to reconcile a user's convenience and protection of copyrights, by the approach of not preparing a digital output terminal in a device at all.

By the way, for a copyright person side, even if digital data is copied, there is a view that you may approve as long as the copy is manageable. In addition, the approach of embedding copyright data to digital data as an approach of managing a copy is shown for example, in the Patent Publication Heisei No. 505987 [seven to] official report.
[0006]

Then, this invention aims at providing with a record medium the copyright management method of the sign information which can reconcile a user's convenience and protection of copyrights and encoding equipment, and a decoding equipment list.
[0007]

[Means for Solving the Problem]

the 1st and 2nd data stream [in / this invention carries out A/D conversion of the analog signal with the 2nd sampling frequency higher than the 1st sampling frequency, and generates the 2nd digital data train while it carries out A/D conversion of the analog signal with the 1st comparatively low sampling frequency by the encoder side and generates the 1st digital data train as the 1st approach, in order to attain the above-mentioned purpose, and / the still more nearly same sampling point] -- each -- difference -- a data stream is computed. and the 1st data stream in the condition that copyright data are not embedded from an encoder side to the decoder side and difference -- it is made not to output in the condition that transmit a data stream and copyright data, restore the 2nd data stream by the decoder side, embed copyright data, and copyright data are not embedded
[0008]

moreover, the 1st and 2nd data stream [in / as the 2nd approach, A/D conversion of the analog signal is carried out with the 1st comparatively high sampling frequency by the encoder side, the 1st digital data train is generated, the 1st digital data train is band-limited, and the 2nd digital data train with a sampling frequency lower than the 1st sampling frequency is generated, and / the same sampling point] -- each -- difference -- a data stream is computed. and the 2nd data stream in the condition that copyright data are not embedded from an encoder side to the decoder side and difference -- it is made not to output in the condition that transmit a data stream and copyright data, restore the 1st data stream by the decoder side, embed copyright data, and copyright data are not embedded
[0009]

Moreover, while carrying out A/D conversion of the analog signal with the 1st comparatively low sampling frequency by the encoder side and generating the 1st digital data train as the 3rd approach Carry out A/D conversion of the analog signal with the 2nd sampling frequency higher than the 1st sampling frequency, generate the 2nd digital data train, and copyright data are embedded at each. furthermore, the 1st and 2nd data stream in the same sampling point where copyright data were embedded -- each -- difference -- a data stream -- computing -- the 1st data stream and difference -- it transmits through a data stream. and the decoder side from an encoder side -- receiving -- the 1st data stream and Page 8

said difference -- a data stream is transmitted where copyright data are embedded, and the 2nd data stream is restored by the decoder side, and it is made not to output in the condition that copyright data are not embedded

[0010]

moreover, the 1st and 2nd data stream in the same sampling point where A/D conversion of the analog signal was carried out with the 1st comparatively high sampling frequency by the encoder side, the 1st digital data train was generated as the 4th approach, copyright data were embedded, and copyright data were embedded further -- each -- difference -- a data stream is computed. and the decoder side from an encoder side -- receiving -- the 2nd data stream and difference -- a data stream is transmitted where copyright data are embedded, the 1st data stream is restored by the decoder side, and it is made not to output in the condition that copyright data are not embedded For example, when an analog signal is a sound signal, the combination of the 1st and 2nd sampling frequency can use two, such as 24kHz, 48kHz, 96kHz, and 192 etc.kHz.
[0011]

Namely, while according to this invention carrying out A/D conversion of the analog signal with the 1st comparatively low sampling frequency and generating the 1st digital data train. The step which carries out A/D conversion of the analog signal with the 2nd sampling frequency higher than said 1st sampling frequency, and generates the 2nd digital data train, said 1st and 2nd data stream in the same sampling point -- each -- difference -- with the step which computes a data stream

said 1st data stream and said difference — a data stream, the step which transmits the copyright data about said analog signal through a medium, and said 1st data stream and said difference, while restoring said 2nd data stream based on a data stream

The step which modulates said copyright data, and the step which embeds said modulated copyright data to said 2nd data stream,
The copyright management method of the sign information which has the step outputted only where said modulated copyright data are embedded when outputting said 2nd data stream with digital data is offered.

[0012]

Moreover, the 1st A/D-conversion means which according to this invention carries out A/D conversion of the analog signal with the 1st comparatively low sampling frequency, and generates the 1st digital data train, The 2nd A/D-conversion means which carries out A/D conversion of the analog signal with the 2nd sampling frequency higher than said 1st sampling frequency, and generates the 2nd digital data train, said 1st and 2nd data stream in the same sampling point -- each -- difference -- with a calculus-of-finite-differences appearance means to compute a data stream said 1st data stream and said difference -- the encoding equipment of the sign information which has a data stream and an output means to carry out packing of the copyright data about said analog signal, and to output them is offered.

Moreover, according to this invention While carrying out A/D conversion of the analog signal with the 1st comparatively low sampling frequency and generating the 1st digital data train, carry out A/D conversion of the analog signal with the 2nd sampling frequency higher than said 1st sampling frequency, and the 2nd digital data train is generated. said 1st and 2nd data stream in the same sampling point -- each -- difference -- said 1st data stream generated by computing a data stream, and said difference -- with a data stream the decoding equipment of the sign information which decodes the copyright data about said analog signal -- it is -- said 1st data stream and said difference -- with a restoration means to restore said 2nd data stream based on a data stream A modulation means to modulate said copyright data, and the copyright data embedding means which embeds the copyright data modulated by said modulation means at said 2nd Page 9

data stream,
It has the digital output terminal which outputs the output of said copyright data embedding means in the state of digital data, and the decoding equipment of the sign information constituted so that said 2nd data stream where said modulated copyright data are not embedded might not be outputted in the state of digital data is offered.———

[0014]

Moreover, according to this invention while carrying out A/D conversion of the analog signal with the 1st comparatively low sampling frequency and generating the 1st digital data train, carry out A/D conversion of the analog signal with the 2nd sampling frequency higher than said 1st sampling frequency, and the 2nd digital data train is generated. said 1st and 2nd data stream in the same sampling point -- each -- difference -- said 1st data stream generated by computing a data stream, and said difference -- the record medium with which a data stream and the copyright data about said analog signal were recorded is offered.

Moreover, according to this invention while carrying out A/D conversion of the analog signal with the 1st comparatively low sampling frequency and generating the 1st digital data train, carry out A/D conversion of the analog signal with the 2nd sampling frequency higher than said 1st sampling frequency, and the 2nd digital data train is generated. said 1st and 2nd data stream in the same sampling point -- each -- difference -- said 1st data stream generated by computing a data stream, and said difference -- the record medium with which a data stream and the copyright data about said analog signal were recorded is offered. Moreover, the step which according to this invention carries out A/D conversion of the analog signal with the 1st comparatively high sampling frequency, and generates the 1st digital data train, The step to which said 1st digital data train is band-limited, and a sampling frequency generates the 2nd digital data train lower than said 1st sampling frequency, said 1st and 2nd data stream in the same sampling point -- each -- difference -- with the step which computes a data stream said 2nd data stream and said difference -- a data stream, the step which transmits the copyright data about said analog signal through a medium, and said 2nd data stream and said difference, while restoring said 1st data stream based on a data stream The step which modulates said copyright data, and the step which embeds said modulated copyright data to said 1st data stream, The copyright management method of the sign information which has the step outputted only where said modulated copyright data are embedded when outputting said 1st data stream with digital data is offered.
[0016]

Moreover, an A/D-conversion means according to this invention to carry out A/D conversion of the analog signal with the 1st comparatively high sampling frequency, and to generate the 1st digital data train,

A band limit means by which band-limit said 1st digital data train, and a sampling frequency generates the 2nd digital data train lower than said 1st sampling frequency, said 1st and 2nd data stream in the same sampling point -- each -- difference -- with a calculus-of-finite-differences appearance means to compute a data stream said 2nd data stream and said difference -- the encoding equipment of the sign information which has a data stream and an output means to carry out packing of the copyright data about said analog signal, and to output them is offered.

[0017]

Moreover, according to this invention, carry out A/D conversion of the analog signal with the 1st comparatively high sampling frequency, and the 1st digital data train is generated.

Band-limit said 1st digital data train, and a sampling frequency generates the 2nd digital data train lower than said 1st sampling frequency. said 1st and 2nd data stream in the same sampling point -- each -- difference -said 2nd data stream generated by computing a data stream, and said difference -with a data stream

the decoding equipment of the sign information which decodes the copyright data about said analog signal -- it is -- said 2nd data stream and said différence with a restoration means to restore said 1st data stream based on a data stream A modulation means to modulate said copyright data, and the copyright data embedding means which embeds the copyright data modulated by said modulation means at said 1st data stream

It has the digital output terminal which outputs the output of said copyright data embedding means in the state of digital data, and the decoding equipment of the sign information constituted so that said 1st data stream where said modulated copyright data are not embedded might not be outputted in the state of digital data is offered.
[0018]

Moreover, according to this invention, carry out A/D conversion of the analog signal with the 1st comparatively high sampling frequency, and the 1st digital data train Band-limit said 1st digital data train, and a sampling frequency generates the 2nd digital data train lower than said 1st sampling frequency.
said 1st and 2nd data stream in the same sampling point -- each -- difference -said 2nd data stream generated by computing a data stream, and said difference -the record medium with which a data stream and the copyright data about said analog signal were recorded is offered.
[0019]

Moreover, while according to this invention carrying out A/D conversion of the analog signal with the 1st comparatively low sampling frequency and generating the 1st digital data train The step which carries out A/D conversion of the analog signal with the 2nd sampling frequency higher than said 1st sampling frequency, and generates the 2nd digital data train, The step which modulates the copyright data about said analog signal, and the step which embeds said modulated copyright data to said 1st and 2nd data stream, said 1st and 2nd data stream in the same sampling point where said modulated copyright data were embedded -- each -- difference -- with the step which computes a data stream said 1st data stream and said difference -- with the step which transmits a data stream through a medium said 1st data stream and said difference -- with the step which restores said 2nd data stream based on a data stream The copyright management method of the sign information which has the step outputted only where said modulated copyright data are embedded when outputting said 2nd data stream with digital data is offered.
[0020]

Moreover, the 1st A/D-conversion means which according to this invention carries out A/D conversion of the analog signal with the 1st comparatively low sampling frequency, and generates the 1st digital data train,

The 2nd A/D-conversion means which convices out A/D conversion of the analog signal. The 2nd A/D-conversion means which carries out A/D conversion of the analog signal with the 2nd sampling frequency higher than said 1st sampling frequency, and generates the 2nd digital data train, A modulation means to modulate the copyright data about said analog signal, and the copyright data embedding means which embeds the copyright data modulated by said modulation means at said 1st and 2nd data stream, said 1st and 2nd data stream in the same sampling point in the condition that said modulated copyright data were embedded -- each -- difference -- with a calculus-of-finite-differences appearance means to compute a data stream the 1st data stream computed by said calculus-of-finite-differences appearance means, and said difference -- the encoding equipment of the sign information which Page 11

has an output means to carry out packing of the data stream and to output it is offered.
[0021]

Moreover, according to this invention while carrying out A/D conversion of the analog signal with the 1st comparatively low sampling frequency and generating the 1st digital data train, carry out A/D conversion of the analog signal with the 2nd sampling frequency higher than said 1st sampling frequency, and the 2nd digital data train is generated. It is decoding equipment of the sign information which decodes a data stream. said 1st and 2nd data stream in the same sampling point in the condition that embedded the modulated copyright data at said 1st and 2nd data stream, and said modulated copyright data were embedded -- each -- difference -- said 1st data stream and said difference -- with a restoration means to restore said 2nd data stream based on a data stream

It has the digital output terminal which outputs the output of said restoration means in the state of digital data, and the decoding equipment of the sign information constituted so that said 2nd data stream where said modulated copyright data are not embedded might not be outputted in the state of digital data is offered.

<a href="https://example.com/specifical/gener

Moreover, according to this invention while carrying out A/D conversion of the analog signal with the 1st comparatively low sampling frequency and generating the 1st digital data train, carry out A/D conversion of the analog signal with the 2nd sampling frequency higher than said 1st sampling frequency, and the 2nd digital data train is generated. said 1st and 2nd data stream in the same sampling point in the condition that embedded the modulated copyright data at said 1st and 2nd data stream, and said modulated copyright data were embedded -- each -- difference -- the record medium, with which the data stream was recorded is offered.

Moreover, the step which according to this invention carries out A/D conversion of the analog signal with the 1st comparatively high sampling frequency, and generates the 1st digital data train,

The step to which said 1st digital data train is band-limited, and a sampling frequency generates the 2nd digital data train lower than said 1st sampling frequency,

The step which modulates the copyright data about said analog signal, and the step which embeds said modulated copyright data to said 1st and 2nd data stream, said 1st and 2nd data stream in the same sampling point in the condition that said modulated copyright data were embedded -- each -- difference -- with the step which computes a data stream

said 2nd data stream and said difference -- with the step which transmits a data stream through a medium

said 2nd data stream and said difference -- with the step which restores said 1st data stream based on a data stream

The copyright management method of the sign information which has the step outputted only where said modulated copyright data are embedded when outputting said 1st data stream with digital data is offered.

[0024]

Moreover, an A/D-conversion means according to this invention to carry out A/D conversion of the analog signal with the 1st comparatively high sampling frequency, and to generate the 1st digital data train,

A modulation means to modulate said copyright data, and the copyright data embedding means which embeds the copyright data modulated by said modulation means at said 1st data stream,

A band limit means by which band-limit the 1st data stream where said modulated copyright data were embedded, and a sampling frequency generates the 2nd digital data train lower than said 1st sampling frequency, said 1st and 2nd data stream in the same sampling point -- each -- difference -- a

Page 12

calculus-of-finite-differences appearance means to compute a data stream, and said 2nd data stream and said difference -- the encoding equipment of the sign information which has an output means to carry out packing of the data stream and to output it is offered.

[0025]

Moreover, according to this invention, carry out A/D conversion of the analog signal with the 1st comparatively high sampling frequency, and the 1st digital data train is generated.

Band-limit said 1st digital data train where the copyright data about said analog signal were modulated, and the modulated copyright data were embedded, and a sampling frequency generates the 2nd digital data train lower than said 1st sampling frequency

It is decoding equipment of the sign information which decodes a data stream. said 1st and 2nd data stream in the same sampling point -- each -- difference -- said 2nd data stream generated by computing a data stream, and said difference -- said 2nd data stream and said difference -- with a restoration means to restore said 1st data stream based on a data stream

It has the digital output terminal which outputs the output of said restoration means in the state of digital data, and the decoding equipment of the sign information constituted so that said 1st data stream where said modulated copyright data are not embedded might not be outputted in the state of digital data is offered.

[0026]

Moreover, according to this invention, carry out A/D conversion of the analog signal with the 1st comparatively high sampling frequency, and the 1st digital data train is generated.

Band-limit said 1st digital data train where the copyright data about said analog signal were modulated, and the modulated copyright data were embedded, and a sampling frequency generates the 2nd digital data train lower than said 1st sampling frequency.

said 1st and 2nd data stream in the same sampling point -- each -- difference -- said 2nd data stream generated by computing a data stream, and said difference -- the record medium with which the data stream was recorded is offered.

[Embodiment of the Invention]

Hereafter, the gestalt of operation of this invention is explained with reference to a drawing.

The block diagram showing the encoder which realizes the 1st operation gestalt of the copyright management method of the sign information which $^{<\!}$ A

HREF="http://www4.ipdl.inpit.go.jp/cgi-bin/tran_web_cgi_ejje?u=http%3A%2F%2Fwww4.ipdl.inpit.go.jp%2FTokujitu%2Ftjitemdrw.ipdl%3FN0000%3D237%26N0500%3D1E%5FN%2F%3B%3E%3F%3E%3D%3B667%2F%2F%2F%26N0001%3D424%26N0552%3D9%26N0553%3D000003"

TARGET="tjitemdrw">drawing 1
requires for this invention,
The explanatory view in which

<A
HREF="http://www4.ipdl.inpit.go.jp/cgi-bin/tran_web_cgi_ejje?u=http%3A%2F%2Fwww4.ipd
l.inpit.go.jp%2FTokujitu%2Ftjitemdrw.ipdl%3FN0000%3D237%26N0500%3D1E%5FN%2F%3B%3E%3F
%3E%3D%3B667%2F%2F%2F%26N0001%3D424%26N0552%3D9%26N0553%3D000004"
TARGET="tjitemdrw">drawing 2

shows the sampling period and data stream of two A/D converters of

HREF="http://www4.ipdl.inpit.go.jp/cgi-bin/tran_web_cgi_ejje?u=http%3A%2F%2Fwww4.ipdl.inpit.go.jp%2FTokujitu%2Ftjitemdrw.ipdl%3FN0000%3D237%26N0500%3D1E%5FN%2F%3B%3E%3F%3E%3D%3B667%2F%2F%26N0001%3D424%26N0552%3D9%26N0553%3D000003"
TARGET="tjitemdrw">drawing 1

The explanatory view showing the user data to which packing of Page 13

```
HREF="http://www4.ipdl.inpit.go.jp/cgi-bin/tran_web_cgi_ejje?u=http%3A%2F%2Fwww4.ipdl.inpit.go.jp%2FTokujitu%2Ftjitemdrw.ipdl%3FN0000%3D237%26N0500%3D1E%5FN%2F%3B%3E%3F%3E%3D%3B667%2F%2F%26N0001%3D424%26N0552%3D9%26N0553%3D000005"
  TARGET="tjitemdrw">drawing 3</A>
  was carried out by the packing encoder of
  < A
 HREF="http://www4.ipdl.inpit.go.jp/cgi-bin/tran_web_cgi_ejje?u=http%3A%2F%2Fwww4.ipdl.inpit.go.jp%2FTokujitu%2Ftjitemdrw.ipdl%3FN0000%3D237%26N0500%3D1E%5FN%2F%3B%3E%3F%3E%3D%3B667%2F%2F%26N0001%3D424%26N0552%3D9%26N0553%3D000003"
 TARGET="tjitemdrw">drawing 1</A>
 The block diagram showing the decoder which realizes the 1st operation gestalt of the copyright approach of the sign information which
  <A
 HREF="http://www4.ipdl.inpit.go.jp/cgi-bin/tran_web_cgi_ejje?u=http%3A%2F%2Fwww4.ipdl.inpit.go.jp%2FTokujitu%2Ftjitemdrw.ipdl%3FN0000%3D237%26N0500%3D1E%5FN%2F%3B%3E%3F%3E%3D%3B667%2F%2F%26N0001%3D424%26N0552%3D9%26N0553%3D000006"
 TARGET="tjitemdrw">drawing 4</A>
requires for this invention, and
 HREF="http://www4.ipdl.inpit.go.jp/cgi-bin/tran_web_cgi_ejje?u=http%3A%2F%2Fwww4.ipdl.inpit.go.jp%2FTokujitu%2Ftjitemdrw.ipdl%3FN0000%3D237%26N0500%3D1E%5FN%2F%3B%3E%3F%3E%3D%3B667%2F%2F%26N0001%3D424%26N0552%3D9%26N0553%3D000007"
 TARGET="tjitemdrw">drawing 5</A>
 are the explanatory views showing the data stream and sampling period which were decoded by the decoder of
HREF="http://www4.ipdl.inpit.go.jp/cgi-bin/tran_web_cgi_ejje?u=http%3A%2F%2Fwww4.ipdl.inpit.go.jp%2FTokujitu%2Ftjitemdrw.ipdl%3FN0000%3D237%26N0500%3D1E%5FN%2F%3B%3E%3F%3E%3D%3B667%2F%2F%26N0001%3D424%26N0552%3D9%26N0553%3D000006"
 TARGET="tjitemdrw">drawing 4</A>
 <BR>[0028]
 An analog signal like a sound signal inputs into the input terminal 1 shown in
HREF="http://www4.ipdl.inpit.go.jp/cgi-bin/tran_web_cgi_ejje?u=http%3A%2F%2Fwww4.ipdl.inpit.go.jp%2FTokujitu%2Ftjitemdrw.ipdl%3FN0000%3D237%26N0500%3D1E%5FN%2F%3B%3E%3F%3D%3B667%2F%2F%26N0001%3D424%26N0552%3D9%26N0553%3D000003"
TARGET="tjitemdrw">drawing 1</a>
, and this input signal is impressed to A/D converters 2 and 3.
Comparatively low sampling frequency, for example, 48kHz sampling clock f and
comparatively high sampling frequency, for example, 96kHz sampling clock, 2f is impressed to A/D converters 2 and 3 from the clock generation machine 5,
respectively.
 <BR>[0029]
A/D converter 2 samples an input signal with the period of the 48kHz sampling clock
f, as shown in
<À
HREF="http://www4.ipdl.inpit.go.jp/cgi-bin/tran_web_cgi_ejje?u=http%3A%2F%2Fwww4.ipdl.inpit.go.jp%2FTokujitu%2Ftjitemdrw.ipdl%3FN0000%3D237%26N0500%3D1E%5FN%2F%3B%3E%3F
%3E%3D%3B667%2F%2F%26N0001%3D424%26N0552%3D9%26N0553%3D000004"

TARGET="tjitemdrw">drawing 2</A>
, and it changes it into xal, xa2, xa3, ..., xai, and a digital data train xai of
comparatively low quality like ...

Moreover, A/D converter 3 samples an input signal with the sampling clock 2f period
of 96kHz, as shown in
<A
HREF="http://www4.ipdl.inpit.go.jp/cgi-bin/tran_web_cgi_ejje?u=http%3A%2F%2Fwww4.ipdl.inpit.go.jp%2FTokujitu%2Ftjitemdrw.ipdl%3FN0000%3D237%26N0500%3D1E%5FN%2F%3B%3E%3F%3E%3D%3B667%2F%2F%2F%26N0001%3D424%26N0552%3D9%26N0553%3D000004"
```

Page 14

TARGET="tjitemdrw">drawing 2 , and it changes it into (xb1, xc1), (xb2, xc2), ... (xb3, xc3), and a comparatively quality digital data train (xbi, xci) like ... (xbi, xci). < BR > [0030]

The sampling position of a data stream xbi is the same as that of the data stream xai by 48kHz among data streams (xbi, xci) here, and the sampling position of a data stream xci is the mid-position of the data stream xai by 48kHz. In addition, these sampling data are changed with the resolution of 24 bits.
[0031]

The data stream (xbi, xci) in which A/D conversion was carried out by A/D converter 3 is impressed to a switch 4, only the data stream xbi of the same sampling position as a data stream xai is chosen based on 96kHz sampling clock 2f from the clock generation machine 5 and the data stream xci of the middle campling position of the conversion machine 5. generation machine 5, and the data stream xci of the middle sampling position of a data stream xai is thinned out. difference -- by the calculator 6, xbi-xai=delta i is calculated based on the sampling data xai in which A/D conversion was carried out by A/D converter 2, and the sampling data xbi chosen by the switch 4. here -- difference -- data deltai It is less than [24 bits or it].
[0032]

the data stream xai to which A/D conversion of the continuing packing encoder 7 was carried out by A/D converter 2, and difference -- the difference calculated by the calculator 6 -- data stream deltai Packing is carried out as user data of an array as shows the copyright data from the copyright data feed zone 100 to <Δ

HREF="http://www4.ipdl.inpit.go.jp/cgi-bin/tran_web_cgi_ejje?u=http%3A%2F%2Fwww4.ipdl.inpit.go.jp%2FTokujitu%2Ftjitemdrw.ipdl%3FN0000%3D237%26N0500%3D1E%5FN%2F%3B%3E%3F%3E%3D%3B667%2F%2F%26N0001%3D424%26N0552%3D9%26N0553%3D000005"
TARGET="tjitemdrw">drawing 3, and by outputting the user data through an output terminal 8, it is recorded on a record medium (a digital videodisc or digital versatile disc), for example, DVD, or is transmitted to a transmission medium

is transmitted to a transmission medium.
[0033]

the example shown in

HREF="http://www4.ipdl.inpit.go.jp/cgi-bin/tran_web_cgi_ejje?u=http%3A%2F%2Fwww4.ipdl.inpit.go.jp%2FTokujitu%2Ftjitemdrw.ipdl%3FN0000%3D237%26N0500%3D1E%5FN%2F%3B%3E%3F%3E%3D%3B667%2F%2F%2F%26N0001%3D424%26N0552%3D9%26N0553%3D000005" TARGET="tjitemdrw">drawing 3

-- one user data -- subheader, n sampling data xal-xan, and n difference -- data delta 1 - deltan the case where it is constituted and user data are 2034 bytes like DVD -- Data xal-xan and difference -- data deltal-delta n It is both 338 pieces (=n) and subheader is 6 bytes.

In addition, in DVD, user data are called packet and subheader calls it a packet header
[0034]

Copyright data are the serial number (16 bytes) of the disk which is the information for managing a duplicate condition in order to be recorded on subheader and to identify - copyright as an example.

- Player identifier code (4 bytes)

- Sound recording day (3 bytes)

- The number of sound recording (3 bytes)

- The number of sound recording (3 bytes)

- The number for managing the number (4 bytes) and - copyright condition which
were reproduced which can be reproduced (3 bytes)

It scatters by ** and is recorded on subheader.
Moreover, these copyright data are recorded on the copyright management information
area (CMI area) established in the inner circumference of a disk so that it may be equivalent to the TOC area specified to DVD by the CDR disk etc. apart from subheader in more detail.

That is, with this operation gestalt, copyright data are not embedded at voice data.
 [0035]

Next, a decoder is explained with reference to

HREF="http://www4.ipdl.inpit.go.jp/cgi-bin/tran_web_cgi_ejje?u=http%3A%2F%2Fwww4.ipdl.inpit.go.jp%2FTokujitu%2Ftjitemdrw.ipdl%3FN0000%3D237%26N0500%3D1E%5FN%2F%3B%3E%3F%3E%3D%3B667%2F%2F%2F%26N0001%3D424%26N0552%3D9%26N0553%3D000006" TARGET="tjitemdrw">drawing 4

while the user data inputted through the input terminal 9 are impressed to an unpacking decoder 10, an output is possible for them through the copyright data rewriting section 30, a switch 21, and the digital output terminal (bit stream output terminal) 22. an unpacking decoder 10 -- a data stream xai and difference -- data stream deltai -- copyright data are separated further. and a data stream xai is impressed to an adder 11,120 and the level control section 118 -- having -- difference -- data stream deltai is impressed to an adder 11, and copyright data are impressed to the decryption section 20 and FM modulator 114. $< BR > [0\bar{0}36]$

In an adder 11, deltai+xai=xbi is computed and this data stream xbi is impressed to the interpolation processing circuit 12 and a switch 13.

In addition, the number of bits of each data of this data stream xbi is 24 bits.

In the interpolation processing circuit 12, the data stream xci in the meantime is interpolated using two or more data of a data stream xci by burying zero data for example, it can ask for the interpolated using the page of the interpolated with a cach and making it page a law page filter water at the appropriate the cach and making it page a law page filter water at the cach and making it page a law page filter water at the cach and making it page a law page filter water at the cach and making it page a law page filter water at the cach and making it page a law page filter water at the cach and making it page a law page filter water at the cach and making it page a law page filter water at the cach and making it page a law page filter water at the cach are the cach and making it page a law page filter water at the cach are the cach are the cach at the cach are the c to each and making it pass a low pass filter using rise sampling. with the continuing switch 13, data streams xbi and xci are chosen by turns based on 96kHz sampling clock 2f from the clock generation machine 14.
Therefore, it is restored to the data stream (xbi, xci) in which A/D conversion was carried out by the sampling frequency of 96kHz in the encoder shown in

HREF="http://www4.ipdl.inpit.go.jp/cgi-bin/tran_web_cgi_ejje?u=http%3A%2F%2Fwww4.ipdl.inpit.go.jp%2FTokujitu%2Ftjitemdrw.ipdl%3FN0000%3D237%26N0500%3D1E%5FN%2F%3B%3E%3F%3E%3D%3B667%2F%2F%26N0001%3D424%26N0552%3D9%26N0553%3D000003" TARGET="tjitemdrw">drawing 1 (refer to

[0038]

HREF="http://www4.ipdl.inpit.go.jp/cgi-bin/tran_web_cgi_ejje?u=http%3A%2F%2Fwww4.ipdl.inpit.go.jp%2FTokujitu%2Ftjitemdrw.ipdl%3FN0000%3D237%26N0500%3D1E%5FN%2F%3B%3E%3F%3E%3D%3B667%2F%2F%2F%26N0001%3D424%26N0552%3D9%26N0553%3D000007" TARGET="tjitemdrw">drawing 5), and this data stream (xbi, xci) is impressed to an adder 121.
[0037]

Moreover, the copyright data reproduced from subheader are modulated in FM modulator 114 by the frequency from an oscillator 115 (for example, 5kHz). Subsequently, that frequency spectrum diffuses this modulated signal widely using the diffusion sign 117 with the diffusion modulator 116, it is made into a low so that it cannot catch, even if D/A conversion is carried out, and according to the level of a data stream xbi, that level is further controlled by the level control section 118. And this modulation data is alternately thinned out by the infanticide circuit 119, and is impressed to an adder 120 while it is impressed to an adder 121. Or according to the frequency spectrum level of a data stream xbi, the frequency spectrum level is controlled by the level control section 118.

In an adder 120, the modulation data from the infanticide circuit 119 are embedded to a data stream xai, based on sampling frequency [of $48 \, \text{kHz}$] f, D/A conversion of this data stream xai' is carried out by D/A converter 15, and it is outputted through an analog output terminal 17 while being outputted through the digital Page 16

output terminal 23.

Moreover, in an adder 121, the modulation data from the level control section 118 are embedded to a data stream (xbi, xci), based on the sampling frequency of 2f of 96kHz, D/A conversion of this data stream (xbi, xci)' is carried out by D/A converter 16, and it is outputted through an analog output terminal 18 while being outputted through the digital output terminal 24.

[0039]

Therefore, the digital data xai of comparatively low quality which A/D conversion is carried out by 48kHz, compresses, and is recorded on the record medium, The comparatively quality digital data which A/D conversion was carried out by 96kHz, was recorded on the record medium, and was decoded (it xbi(s)) Since it is not outputted if xci remains as it is, but modulation data bury and it is outputted as ********* digital data xai' and '(xbi, xci), a user's convenience and protection of copyrights can be reconciled.

[0040]

Moreover, the bit stream which was transmitted through the medium and inputted through the input terminal 9 with this operation gestalt The terminal 19 for an output being possible through the copyright data rewriting section 30, a switch 21, and the bit stream output terminal 22 in the condition as it is, and inputting a personal identification number, While turning ON a switch 21 based on the copyright data from a personal identification number and an unpacking decoder 10 inputted through this terminal 19, the decryption section 20 which controls the copyright data rewriting section 30 is formed.

The authentication function to judge the bona fides of a personal identification number is included in the decryption section 20.

[0041]

when the personal identification number was inputted, it is checked [of authentication] and it is attested with a Shinsei thing, the decryption section 20 The copy authorization conditions of the copyright data from an unpacking decoder 10,

For example, in not being "0", while " the number which can be recorded" is checked, and controlling the copyright data rewriting section 30 to carry out one decrement of the number in a bit stream which can be recorded The copy of an unrestricted bit stream is forbidden by permitting an output by turning ON a switch 21, and forbidding an output without turning ON a switch 21, if it is another side and "0."

In addition, as long as the time amount as which the clock function was prepared in the decryption section 20, and the personal identification number was inputted is outside [which can be copied] a "period", you may make it forbid a copy, while transmitting "the period which can be copied" besides "the number which can be recorded" through a medium as copy authorization conditions.

[0042]

<A
HREF="http://www4.ipdl.inpit.go.jp/cgi-bin/tran_web_cgi_ejje?u=http%3A%2F%2Fwww4.ipd
l.inpit.go.jp%2FTokujitu%2Ftjitemdrw.ipdl%3FN0000%3D237%26N0500%3D1E%5FN%2F%3B%3E%3F
%3E%3D%3B667%2F%2F%26N0001%3D424%26N0552%3D9%26N0553%3D000008"
TARGET="tjitemdrw">Drawing 6
and

HREF="http://www4.ipdl.inpit.go.jp/cgi-bin/tran_web_cgi_ejje?u=http%3A%2F%2Fwww4.ipdl.inpit.go.jp%2FTokujitu%2Ftjitemdrw.ipdl%3FN0000%3D237%26N0500%3D1E%5FN%2F%3B%3E%3F%3E%3D%3B667%2F%2F%26N0001%3D424%26N0552%3D9%26N0553%3D000009"
TARGET="tjitemdrw">drawing 7/A>
show each digital disposal circuit of the encoder and decoder which realize the

show each digital disposal circuit of the encoder and decoder which realize the modification of the operation gestalt of the above 1st, respectively. In the encoder shown in <A

```
JPA_1998-124998_translation.doc
 HREF="http://www4.ipdl.inpit.go.jp/cgi-bin/tran_web_cgi_ejje?u=http%3A%2F%2Fwww4.ipdl.inpit.go.jp%2FTokujitu%2Ftjitemdrw.ipdl%3FN0000%3D237%26N0500%3D1E%5FN%2F%3B%3E%3F%3E%3D%3B667%2F%2F%2F%26N0001%3D424%26N0552%3D9%26N0553%3D000008"
  TARGET="tjitemdrw">drawing 6</A>
     the switch 4 shown in
  < A
 HREF="http://www4.ipdl.inpit.go.jp/cgi-bin/tran_web_cgi_ejje?u=http%3A%2F%2Fwww4.ipdl.inpit.go.jp%2FTokujitu%2Ftjitemdrw.ipdl%3FN0000%3D237%26N0500%3D1E%5FN%2F%3B%3E%3F%3E%3D%3B667%2F%2F%26N0001%3D424%26N0552%3D9%26N0553%3D000003"
  TARGET="tjitemdrw">drawing 1</A>
 is omitted, and the data stream xci of the middle sampling position of a data stream xai is not thinned out.
and difference -- by the calculator 6, xbi-xai=delta i1 xci-xai=delta i2 is calculated, packing of a data stream (xai, delta i1, deltai2) and the copyright data is carried out by the packing encoder 7, and they are transmitted.
 Also in this case, similarly copyright data are not embedded in a data stream (xai,
 delta i1, deltai2).
 <BR>[0043]
 In the decoder shown in
 HREF="http://www4.ipdl.inpit.go.jp/cgi-bin/tran_web_cgi_ejje?u=http%3A%2F%2Fwww4.ipdl.inpit.go.jp%2FTokujitu%2Ftjitemdrw.ipdl%3FN0000%3D237%26N0500%3D1E%5FN%2F%3B%3E%3F%3E%3D%3B667%2F%2F%26N0001%3D424%26N0552%3D9%26N0553%3D000009"
 TARGET="tjitemdrw">drawing 7</A>
, since the data stream xci is not thinned out in an encoder side as mentioned above, the interpolation processing circuit 12 and switch 13 which are shown in
HREF="http://www4.ipdl.inpit.go.jp/cgi-bin/tran_web_cgi_ejje?u=http%3A%2F%2Fwww4.ipdl.inpit.go.jp%2FTokujitu%2Ftjitemdrw.ipdl%3FN0000%3D237%26N0500%3D1E%5FN%2F%3B%3E%3F%3E%3D%3B667%2F%2F%26N0001%3D424%26N0552%3D9%26N0553%3D000006"
 TARGET="tjitemdrw">drawing 4</A>
 are omitted.
And in an adder 11, the data stream (xbi, xci) of the original high quality is restored by calculating xai+delta i1= xbixai+delta i2=xci. Since other configurations of an encoder and a decoder are the same as that of
HREF="http://www4.ipdl.inpit.go.jp/cgi-bin/tran_web_cgi_ejje?u=http%3A%2F%2Fwww4.ipdl.inpit.go.jp%2FTokujitu%2Ftjitemdrw.ipdl%3FN0000%3D237%26N0500%3D1E%5FN%2F%3B%3E%3F%3E%3D%3B667%2F%2F%26N0001%3D424%26N0552%3D9%26N0553%3D000003"
TARGET="tjitemdrw">drawing 1</A>
and
 <Δ
HREF="http://www4.ipdl.inpit.go.jp/cgi-bin/tran_web_cgi_ejje?u=http%3A%2F%2Fwww4.ipdl.inpit.go.jp%2FTokujitu%2Ftjitemdrw.ipdl%3FN0000%3D237%26N0500%3D1E%5FN%2F%3B%3E%3F%3E%3D%3B667%2F%2F%26N0001%3D424%26N0552%3D9%26N0553%3D000006"
TARGET="tjitemdrw">drawing 4</a>
   explanation is omitted.
 <BR>[0044]
Next, the 2nd operation gestalt is explained with reference to
HREF="http://www4.ipdl.inpit.go.jp/cgi-bin/tran_web_cgi_ejje?u=http%3A%2F%2Fwww4.ipdl.inpit.go.jp%2FTokujitu%2Ftjitemdrw.ipdl%3FN0000%3D237%26N0500%3D1E%5FN%2F%3B%3E%3F%3E%3D%3B667%2F%2F%26N0001%3D424%26N0552%3D9%26N0553%3D000010"
TARGET="tjitemdrw">drawing 8</A>
<A
HREF="http://www4.ipdl.inpit.go.jp/cgi-bin/tran_web_cgi_ejje?u=http%3A%2F%2Fwww4.ipdl.inpit.go.jp%2FTokujitu%2Ftjitemdrw.ipdl%3FN0000%3D237%26N0500%3D1E%5FN%2F%3B%3E%3F%3E%3D%3B667%2F%2F%2F%26N0001%3D424%26N0552%3D9%26N0553%3D000015"
TARGET="tjitemdrw">drawing 13</A>
```

```
JPA_1998-124998_translation.doc
 The block diagram showing the encoder which realizes the 2nd operation gestalt of the copyright management method of the sign information which
HREF="http://www4.ipdl.inpit.go.jp/cgi-bin/tran_web_cgi_ejje?u=http%3A%2F%2Fwww4.ipdl.inpit.go.jp%2FTokujitu%2Ftjitemdrw.ipdl%3FN0000%3D237%26N0500%3D1E%5FN%2F%3B%3E%3F%3E%3D%3B667%2F%2F%26N0001%3D424%26N0552%3D9%26N0553%3D000010"
 TARGET="tjitemdrw">drawing 8</A> requires for this invention,
 The block diagram in which
HREF="http://www4.ipdl.inpit.go.jp/cgi-bin/tran_web_cgi_ejje?u=http%3A%2F%2Fwww4.ipdl.inpit.go.jp%2FTokujitu%2Ftjitemdrw.ipdl%3FN0000%3D237%26N0500%3D1E%5FN%2F%3B%3E%3F%3E%3D%3B667%2F%2F%26N0001%3D424%26N0552%3D9%26N0553%3D000011"
 TARGET="tjitemdrw">drawing 9</A> shows the digital disposal circuit of
HREF="http://www4.ipdl.inpit.go.jp/cgi-bin/tran_web_cgi_ejje?u=http%3A%2F%2Fwww4.ipdl.inpit.go.jp%2FTokujitu%2Ftjitemdrw.ipdl%3FN0000%3D237%26N0500%3D1E%5FN%2F%3B%3E%3F%3E%3D%3B667%2F%2F%26N0001%3D424%26N0552%3D9%26N0553%3D000010"
TARGET="tjitemdrw">drawing 8</A> in detail, the explanatory view in which
 <A
HREF="http://www4.ipdl.inpit.go.jp/cgi-bin/tran_web_cgi_ejje?u=http%3A%2F%2Fwww4.ipdl.inpit.go.jp%2FTokujitu%2Ftjitemdrw.ipdl%3FN0000%3D237%26N0500%3D1E%5FN%2F%3B%3E%3F%3E%3D%3B667%2F%2F%2F%26N0001%3D424%26N0552%3D9%26N0553%3D000012"
TARGET="tjitemdrw">drawing 10</A>
shows the sampling period and data stream of an A/D converter of
HREF="http://www4.ipdl.inpit.go.jp/cgi-bin/tran_web_cgi_ejje?u=http%3A%2F%2Fwww4.ipdl.inpit.go.jp%2FTokujitu%2Ftjitemdrw.ipdl%3FN0000%3D237%26N0500%3D1E%5FN%2F%3B%3E%3F%3E%3D%3B667%2F%2F%26N0001%3D424%26N0552%3D9%26N0553%3D000010"
TARGET="tjitemdrw">drawing 8</A>
The block diagram showing the decoder which realizes the 2nd operation gestalt of
the copyright management method of the sign information which
<A
HREF="http://www4.ipdl.inpit.go.jp/cgi-bin/tran_web_cgi_ejje?u=http%3A%2F%2Fwww4.ipdl.inpit.go.jp%2FTokujitu%2Ftjitemdrw.ipdl%3FN0000%3D237%26N0500%3D1E%5FN%2F%3B%3E%3F%3E%3D%3B667%2F%2F%2F%26N0001%3D424%26N0552%3D9%26N0553%3D000013"
TARGET="tjitemdrw">drawing 11</A> requires for this invention, the block diagram in which
<A
HREF="http://www4.ipdl.inpit.go.jp/cgi-bin/tran_web_cgi_ejje?u=http%3A%2F%2Fwww4.ipdl.inpit.go.jp%2FTokujitu%2Ftjitemdrw.ipdl%3FN0000%3D237%26N0500%3D1E%5FN%2F%3B%3E%3F%3E%3D%3B667%2F%2F%26N0001%3D424%26N0552%3D9%26N0553%3D000014"
TARGET="tjitemdrw">drawing 12</a>
shows the digital disposal circuit of
HREF="http://www4.ipdl.inpit.go.jp/cgi-bin/tran_web_cgi_ejje?u=http%3A%2F%2Fwww4.ipdl.inpit.go.jp%2FTokujitu%2Ftjitemdrw.ipdl%3FN0000%3D237%26N0500%3D1E%5FN%2F%3B%3E%3F%3E%3D%3B667%2F%2F%26N0001%3D424%26N0552%3D9%26N0553%3D000013"
TARGET="tjitemdrw">drawing 11</A>
in detail, and
HREF="http://www4.ipdl.inpit.go.jp/cgi-bin/tran_web_cgi_ejje?u=http%3A%2F%2Fwww4.ipdl.inpit.go.jp%2FTokujitu%2Ftjitemdrw.ipdl%3FN0000%3D237%26N0500%3D1E%5FN%2F%3B%3E%3F%3E%3D%3B667%2F%2F%2F%26N0001%3D424%26N0552%3D9%26N0553%3D000015"
TARGET="tjitemdrw">drawing 13</A>
are the explanatory views showing the data stream and sampling period which were
decoded by the decoder of
HREF="http://www4.ipdl.inpit.go.jp/cgi-bin/tran_web_cgi_ejje?u=http%3A%2F%2Fwww4.ipdl.inpit.go.jp%2FTokujitu%2Ftjitemdrw.ipdl%3FN0000%3D237%26N0500%3D1E%5FN%2F%3B%3E%3F
                                                                            Page 19
```

```
JPA_1998-124998_translation.doc
 %3E%3D%3B667%2F%2F%2F%26N0001%3D424%26N0552%3D9%26N0553%3D000013"
 TARGET="tjitemdrw">drawing 11</A>
 <BR>[0045]
 An analog signal like a sound signal is inputted into the input terminal IN shown in
 HREF="http://www4.ipdl.inpit.go.jp/cgi-bin/tran_web_cgi_ejje?u=http%3A%2F%2Fwww4.ipdl.inpit.go.jp%2FTokujitu%2Ftjitemdrw.ipdl%3FN0000%3D237%26N0500%3D1E%5FN%2F%3B%3E%3F%3E%3D%3B667%2F%2F%2F%26N0001%3D424%26N0552%3D9%26N0553%3D000010"
 TARGET="tjitemdrw">drawing 8</A>
This input signal by A/D converter 31
 Sufficient high sampling frequency which deserves forbidding a copy (sampling period
 deltat shown in
 <A
HREF="http://www4.ipdl.inpit.go.jp/cgi-bin/tran_web_cgi_ejje?u=http%3A%2F%2Fwww4.ipdl.inpit.go.jp%2FTokujitu%2Ftjitemdrw.ipdl%3FN0000%3D237%26N0500%3D1E%5FN%2F%3B%3E%3F%3E%3D%3B667%2F%2F%2F%26N0001%3D424%26N0552%3D9%26N0553%3D000012"
 TARGET="tjitemdrw">drawing 10</A>
 For example, it is sampled by 192kHz, for example, is changed into the PCM signal of
 a 24-bit high resolution.
It is changed into the data streams xb1 and x1 corresponding to Curve alpha, xa1, x2, xb2, x3, xa2, ..., xbi, x2 i-1, xai, x2i, and ... as shown in
HREF="http://www4.ipdl.inpit.go.jp/cgi-bin/tran_web_cgi_ejje?u=http%3A%2F%2Fwww4.ipdl.inpit.go.jp%2FTokujitu%2Ftjitemdrw.ipdl%3FN0000%3D237%26N0500%3D1E%5FN%2F%3B%3E%3F%3E%3D%3B667%2F%2F%26N0001%3D424%26N0552%3D9%26N0553%3D000012"
TARGET="tjitemdrw">drawing 10</A>
 <BR>[0046]
This data stream (xbi, x2 i-1, xai, x2i) is encoded by the digital disposal circuit 32 and memory 33 which are shown in detail, and, subsequently packing is carried out
to
 <A
HREF="http://www4.ipdl.inpit.go.jp/cgi-bin/tran_web_cgi_ejje?u=http%3A%2F%2Fwww4.ipdl.inpit.go.jp%2FTokujitu%2Ftjitemdrw.ipdl%3FN0000%3D237%26N0500%3D1E%5FN%2F%3B%3E%3F%3E%3D%3B667%2F%2F%26N0001%3D424%26N0552%3D9%26N0553%3D000011"
TARGET="tjitemdrw">drawing 9</a>
by the DVD coding network 34.
This packing data is outputted to an output terminal OUT1, or a modulation circuit
35 becomes irregular by the modulation technique according to a medium, and it is
outputted to an output terminal OUT2.
Moreover, from an output terminal OUT3, copyright data are outputted if needed.
<BR>[0047]
With reference to
HREF="http://www4.ipdl.inpit.go.jp/cgi-bin/tran_web_cgi_ejje?u=http%3A%2F%2Fwww4.ipdl.inpit.go.jp%2FTokujitu%2Ftjitemdrw.ipdl%3FN0000%3D237%26N0500%3D1E%5FN%2F%3B%3E%3F%3E%3D%3B667%2F%2F%2F%26N0001%3D424%26N0552%3D9%26N0553%3D000011"
TARGET="tjitemdrw">drawing 9</a>
, the configuration of a digital disposal circuit 32 is explained in detail. first, the low pass filter 36 which passes one half of bands, for example, an FIR
filter
From the data stream (xbi, x2 i-1, xai, x2i) corresponding to the curve alpha shown
in
<A
HREF="http://www4.ipdl.inpit.go.jp/cgi-bin/tran_web_cgi_ejje?u=http%3A%2F%2Fwww4.ipdl.inpit.go.jp%2FTokujitu%2Ftjitemdrw.ipdl%3FN0000%3D237%26N0500%3D1E%5FN%2F%3B%3E%3F
```

and these data streams xci, xbi, and xai -- being based -- difference -- the adder 39 which acts as a calculator -- difference -- xbi-xci=delta 1 ixai-xci=delta 2i is calculated.

here -- difference -- Data delta 1i and delta 2i may be less than [24 bits or it], and immobilization or adjustable are sufficient as the number of bits.

the allocation circuit 40 -- a data stream xci and difference -- they carry out packing, using Data delta 1i and delta 2i and copyright data as user data, and by outputting the user data, it is recorded on a record medium (digital videodisc), for example, DVD, or is transmitted to a transmission line.

in addition -- the case where user data are 2034 bytes like DVD -- Data xci and difference -- the number of both the data delta 1i and delta 2i is 225, and subheader is 9 bytes.

Also in this case, similarly copyright data are not embedded in a data stream (xci, delta i1, deltai2).

Here, the data stream xci is the data stream which the digital data in which A/D conversion was carried out by A/D converter 31 band-limited, and reduced the sampling frequency to one fourth.

Next, a decoder is explained with reference to

HREF="http://www4.ipdl.inpit.go.jp/cgi-bin/tran_web_cgi_ejje?u=http%3A%2F%2Fwww4.ipdl.inpit.go.jp%2FTokujitu%2Ftjitemdrw.ipdl%3FN0000%3D237%26N0500%3D1E%5FN%2F%3B%3E%3F%3E%3D%3B667%2F%2F%26N0001%3D424%26N0552%3D9%26N0553%3D000013"
TARGET="tjitemdrw">drawing 11

while an input signal is impressed to the digital disposal circuit 43 (and memory 44) and the copyright data rewriting section 30 which it gets over by the demodulator circuit 41 first according to the modulation technique of the modulation circuit 35 by the side of an encoder, the DVD decoder circuit 42 subsequently decodes, and decode data (a data stream xci and difference data delta li and delta 2i) show in detail to

HREF="http://www4.ipdl.inpit.go.jp/cgi-bin/tran_web_cgi_ejje?u=http%3A%2F%2Fwww4.ipdl.inpit.go.jp%2FTokujitu%2Ftjitemdrw.ipdl%3FN0000%3D237%26N0500%3D1E%5FN%2F%3B%3E%3F%3E%3D%3B667%2F%2F%26N0001%3D424%26N0552%3D9%26N0553%3D000014"
TARGET="tiitemdrw">drawing 12

, copyright data are impressed to a digital disposal circuit 43 and the decryption section 50.

In a digital disposal circuit 43, as shown in

HREF="http://www4.ipdl.inpit.go.jp/cgi-bin/tran_web_cgi_ejje?u=http%3A%2F%2Fwww4.ipdl.inpit.go.jp%2FTokujitu%2Ftjitemdrw.ipdl%3FN0000%3D237%26N0500%3D1E%5FN%2F%3B%3E%3F%3E%3D%3B667%2F%2F%26N0001%3D424%26N0552%3D9%26N0553%3D000013"

TARGET="tjitemdrw">drawing 11
, first, deltal i+xci=xbidelta2 i+xci=xai calculates with an adder 46, and data

, first, delta1 i+xci=xbidelta2 i+xci=xai calculates with an adder 46, and data streams xbi and xai are restored. Here, data streams xbi and xai are 24 bits of origin.
[0050]

Subsequently, as the interpolation processing circuit 47 shows to <A
HREF="http://www4.ipdl.inpit.go.jp/cgi-bin/tran_web_cgi_ejje?u=http%3A%2F%2Fwww4.ipd
Page 21

```
JPA_1998-124998_translation.doc
1.inpit.go.jp%2FTokujitu%2Ftjitemdrw.ipdl%3FN0000%3D237%26N0500%3D1E%5FN%2F%3B%3E%3F
%3E%3D%3B667%2F%2F%26N0001%3D424%26N0552%3D9%26N0553%3D000015"
  TARGET="tjitemdrw">drawing 13</A>
  using two or more data of data streams xbi and xai, it is the data stream xi in the
  meantime. It interpolates.
 In addition, it is the interpolation data stream xi by burying zero data to each and for example, making it pass a low pass filter in the interpolation processing circuit 47 using rise sampling. It can ask.
 Interpolation data stream xi You may make it ask by curvilinear approximation or
 prediction approximation again.
 In this case, order of approximation can be raised by adding an approximation auxiliary data and making it transmit.
  <BR>[0051]
 Thus, the data by which interpolation processing was carried out are arranged like xb1, x1, xa1, x2, xb2 and x3, xa2, ..., xbi, x2 i-1, xai, x2i, and ..., and are impressed to an adder 121.
 And in an adder 121, the copyright data modulated by the 1st the same FM modulator
 114 as an operation gestalt, oscillator 115, diffusion modulator 116, diffusion sign 117, and level control section 118 are embedded to this data stream, and the output signal of this adder 121 is impressed to D/A converter 45 shown in
 <A
 HREF="http://www4.ipdl.inpit.go.jp/cgi-bin/tran_web_cgi_ejje?u=http%3A%2F%2Fwww4.ipdl.inpit.go.jp%2FTokujitu%2Ftjitemdrw.ipdl%3FN0000%3D237%26N0500%3D1E%5FN%2F%3B%3E%3F
 %3E%3D%3B667%2F%2F%2F%26N0001%3D424%26N0552%3D9%26N0553%3D000013
 TARGET="tjitemdrw">drawing 11</A>
     and LPF (low pass filter)56 and the digital output terminal 90.
 < BR > [0052]
In D/A converter 45, by the encoder side, A/D conversion is carried out, and it is encoded with the quantifying bit number of 24 bits, and is recorded on a record medium, and the data stream (xbi, x2 i-1, xai, x2i) where copyright data were embedded by the digital disposal circuit 43 by the side of a decoder is changed into
an analog signal with the sampling frequency which is 192kHz, and is outputted through an analog output terminal 55.

Moreover, at LPF56, this input data is restricted to one fourth of bands (48kHz), and is outputted through an output terminal 53 as digital data, and the data stream (xbi, x2 i-1, xai, x2i) where copyright data were embedded is further outputted through the digital output terminal 90 in the condition as it is.
 <BR>[0053]
HREF="http://www4.ipdl.inpit.go.jp/cgi-bin/tran_web_cgi_ejje?u=http%3A%2F%2Fwww4.ipdl.inpit.go.jp%2FTokujitu%2Ftjitemdrw.ipdl%3FN0000%3D237%26N0500%3D1E%5FN%2F%3B%3E%3F%3E%3D%3B667%2F%2F%26N0001%3D424%26N0552%3D9%26N0553%3D000016"
 TARGET="tjitemdrw">Drawing 14</A>
 and
 <A
HREF="http://www4.ipdl.inpit.go.jp/cgi-bin/tran_web_cgi_ejje?u=http%3A%2F%2Fwww4.ipdl.inpit.go.jp%2FTokujitu%2Ftjitemdrw.ipdl%3FN0000%3D237%26N0500%3D1E%5FN%2F%3B%3E%3F%3E%3D%3B667%2F%2F%26N0001%3D424%26N0552%3D9%26N0553%3D000017"
TARGET="tjitemdrw">drawing 15</A> show each digital disposal circuit of the encoder and decoder which realize the modification of the operation gestalt of the above 2nd, respectively. The infanticide circuit 38 shown in
 <A
HREF="http://www4.ipdl.inpit.go.jp/cgi-bin/tran_web_cgi_ejje?u=http%3A%2F%2Fwww4.ipdl.inpit.go.jp%2FTokujitu%2Ftjitemdrw.ipdl%3FN0000%3D237%26N0500%3D1E%5FN%2F%3B%3E%3F%3E%3D%3B667%2F%2F%26N0001%3D424%26N0552%3D9%26N0553%3D000011"
TARGET="tjitemdrw">drawing 9</A>
with the encoder shown in
```

HREF="http://www4.ipdl.inpit.go.jp/cgi-bin/tran_web_cgi_ejje?u=http%3A%2F%2Fwww4.ipd Page 22

```
JPA_1998-124998_translation.doc
l.inpit.go.jp%2FTokujitu%2Ftjitemdrw.ipdl%3FN0000%3D237%26N0500%3D1E%5FN%2F%3B%3E%3F
%3E%3D%3B667%2F%2F%2F%26N0001%3D424%26N0552%3D9%26N0553%3D000016"
IARGET="tjitemdrw">drawing 14</A> is omitted, and it is Data xi. It is not thinned out. and difference -- the adder 39 which acts as a calculator -- difference -- xbi-xci=delta 1 ixai-xci=delta 2ixi-xci=delta 3i calculates, packing of a data stream (xci, delta 1i, delta 2i, delta 3i) and the copyright data is carried out by the allocation circuit 40, and they are transmitted. Also in this case, similarly copyright data are not embedded in a data stream (xci, delta 1i, delta 2i, delta 3i). <BR>[0054]
 In the decoder shown in
HREF="http://www4.ipdl.inpit.go.jp/cgi-bin/tran_web_cgi_ejje?u=http%3A%2F%2Fwww4.ipdl.inpit.go.jp%2FTokujitu%2Ftjitemdrw.ipdl%3FN0000%3D237%26N0500%3D1E%5FN%2F%3B%3E%3F%3E%3D%3B667%2F%2F%26N0001%3D424%26N0552%3D9%26N0553%3D000017"
 TARGET="tjitemdrw">drawing 15</A>
     it is a data stream xi at an encoder side as mentioned above. Since it is not
thinned out, the interpolation processing circuit 47 is omitted.

And in an adder 46, the data stream (xbi, x2 i-1, xai, x2i) of the original high quality is restored by calculating xci+delta 1 i=xbixci+delta 2 i=xaixci+delta 3
 i=xi.
 Since other configurations of an encoder and a decoder are the same as that of
 <A
HREF="http://www4.ipdl.inpit.go.jp/cgi-bin/tran_web_cgi_ejje?u=http%3A%2F%2Fwww4.ipdl.inpit.go.jp%2FTokujitu%2Ftjitemdrw.ipdl%3FN0000%3D237%26N0500%3D1E%5FN%2F%3B%3E%3F%3E%3D%3B667%2F%2F%2F%26N0001%3D424%26N0552%3D9%26N0553%3D000011"
 TARGET="tjitemdrw">drawing 9</A>
 and
 <A
HREF="http://www4.ipdl.inpit.go.jp/cgi-bin/tran_web_cgi_ejje?u=http%3A%2F%2Fwww4.ipdl.inpit.go.jp%2FTokujitu%2Ftjitemdrw.ipdl%3FN0000%3D237%26N0500%3D1E%5FN%2F%3B%3E%3F%3E%3D%3B667%2F%2F%26N0001%3D424%26N0552%3D9%26N0553%3D000014"
 TARGET="tjitemdrw">drawing 12</A>
    explanation is omitted.
 <BR>[0055]
Next, the 3rd operation gestalt is explained with reference to
HREF="http://www4.ipdl.inpit.go.jp/cgi-bin/tran_web_cgi_ejje?u=http%3A%2F%2Fwww4.ipdl.inpit.go.jp%2FTokujitu%2Ftjitemdrw.ipdl%3FN0000%3D237%26N0500%3D1E%5FN%2F%3B%3E%3F%3E%3D%3B667%2F%2F%26N0001%3D424%26N0552%3D9%26N0553%3D000018"
TARGET="tjitemdrw">drawing 16</A>
and
HREF="http://www4.ipdl.inpit.go.jp/cgi-bin/tran_web_cgi_ejje?u=http%3A%2F%2Fwww4.ipdl.inpit.go.jp%2FTokujitu%2Ftjitemdrw.ipdl%3FN0000%3D237%26N0500%3D1E%5FN%2F%3B%3E%3F%3E%3D%3B667%2F%2F%26N0001%3D424%26N0552%3D9%26N0553%3D000019"
TARGET="tjitemdrw">drawing 17</a>
It consists of this 3rd operation gestalt so that copyright data may be embedded by
the encoder side at a sound signal, and
HREF="http://www4.ipdl.inpit.go.jp/cgi-bin/tran_web_cgi_ejje?u=http%3A%2F%2Fwww4.ipdl.inpit.go.jp%2FTokujitu%2Ftjitemdrw.ipdl%3FN0000%3D237%26N0500%3D1E%5FN%2F%3B%3E%3F%3E%3D%3B667%2F%2F%26N0001%3D424%26N0552%3D9%26N0553%3D000018"
TARGET="tjitemdrw">drawing 16</A>
and
<A
HREF="http://www4.ipdl.inpit.go.jp/cgi-bin/tran_web_cgi_ejje?u=http%3A%2F%2Fwww4.ipdl.inpit.go.jp%2FTokujitu%2Ftjitemdrw.ipdl%3FN0000%3D237%26N0500%3D1E%5FN%2F%3B%3E%3F
%3E%3D%3B667%2F%2F%2F%26N0001%3D424%26N0552%3D9%26N0553%3D000019"
                                                                                  Page 23
```

JPA_1998-124998_translation.doc TARGET="tjitemdrw">drawing 17 support the encoder shown in HREF="http://www4.ipdl.inpit.go.jp/cgi-bin/tran_web_cgi_ejje?u=http%3A%2F%2Fwww4.ipdl.inpit.go.jp%2FTokujitu%2Ftjitemdrw.ipdl%3FN0000%3D237%26N0500%3D1E%5FN%2F%3B%3E%3F%3E%3D%3B667%2F%2F%2F%26N0001%3D424%26N0552%3D9%26N0553%3D000003" TARGET="tjitemdrw">drawing 1 of the 1st operation gestalt, and the decoder shown in drawing 4 respectively. In the encoder shown in <A HREF="http://www4.ipdl.inpit.go.jp/cgi-bin/tran_web_cgi_ejje?u=http%3A%2F%2Fwww4.ipdl.inpit.go.jp%2FTokujitu%2Ftjitemdrw.ipdl%3FN0000%3D237%26N0500%3D1E%5FN%2F%3B%3E%3F%3E%3B%3B667%2F%2F%26N0001%3D424%26N0552%3D9%26N0553%3D000018"

TARGET="tjitemdrw">drawing 16
, the copyright data modulated by the same FM modulator 114 as the decoder side shown in drawing 4
, an oscillator 115, the diffusion modulator 116, the diffusion sign 117, the level control section 118, and the infanticide circuit 119 are impressed to adders 120 and 121.
[0056]

And the analog signal inputted through the input terminal 1 is sampled by A/D converters 2 and 3 by sampling frequency f and 2f, respectively, and is quantized, the output signal of A/D converters 2 and 3 is impressed to adders 120 and 121, respectively, after only the part of the processing time of the modulation circuits 114-119 of copyright data is delayed by delay circuits 131 and 132, and copyright data are embedded.

Further, packing of the copyright data is carried out to subheader by the packing encoder 7, and they are transmitted through an output terminal 8, and are outputted through output terminal 8' if needed.
[0057]

In the decoder shown in

HREF="http://www4.ipdl.inpit.go.jp/cgi-bin/tran_web_cgi_ejje?u=http%3A%2F%2Fwww4.ipdl.inpit.go.jp%2FTokujitu%2Ftjitemdrw.ipdl%3FN0000%3D237%26N0500%3D1E%5FN%2F%3B%3E%3F%3E%3D%3B667%2F%2F%26N0001%3D424%26N0552%3D9%26N0553%3D000019"

TARGET="tjitemdrw">drawing 17
, although the modulation circuits 114-119 of copyright data are omitted, since copyright data are embedded by the encoder side, it is embedded also at the data stream xai of comparatively low quality outputted through the digital output terminal 23, and the comparatively quality data stream x (xbi, xci) outputted through the digital output terminal 24, therefore a digital copy can be managed. Moreover, since copyright data are embedded by the low, the analog signal outputted through analog output terminals 17 and 18 cannot be heard.
[0058]

HREF="http://www4.ipdl.inpit.go.jp/cgi-bin/tran_web_cgi_ejje?u=http%3A%2F%2Fwww4.ipdl.inpit.go.jp%2FTokujitu%2Ftjitemdrw.ipdl%3FN0000%3D237%26N0500%3D1E%5FN%2F%3B%3E%3F%3E%3D%3B667%2F%2F%26N0001%3D424%26N0552%3D9%26N0553%3D000020"
TARGET="tjitemdrw">Drawing 18

```
and
 <A
 HREF="http://www4.ipdl.inpit.go.jp/cgi-bin/tran_web_cgi_ejje?u=http%3A%2F%2Fwww4.ipdl.inpit.go.jp%2FTokujitu%2Ftjitemdrw.ipdl%3FN0000%3D237%26N0500%3D1E%5FN%2F%3B%3E%3F
 %3E%3D%3B667%2F%2F%2F%26N0001%3D424%26N0552%3D9%26N0553%3D000021'
 TARGET="tjitemdrw">drawing 19</A>
 are constituted so that the modification of the 3rd operation gestalt may be shown, and the data stream xci of the middle sampling position of a data stream xai may not
 be thinned out in an encoder side like the modification
 HREF="http://www4.ipdl.inpit.go.jp/cgi-bin/tran_web_cgi_ejje?u=http%3A%2F%2Fwww4.ipdl.inpit.go.jp%2FTokujitu%2Ftjitemdrw.ipdl%3FN0000%3D237%26N0500%3D1E%5FN%2F%3B%3E%3F%3E%3D%3B667%2F%2F%26N0001%3D424%26N0552%3D9%26N0553%3D000008"
 TARGET="tjitemdrw">drawing 6</A>
 <A
HREF="http://www4.ipdl.inpit.go.jp/cgi-bin/tran_web_cgi_ejje?u=http%3A%2F%2Fwww4.ipdl.inpit.go.jp%2FTokujitu%2Ftjitemdrw.ipdl%3FN0000%3D237%26N0500%3D1E%5FN%2F%3B%3E%3F%3E%3D%3B667%2F%2F%26N0001%3D424%26N0552%3D9%26N0553%3D000009"
 TARGET="tjitemdrw">drawing 7</A>
 ) of the 1st operation gestalt and a decoder side naturally may not interpolate,
 either
 <BR>[0059]
 Next, the 4th operation gestalt is explained with reference to
HREF="http://www4.ipdl.inpit.go.jp/cgi-bin/tran_web_cgi_ejje?u=http%3A%2F%2Fwww4.ipdl.inpit.go.jp%2FTokujitu%2Ftjitemdrw.ipdl%3FN0000%3D237%26N0500%3D1E%5FN%2F%3B%3E%3F%3E%3D%3B667%2F%2F%26N0001%3D424%26N0552%3D9%26N0553%3D000022"
TARGET="tjitemdrw">drawing 20</A>
and
 <A
HREF="http://www4.ipdl.inpit.go.jp/cgi-bin/tran_web_cgi_ejje?u=http%3A%2F%2Fwww4.ipdl.inpit.go.jp%2FTokujitu%2Ftjitemdrw.ipdl%3FN0000%3D237%26N0500%3D1E%5FN%2F%3B%3E%3F%3E%3D%3B667%2F%2F%26N0001%3D424%26N0552%3D9%26N0553%3D000023"
TARGET="tjitemdrw">drawing 21</A>
Also in the 4th operation gestalt, like the 3rd operation gestalt, it is constituted
so that copyright data may be embedded by the encoder side at a sound signal, and
 <A
HREF="http://www4.ipdl.inpit.go.jp/cgi-bin/tran_web_cgi_ejje?u=http%3A%2F%2Fwww4.ipdl.inpit.go.jp%2FTokujitu%2Ftjitemdrw.ipdl%3FN0000%3D237%26N0500%3D1E%5FN%2F%3B%3E%3F%3E%3D%3B667%2F%2F%2F%26N0001%3D424%26N0552%3D9%26N0553%3D000022"
TARGET="tjitemdrw">drawing 20</A>
and
<A
HREF="http://www4.ipdl.inpit.go.jp/cgi-bin/tran_web_cgi_ejje?u=http%3A%2F%2Fwww4.ipdl.inpit.go.jp%2FTokujitu%2Ftjitemdrw.ipdl%3FN0000%3D237%26N0500%3D1E%5FN%2F%3B%3E%3F%3E%3D%3B657%2F%2F%26N0001%3D424%26N0552%3D9%26N0553%3D000023"
TARGET="tjitemdrw">drawing 21</A> support the decoder shown in the digital disposal circuit of the encoder shown in
HREF="http://www4.ipdl.inpit.go.jp/cgi-bin/tran_web_cgi_ejje?u=http%3A%2F%2Fwww4.ipdl.inpit.go.jp%2FTokujitu%2Ftjitemdrw.ipdl%3FN0000%3D237%26N0500%3D1E%5FN%2F%3B%3E%3F%3E%3D%3B667%2F%2F%26N0001%3D424%26N0552%3D9%26N0553%3D000011"
TARGET="tjitemdrw">drawing_9</a>
of the 2nd operation gestalt, and
HREF="http://www4.ipdl.inpit.go.jp/cgi-bin/tran_web_cgi_ejje?u=http%3A%2F%2Fwww4.ipdl.inpit.go.jp%2FTokujitu%2Ftjitemdrw.ipdl%3FN0000%3D237%26N0500%3D1E%5FN%2F%3B%3E%3F%3E%3D%3B667%2F%2F%26N0001%3D424%26N0552%3D9%26N0553%3D000014"
TARGET="tjitemdrw">drawing 12</A>
, respectively.
```

```
In the encoder shown in
  <A
 HREF="http://www4.ipdl.inpit.go.jp/cgi-bin/tran_web_cgi_ejje?u=http%3A%2F%2Fwww4.ipdl.inpit.go.jp%2FTokujitu%2Ftjitemdrw.ipdl%3FN0000%3D237%26N0500%3D1E%5FN%2F%3B%3E%3F%3E%3D%3B667%2F%2F%26N0001%3D424%26N0552%3D9%26N0553%3D000022"
  TARGET="tjitemdrw">drawing 20</A>
 , the copyright data modulated by FM modulator 114, an oscillator 115, the diffusion modulator 116, the diffusion sign 117, and the level control section 118 are
  similarly impressed to an adder 121.
  < BR > [0060]
 The data stream (xbi, x2 i-1, xai, x2i) (the curve alpha shown in =
  <A
 HREF="http://www4.ipdl.inpit.go.jp/cgi-bin/tran_web_cgi_ejje?u=http%3A%2F%2Fwww4.ipdl.inpit.go.jp%2FTokujitu%2Ftjitemdrw.ipdl%3FN0000%3D237%26N0500%3D1E%5FN%2F%3B%3E%3F%3E%3D%3B667%2F%2F%26N0001%3D424%26N0552%3D9%26N0553%3D000012"
 TARGET="tjitemdrw">drawing 10</A>
) which was sampled by the adder 121 with sufficient high sampling frequency which deserves forbidding a copy by A/D converter 31 shown again at
 <A
 HREF="http://www4.ipdl.inpit.go.jp/cgi-bin/tran_web_cgi_ejje?u=http%3A%2F%2Fwww4.ipdl.inpit.go.jp%2FTokujitu%2Ftjitemdrw.ipdl%3FN0000%3D237%26N0500%3D1E%5FN%2F%3B%3E%3F%3E%3D%3B667%2F%2F%2F%26N0001%3D424%26N0552%3D9%26N0553%3D000010"
 TARGET="tjitemdrw">drawing 8</A>
 (sampling-period deltat shown in
HREF="http://www4.ipdl.inpit.go.jp/cgi-bin/tran_web_cgi_ejje?u=http%3A%2F%2Fwww4.ipdl.inpit.go.jp%2FTokujitu%2Ftjitemdrw.ipdl%3FN0000%3D237%26N0500%3D1E%5FN%2F%3B%3E%3F%3E%3D%3B667%2F%2F%2F%26N0001%3D424%26N0552%3D9%26N0553%3D000012"
TARGET="tjitemdrw">drawing 10</a>
 ), for example, 192kHz, for example, was changed into the PCM signal of a 24-bit high resolution is impressed through a delay circuit 131, and the above-mentioned
 copyright data are embedded.
And data stream (xbi, x2 i-1, xai, x2i)' where this copyright data was embedded is encoded like the 2nd operation gestalt.

Moreover, since the decoder shown in
 <A
HREF="http://www4.ipdl.inpit.go.jp/cgi-bin/tran_web_cgi_ejje?u=http%3A%2F%2Fwww4.ipdl.inpit.go.jp%2FTokujitu%2Ftjitemdrw.ipdl%3FN0000%3D237%26N0500%3D1E%5FN%2F%3B%3E%3F%3E%3D%3B667%2F%2F%26N0001%3D424%26N0552%3D9%26N0553%3D000023"
 TARGET="tjitemdrw">drawing 21</A>
 is the circuit which omitted the modulation circuits 114-118 shown in
HREF="http://www4.ipdl.inpit.go.jp/cgi-bin/tran_web_cgi_ejje?u=http%3A%2F%2Fwww4.ipdl.inpit.go.jp%2FTokujitu%2Ftjitemdrw.ipdl%3FN0000%3D237%26N0500%3D1E%5FN%2F%3B%3E%3F%3E%3D%3B667%2F%2F%26N0001%3D424%26N0552%3D9%26N0553%3D000014"
TARGET="tjitemdrw">drawing 12</A>
, it omits explanation. <BR>[0061]
<A
HREF="http://www4.ipdl.inpit.go.jp/cgi-bin/tran_web_cgi_ejje?u=http%3A%2F%2Fwww4.ipdl.inpit.go.jp%2FTokujitu%2Ftjitemdrw.ipdl%3FN0000%3D237%26N0500%3D1E%5FN%2F%3B%3E%3F%3E%3D%3B667%2F%2F%26N0001%3D424%26N0552%3D9%26N0553%3D000024"
TARGET="tjitemdrw">Drawing 22</A>
and
HREF="http://www4.ipdl.inpit.go.jp/cgi-bin/tran_web_cgi_ejje?u=http%3A%2F%2Fwww4.ipdl.inpit.go.jp%2FTokujitu%2Ftjitemdrw.ipdl%3FN0000%3D237%26N0500%3D1E%5FN%2F%3B%3E%3F%3E%3D%3B667%2F%2F%26N0001%3D424%26N0552%3D9%26N0553%3D000025"
TARGET="tjitemdrw">drawing 23</A>
show the modification of the 4th operation gestalt, and like the modification (
```

HREF="http://www4.ipdl.inpit.go.jp/cgi-bin/tran_web_cgi_ejje?u=http%3A%2F%2Fwww4.ipdl.inpit.go.jp%2FTokujitu%2Ftjitemdrw.ipdl%3FN0000%3D237%26N0500%3D1E%5FN%2F%3B%3E%3F%3E%3D%3B667%2F%2F%26N0001%3D424%26N0552%3D9%26N0553%3D000016" TARGET="tjitemdrw">drawing 14

HREF="http://www4.ipdl.inpit.go.jp/cgi-bin/tran_web_cgi_ejje?u=http%3A%2F%2Fwww4.ipdl.inpit.go.jp%2FTokujitu%2Ftjitemdrw.ipdl%3FN0000%3D237%26N0500%3D1E%5FN%2F%3B%3E%3F%3E%3D%3B667%2F%2F%26N0001%3D424%26N0552%3D9%26N0553%3D000017"

TARGET="tjitemdrw">drawing 15
) of the 2nd operation gestalt, they are constituted so that it may not cull out.
Next, the 5th operation gestalt is explained with reference to

HREF="http://www4.ipdl.inpit.go.jp/cgi-bin/tran_web_cgi_ejje?u=http%3A%2F%2Fwww4.ipdl.inpit.go.jp%2FTokujitu%2Ftjitemdrw.ipdl%3FN0000%3D237%26N0500%3D1E%5FN%2F%3B%3E%3F%3E%3D%3B667%2F%2F%2F%26N0001%3D424%26N0552%3D9%26N0553%3D000006" TARGET="tjitemdrw">drawing 4

In the 5th operation gestalt, the terminal 19 into which a personal identification number is inputted is packed with the terminal 22 with which an output is supplied, or 24, and is connected to the INTAFESU terminal of a magnetic tape recorder or a sound recording machine (neither is illustrated) If a personal identification number is inputted from a magnetic tape recorder or a sound recording machine, copyright data will be supplied to the decryption section 20 from an unpacking decoder 10, and the decryption section 20 checks copy authorization conditions, such as a payment condition, when it judges and it is judged to be Shinsei, a Shinsei personal identification number [the] thing or. A sound recording enabling signal is sent to a magnetic tape recorder or a sound recording machine, and it is begun soon next, to send data output from a terminal 22 or 24, when this is cleared. Thus, when a magnetic tape recorder or a sound recording machine records, it is made to make a password check automatically to a regenerator (decoder).

The output of a regenerator is unrecordable without the check of this password.
[0062]

by the way, above-mentioned the 1- with the 4th operation gestalt, since both data are only added with adders 121 and 122 when embedding copyright data to original audio data, if only the amplitude displaces a phase, without changing, therefore the amount of embedding of copyright data is made [many], it will become that it is easy to be detected on audibility at the time of playback. Moreover, if the amount of embedding of copyright data is lessened in order to carry out that it is hard to be detected on audibility at the time of playback, the amount of embedding will be limited. of embedding will be limited.
[0063]

Next, even if it makes [many] the amount of embedding of copyright data with reference to

HREF="http://www4.ipdl.inpit.go.jp/cgi-bin/tran_web_cgi_ejje?u=http%3A%2F%2Fwww4.ipdl.inpit.go.jp%2FTokujitu%2Ftjitemdrw.ipdl%3FN0000%3D237%26N0500%3D1E%5FN%2F%3B%3E%3F%3E%3D%3B667%2F%2F%2F%26N0001%3D424%26N0552%3D9%26N0553%3D000026" TARGET="tjitemdrw">drawing 24 and

<A HREF="http://www4.ipdl.inpit.go.jp/cgi-bin/tran_web_cgi_ejje?u=http%3A%2F%2Fwww4.ipdl.inpit.go.jp%2FTokujitu%2Ftjitemdrw.ipdl%3FN0000%3D237%26N0500%3D1E%5FN%2F%3B%3E%3F%3E%3D%3B667%2F%2F%2F%26N0001%3D424%26N0552%3D9%26N0553%3D000027"
TARGET="tjitemdrw">drawing 25, the processing which the signal at the time of playback makes be hard to be detected on audibility is explained.

HREF="http://www4.ipdl.inpit.go.jp/cgi-bin/tran_web_cgi_ejje?u=http%3A%2F%2Fwww4.ipdl.inpit.go.jp%2FTokujitu%2Ftjitemdrw.ipdl%3FN0000%3D237%26N0500%3D1E%5FN%2F%3B%3E%3F

```
JPA_1998-124998_translation.doc
  %3E%3D%3B667%2F%2F%2F%26N0001%3D424%26N0552%3D9%26N0553%3D000026"
  TARGET="tjitemdrw">Drawing 24</A>
  shows the copyright data embedding circuit used instead of adders 121 and 122, and
  this circuit is constituted by the digital filter.
  First, as shown in
 HREF="http://www4.ipdl.inpit.go.jp/cgi-bin/tran_web_cgi_ejje?u=http%3A%2F%2Fwww4.ipdl.inpit.go.jp%2FTokujitu%2Ftjitemdrw.ipdl%3FN0000%3D237%26N0500%3D1E%5FN%2F%3B%3E%3F%3E%3D%3B667%2F%2F%26N0001%3D424%26N0552%3D9%26N0553%3D000027"
 TARGET="tjitemdrw">drawing 25</A>
(a) and (b), the sampling frequency fs of the HARASHIN number 201 and the copyright information 202 is the same, and there is less number of bits of the copyright information 202 than the HARASHIN number 201.
  < BR > [0064]
 First, in order that the INTAPORESHON circuit 203 may carry out the rise sampling of the HARASHIN number 201 and the copyright information 202 by sampling frequency fsx2
  the twice as many as this, as shown in
 HREF="http://www4.ipdl.inpit.go.jp/cgi-bin/tran_web_cgi_ejje?u=http%3A%2F%2Fwww4.ipdl.inpit.go.jp%2FTokujitu%2Ftjitemdrw.ipdl%3FN0000%3D237%26N0500%3D1E%5FN%2F%3B%3E%3F%3E%3D%3B667%2F%2F%26N0001%3D424%26N0552%3D9%26N0553%3D000027"
 TARGET="tjitemdrw">drawing 25</a>
(c), it inserts the copyright information 202 as a interpolation signal between the sampling positions of the HARASHIN number 201, and creates the twice as many data stream of sampling frequency fsx2 as this.

Subsequently, when the INTAPORESHON circuit 203 performs low pass filter (LPF)
 processing for this data stream, as shown in
 <A
HREF="http://www4.ipdl.inpit.go.jp/cgi-bin/tran_web_cgi_ejje?u=http%3A%2F%2Fwww4.ipdl.inpit.go.jp%2FTokujitu%2Ftjitemdrw.ipdl%3FN0000%3D237%26N0500%3D1E%5FN%2F%3B%3E%3F%3E%3D%3B667%2F%2F%26N0001%3D424%26N0552%3D9%26N0553%3D000004"
 TARGET="tjitemdrw">drawing 25</A>
 (d), a low-pass component is extracted and a rise sampling is performed.
The continuing decimation circuit 204 outputs the data stream of only the sampling position of the HARASHIN number 201, as the down sampling of this data stream is carried out with the original sampling frequency fs and it is shown in
 <A
HREF="http://www4.ipdl.inpit.go.jp/cgi-bin/tran_web_cgi_ejje?u=http%3A%2F%2Fwww4.ipdl.inpit.go.jp%2FTokujitu%2Ftjitemdrw.ipdl%3FN0000%3D237%26N0500%3D1E%5FN%2F%3B%3E%3F%3E%3D%3B667%2F%2F%2F%26N0001%3D424%26N0552%3D9%26N0553%3D000027"
TARGET="tjitemdrw">drawing 25</A>
 (e).
 Since according to such processing both a phase and the amplitude displace in case
copyright data are embedded to original audio data, even if it makes [many] the amount of embedding of copyright data, it can carry out that it is hard to be detected on audibility at the time of playback.
<BR>[0065]
HREF="http://www4.ipdl.inpit.go.jp/cgi-bin/tran_web_cgi_ejje?u=http%3A%2F%2Fwww4.ipdl.inpit.go.jp%2FTokujitu%2Ftjitemdrw.ipdl%3FN0000%3D237%26N0500%3D1E%5FN%2F%3B%3E%3F%3E%3D%3B667%2F%2F%26N0001%3D424%26N0552%3D9%26N0553%3D000028"
TARGET="tjitemdrw">Drawing 26</a>
shows the modification of the circuit of
HREF="http://www4.ipdl.inpit.go.jp/cgi-bin/tran_web_cgi_ejje?u=http%3A%2F%2Fwww4.ipdl.inpit.go.jp%2FTokujitu%2Ftjitemdrw.ipdl%3FN0000%3D237%26N0500%3D1E%5FN%2F%3B%3E%3F%3E%3D%3B667%2F%2F%2F%26N0001%3D424%26N0552%3D9%26N0553%3D000026"
TARGET="tjitemdrw">drawing 24</A>
    and the embedding circuit 205 is constituted so that a rise sampling and a down
sampling may be performed to coincidence.
Namely, the embedding circuit 205 performs filtering for inserting the copyright
```

Page 28

```
JPA_1998-124998_translation.doc
  information 202 between the sampling positions of the HARASHIN number 201, and changing into sampling frequency fsx2 twice as many as this only in one of two
  sampling data, as shown in
  HREF="http://www4.ipdl.inpit.go.jp/cgi-bin/tran_web_cgi_ejje?u=http%3A%2F%2Fwww4.ipdl.inpit.go.jp%2FTokujitu%2Ftjitemdrw.ipdl%3FN0000%3D237%26N0500%3D1E%5FN%2F%3B%3E%3F%3E%3D%3B667%2F%2F%26N0001%3D424%26N0552%3D9%26N0553%3D000027"
  TARGET="tjitemdrw">drawing 25</A>
  (a) - (c) (every other [ namely, ] 1), and it outputs it with the original sampling frequency fs.
  According to such a circuit, compared with the circuit shown in
 HREF="http://www4.ipdl.inpit.go.jp/cgi-bin/tran_web_cgi_ejje?u=http%3A%2F%2Fwww4.ipdl.inpit.go.jp%2FTokujitu%2Ftjitemdrw.ipdl%3FN0000%3D237%26N0500%3D1E%5FN%2F%3B%3E%3F%3E%3D%3B667%2F%2F%26N0001%3D424%26N0552%3D9%26N0553%3D000026"

TARGET="tjitemdrw">drawing 24</a>
     the same embedding processing is realizable in the small amount of operations.
  <BR>[0066]
 Next, the medium by which the data which performed the rise sampling and the down sampling in this way, and performed embedding processing are recorded is explained. Such a record medium is applied to the 3rd [which performs embedding by the encoder side], and 4th operation gestalt, performs a rise sampling and a down sampling by the embedding circuit 205 shown in
 HREF="http://www4.ipdl.inpit.go.jp/cgi-bin/tran_web_cgi_ejje?u=http%3A%2F%2Fwww4.ipdl.inpit.go.jp%2FTokujitu%2Ftjitemdrw.ipdl%3FN0000%3D237%26N0500%3D1E%5FN%2F%3B%3E%3F%3E%3D%3B667%2F%2F%26N0001%3D424%26N0552%3D9%26N0553%3D000026"
 TARGET="tjitemdrw">drawing 24</A>
 and
 <A
 HREF="http://www4.ipdl.inpit.go.jp/cgi-bin/tran_web_cgi_ejje?u=http%3A%2F%2Fwww4.ipdl.inpit.go.jp%2FTokujitu%2Ftjitemdrw.ipdl%3FN0000%3D237%26N0500%3D1E%5FN%2F%3B%3E%3F%3E%3D%3B667%2F%2F%2F%26N0001%3D424%26N0552%3D9%26N0553%3D000028"
 TARGET="tjitemdrw">drawing 26</A>
instead of the adders 121 and 120 shown in
HREF="http://www4.ipdl.inpit.go.jp/cgi-bin/tran_web_cgi_ejje?u=http%3A%2F%2Fwww4.ipdl.inpit.go.jp%2FTokujitu%2Ftjitemdrw.ipdl%3FN0000%3D237%26N0500%3D1E%5FN%2F%3B%3E%3F%3E%3D%3B667%2F%2F%2F%26N0001%3D424%26N0552%3D9%26N0553%3D000018"
 TARGET="tjitemdrw">drawing 16</A>
 <A
HREF="http://www4.ipdl.inpit.go.jp/cgi-bin/tran_web_cgi_ejje?u=http%3A%2F%2Fwww4.ipdl.inpit.go.jp%2FTokujitu%2Ftjitemdrw.ipdl%3FN0000%3D237%26N0500%3D1E%5FN%2F%3B%3E%3F%3E%3D%3B667%2F%2F%26N0001%3D424%26N0552%3D9%26N0553%3D000020"
 TARGET="tjitemdrw">drawing 18</A>
 <A
HREF="http://www4.ipdl.inpit.go.jp/cgi-bin/tran_web_cgi_ejje?u=http%3A%2F%2Fwww4.ipdl.inpit.go.jp%2FTokujitu%2Ftjitemdrw.ipdl%3FN0000%3D237%26N0500%3D1E%5FN%2F%3B%3E%3F%3E%3D%3B667%2F%2F%26N0001%3D424%26N0552%3D9%26N0553%3D000022"
 TARGET="tjitemdrw">drawing 20</A>
     and
 <A
HREF="http://www4.ipdl.inpit.go.jp/cgi-bin/tran_web_cgi_ejje?u=http%3A%2F%2Fwww4.ipdl.inpit.go.jp%2FTokujitu%2Ftjitemdrw.ipdl%3FN0000%3D237%26N0500%3D1E%5FN%2F%3B%3E%3F%3E%3D%3B667%2F%2F%26N0001%3D424%26N0552%3D9%26N0553%3D000024"

TARGET="tjitemdrw">drawing 22</A>
, and performs embedding processing.
And a DVD format which the user data stream (refer to
HREF="http://www4.ipdl.inpit.go.jp/cgi-bin/tran_web_cgi_ejje?u=http%3A%2F%2Fwww4.ipd
                                                                                      Page 29
```

```
JPA_1998-124998_translation.doc
l.inpit.go.jp%2FTokujitu%2Ftjitemdrw.ipdl%3FN0000%3D237%26N0500%3D1E%5FN%2F%3B%3E%3F
%3E%3D%3B667%2F%2F%26N0001%3D424%26N0552%3D9%26N0553%3D000005"
  TARGET="tjitemdrw">drawing 3</A>
  ) created by the allocation circuit 40 shown in
  <A
  HREF="http://www4.ipdl.inpit.go.jp/cgi-bin/tran_web_cgi_ejje?u=http%3A%2F%2Fwww4.ipdl.inpit.go.jp%2FTokujitu%2Ftjitemdrw.ipdl%3FN0000%3D237%26N0500%3D1E%5FN%2F%3B%3E%3F%3E%3D%3B667%2F%2F%26N0001%3D424%26N0552%3D9%26N0553%3D000018"
  TARGET="tjitemdrw">drawing 16</A>
  , the packing encoder 7 shown in
 HREF="http://www4.ipdl.inpit.go.jp/cgi-bin/tran_web_cgi_ejje?u=http%3A%2F%2Fwww4.ipdl.inpit.go.jp%2FTokujitu%2Ftjitemdrw.ipdl%3FN0000%3D237%26N0500%3D1E%5FN%2F%3B%3E%3F%3E%3D%3B667%2F%2F%26N0001%3D424%26N0552%3D9%26N0553%3D000020"
  TARGET="tjitemdrw">drawing 18</A>
  or
  <A
 HREF="http://www4.ipdl.inpit.go.jp/cgi-bin/tran_web_cgi_ejje?u=http%3A%2F%2Fwww4.ipdl.inpit.go.jp%2FTokujitu%2Ftjitemdrw.ipdl%3FN0000%3D237%26N0500%3D1E%5FN%2F%3B%3E%3F%3E%3D%3B667%2F%2F%26N0001%3D424%26N0552%3D9%26N0553%3D000022"
  TARGET="tjitemdrw">drawing 20</A>
  , and
  <A
 HREF="http://www4.ipdl.inpit.go.jp/cgi-bin/tran_web_cgi_ejje?u=http%3A%2F%2Fwww4.ipdl.inpit.go.jp%2FTokujitu%2Ftjitemdrw.ipdl%3FN0000%3D237%26N0500%3D1E%5FN%2F%3B%3E%3F%3E%3D%3B667%2F%2F%26N0001%3D424%26N0552%3D9%26N0553%3D000024"
 TARGET="tjitemdrw">drawing 22</A>
mentions later by the DVD coding network 34 shown in
  <A
 HREF="http://www4.ipdl.inpit.go.jp/cgi-bin/tran_web_cgi_ejje?u=http%3A%2F%2Fwww4.ipdl.inpit.go.jp%2FTokujitu%2Ftjitemdrw.ipdl%3FN0000%3D237%26N0500%3D1E%5FN%2F%3B%3E%3F%3E%3D%3B667%2F%2F%26N0001%3D424%26N0552%3D9%26N0553%3D000010"
 TARGET="tjitemdrw">drawing 8</A>
 encodes, and, subsequently eight-to-fourteen modulation is carried out by the
 modulation circuit 35.
 <BR>[0067]
 Subsequently, this data is supplied to the DVD cutting machine (player) of an illustration abbreviation, and the original recording (master) of a DVD audio disk
 is manufactured.
 Subsequently, a metal thin film is formed by the spatter and plating on this original recording, and it plates still more thickly, exfoliates from original
 recording, and La Stampa is manufactured.
 Subsequently, the base material which becomes the radical of a disk by this La
 Stampa is formed by injection molding, and is stuck, and a DVD audio disk is
 manufactured.
 <BR>[0068]
To 2034 bytes of user data (A data, V data), a total of 14 bytes of pack header of 4 bytes of pack start information, 6 bytes of SCR (System Clock Reference: system time-of-day criteria reference value) information, 3 bytes of Mux Rate information, and 1 byte of stuffing is added, and the audio (A) pack {and video (V pack)} in a
DVD audio disk is constituted, as shown in
HREF="http://www4.ipdl.inpit.go.jp/cgi-bin/tran_web_cgi_ejje?u=http%3A%2F%2Fwww4.ipdl.inpit.go.jp%2FTokujitu%2Ftjitemdrw.ipdl%3FN0000%3D237%26N0500%3D1E%5FN%2F%3B%3E%3F%3E%3B%667%2F%2F%2F%26N0001%3D424%26N0552%3D9%26N0553%3D000029"

TARGET="tjitemdrw">drawing 27</a>
(one pack = a total of 2048 bytes).

In this case, the time amount of A pack in the same album is manageable by considering as &quot;1&quot; SCR information which is a time stump as continuation within the same album in the head pack in an ACB unit.
```


[0069]

Here, a copy protection function is realizable by forming the visible image in which it is shown that copyright data are embedded by special printing or special shaping etc. in the front face or the interior of the medium for memorizing the music source with which copyright data were embedded, for example, the base material of a DVD-audio disk

In addition, although detailed explanation is omitted as an approach of forming such a visible image since it is indicated by JP,7-98889,A, JP,8-2158,A, JP,9-128812,A, etc., for example, the visible image formed by such approach cannot be reproduced easily, and is not altered.
[00701

[Effect of the Invention]

As explained above, since it was made for this invention not to output the digital data in the condition that copyright data are not embedded, it can reconcile a user's convenience and protection of copyrights.

<HR>DESCRIPTION OF DRAWINGS <HR>[Brief Description of the Drawings]

<A

KBK><A
HREF="http://www4.ipdl.inpit.go.jp/cgi-bin/tran_web_cgi_ejje?u=http%3A%2F%2Fwww4.ipd
l.inpit.go.jp%2FTokujitu%2Ftjitemdrw.ipdl%3FN0000%3D237%26N0500%3D1E%5FN%2F%3B%3E%3F
%3E%3D%3B667%2F%2F%26N0001%3D424%26N0552%3D9%26N0553%3D000003"
</pre> TARGET="tjitemdrw">[Drawing 1]

It is the block diagram showing the encoder which realizes the 1st operation gestalt of the copyright management method of the sign information concerning this invention.

<A
HREF="http://www4.ipdl.inpit.go.jp/cgi-bin/tran_web_cgi_ejje?u=http%3A%2F%2Fwww4.ipd
l.inpit.go.jp%2FTokujitu%2Ftjitemdrw.ipdl%3FN0000%3D237%26N0500%3D1E%5FN%2F%3B%3E%3F
%3E%3D%3B667%2F%2F%26N0001%3D424%26N0552%3D9%26N0553%3D000004"
TARGET="tjitemdrw">[Drawing 2]

It is the explanatory view showing the sampling period and data stream of two A/D converters of

< A HREF="http://www4.ipdl.inpit.go.jp/cgi-bin/tran_web_cgi_ejje?u=http%3A%2F%2Fwww4.ipdl.inpit.go.jp%2FTokujitu%2Ftjitemdrw.ipdl%3FN0000%3D237%26N0500%3D1E%5FN%2F%3B%3E%3F%3E%3D%3B667%2F%2F%26N0001%3D424%26N0552%3D9%26N0553%3D000003" TARGET="tjitemdrw">drawing 1

<A

HREF="http://www4.ipdl.inpit.go.jp/cgi-bin/tran_web_cgi_ejje?u=http%3A%2F%2Fwww4.ipdl.inpit.go.jp%2FTokujitu%2Ftjitemdrw.ipdl%3FN0000%3D237%26N0500%3D1E%5FN%2F%3B%3E%3F%3E%3D%3B667%2F%2F%26N0001%3D424%26N0552%3D9%26N0553%3D000005"
TARGET="tjitemdrw">[Drawing 3]

It is the explanatory view showing the user data by which packing was carried out with the packing encoder of drawing 1

HREF="http://www4.ipdl.inpit.go.jp/cgi-bin/tran_web_cgi_ejje?u=http%3A%2F%2Fwww4.ipdl.inpit.go.jp%2FTokujitu%2Ftjitemdrw.ipdl%3FN0000%3D237%26N0500%3D1E%5FN%2F%3B%3E%3F%3E%3D%3B667%2F%2F%26N0001%3D424%26N0552%3D9%26N0553%3D000006"
TARGET="tjitemdrw">[Drawing 4]

It is the block diagram showing the decoder which realizes the 1st operation gestalt of the copyright management method of the sign information concerning this invention.
<A
HREF="http://www4.ipdl.inpit.go.jp/cgi-bin/tran_web_cgi_ejje?u=http%3A%2F%2Fwww4.ipd
l.inpit.go.jp%2FTokujitu%2Ftjitemdrw.ipdl%3FN0000%3D237%26N0500%3D1E%5FN%2F%3B%3E%3F
%3E%3D%3B667%2F%2F%26N0001%3D424%26N0552%3D9%26N0553%3D000007"</pre> It is the explanatory view showing the data stream and sampling period which were decoded by the decoder of drawing 4 HREF="http://www4.ipdl.inpit.go.jp/cgi-bin/tran_web_cgi_ejje?u=http%3A%2F%2Fwww4.ipdl.inpit.go.jp%2FTokujitu%2Ftjitemdrw.ipdl%3FN0000%3D237%26N0500%3D1E%5FN%2F%3B%3E%3F%3E%3D%3B667%2F%2F%26N0001%3D424%26N0552%3D9%26N0553%3D000008" TARGET="tjitemdrw">[Drawing 6] It is the block diagram showing the encoder which realizes the modification of the 1st operation gestalt.
<A HREF="http://www4.ipdl.inpit.go.jp/cgi-bin/tran_web_cgi_ejje?u=http%3A%2F%2Fwww4.ipdl.inpit.go.jp%2FTokujitu%2Ftjitemdrw.ipdl%3FN0000%3D237%26N0500%3D1E%5FN%2F%3B%3E%3F%3E%3D%3B667%2F%2F%26N0001%3D424%26N0552%3D9%26N0553%3D000009"
TARGET="tjitemdrw">[Drawing 7] It is the block diagram showing the decoder which realizes the modification of the 1st operation gestalt.
[Drawing 8] It is the block diagram showing the encoder which realizes the 2nd operation gestalt of the copyright management method of the sign information concerning this invention.
[Drawing 9] It is the block diagram showing the digital disposal circuit of <A HREF="http://www4.ipdl.inpit.go.jp/cgi-bin/tran_web_cgi_ejje?u=http%3A%2F%2Fwww4.ipdl.inpit.go.jp%2FTokujitu%2Ftjitemdrw.ipdl%3FN0000%3D237%26N0500%3D1E%5FN%2F%3B%3E%3F%3E%3D%3B667%2F%2F%26N0001%3D424%26N0552%3D9%26N0553%3D000010"

TARGET="tjitemdrw">drawing 8 in detail.
<A <Bk><A
HREF="http://www4.ipdl.inpit.go.jp/cgi-bin/tran_web_cgi_ejje?u=http%3A%2F%2Fwww4.ipd
l.inpit.go.jp%2FTokujitu%2Ftjitemdrw.ipdl%3FN0000%3D237%26N0500%3D1E%5FN%2F%3B%3E%3F
%3E%3D%3B667%2F%2F%2F%26N0001%3D424%26N0552%3D9%26N0553%3D000012"</pre>

It is the explanatory view showing the sampling period and data stream of an A/D Page 32

TARGET="tjitemdrw">[Drawing 10]

converter of

<A

HREF="http://www4.ipdl.inpit.go.jp/cgi-bin/tran_web_cgi_ejje?u=http%3A%2F%2Fwww4.ipdl.inpit.go.jp%2FTokujitu%2Ftjitemdrw.ipdl%3FN0000%3D237%26N0500%3D1E%5FN%2F%3B%3E%3F%3E%3D%3B667%2F%2F%26N0001%3D424%26N0552%3D9%26N0553%3D000010"
TARGET="tjitemdrw">drawing 8

HREF="http://www4.ipdl.inpit.go.jp/cgi-bin/tran_web_cgi_ejje?u=http%3A%2F%2Fwww4.ipdl.inpit.go.jp%2FTokujitu%2Ftjitemdrw.ipdl%3FN0000%3D237%26N0500%3D1E%5FN%2F%3B%3E%3F%3E%3D%3B667%2F%2F%26N0001%3D424%26N0552%3D9%26N0553%3D000013" TARGET="tjitemdrw">[Drawing 11]

It is the block diagram showing the decoder which realizes the 2nd operation gestalt of the copyright management method of the sign information concerning this invention.

[Drawing 12]

It is the block diagram showing the digital disposal circuit of

HREF="http://www4.ipdl.inpit.go.jp/cgi-bin/tran_web_cgi_ejje?u=http%3A%2F%2Fwww4.ipdl.inpit.go.jp%2FTokujitu%2Ftjitemdrw.ipdl%3FN0000%3D237%26N0500%3D1E%5FN%2F%3B%3E%3F%3E%3D%3B667%2F%2F%26N0001%3D424%26N0552%3D9%26N0553%3D000013" TARGET="tjitemdrw">drawing 11 in detail.

[Drawing 13]

It is the explanatory view showing the data stream and sampling period which were decoded by the decoder of

HREF="http://www4.ipdl.inpit.go.jp/cgi-bin/tran_web_cgi_ejje?u=http%3A%2F%2Fwww4.ipdl.inpit.go.jp%2FTokujitu%2Ftjitemdrw.ipdl%3FN0000%3D237%26N0500%3D1E%5FN%2F%3B%3E%3F%3E%3D%3B667%2F%2F%26N0001%3D424%26N0552%3D9%26N0553%3D000011" TARGET="tjitemdrw">drawing 9

[Drawing 14]

It is the block diagram showing the digital disposal circuit of an encoder which realizes the modification of the 2nd operation gestalt.
<A

HREF="http://www4.ipdl.inpit.go.jp/cgi-bin/tran_web_cgi_ejje?u=http%3A%2F%2Fwww4.ipdl.inpit.go.jp%2FTokujitu%2Ftjitemdrw.ipdl%3FN0000%3D237%26N0500%3D1E%5FN%2F%3B%3E%3F%3E%3D%3B667%2F%2F%26N0001%3D424%26N0552%3D9%26N0553%3D000017"
TARGET="tjitemdrw">[Drawing 15]

It is the block diagram showing the digital disposal circuit of the decoder which realizes the modification of the 2nd operation gestalt.
<A

HREF="http://www4.ipdl.inpit.go.jp/cgi-bin/tran_web_cgi_ejje?u=http%3A%2F%2Fwww4.ipdl.inpit.go.jp%2FTokujitu%2Ftjitemdrw.ipdl%3FN0000%3D237%26N0500%3D1E%5FN%2F%3B%3E%3F%3E%3D%3B667%2F%2F%2F%26N0001%3D424%26N0552%3D9%26N0553%3D000018"

TARGET="tjitemdrw">[Drawing 16]

It is the block diagram showing the encoder which realizes the 3rd operation gestalt of the copyright management method of the sign information concerning this invention.

<A ---

HREF="http://www4.ipdl.inpit.go.jp/cgi-bin/tran_web_cgi_ejje?u=http%3A%2F%2Fwww4.ipdl.inpit.go.jp%2FTokujitu%2Ftjitemdrw.ipdl%3FN0000%3D237%26N0500%3D1E%5FN%2F%3B%3E%3F%3E%3D%3B667%2F%2F%26N0001%3D424%26N0552%3D9%26N0553%3D000019"
TARGET="tjitemdrw">[Drawing 17]

It is the block diagram showing the decoder which realizes the 3rd operation gestalt of the copyright management method of the sign information concerning this invention.

<A

HREF="http://www4.ipdl.inpit.go.jp/cgi-bin/tran_web_cgi_ejje?u=http%3A%2F%2Fwww4.ipdl.inpit.go.jp%2FTokujitu%2Ftjitemdrw.ipdl%3FN0000%3D237%26N0500%3D1E%5FN%2F%3B%3E%3F%3E%3D%3B667%2F%2F%26N0001%3D424%26N0552%3D9%26N0553%3D000020"
TARGET="tjitemdrw">[Drawing 18]

It is the block diagram showing the encoder which realizes the modification of the 3rd operation gestalt.
<A

HREF="http://www4.ipdl.inpit.go.jp/cgi-bin/tran_web_cgi_ejje?u=http%3A%2F%2Fwww4.ipdl.inpit.go.jp%2FTokujitu%2Ftjitemdrw.ipdl%3FN0000%3D237%26N0500%3D1E%5FN%2F%3B%3E%3F%3E%3D%3B667%2F%2F%26N0001%3D424%26N0552%3D9%26N0553%3D000021"
TARGET="tjitemdrw">[Drawing 19]

It is the block diagram showing the digital disposal circuit of the decoder which realizes the modification of the 3rd operation gestalt.

'early continued in the continued

It is the block diagram showing the digital disposal circuit of an encoder which realizes the 4th operation gestalt of the copyright management method of the sign information concerning this invention.

HREF="http://www4.ipdl.inpit.go.jp/cgi-bin/tran_web_cgi_ejje?u=http%3A%2F%2Fwww4.ipdl.inpit.go.jp%2FTokujitu%2Ftjitemdrw.ipdl%3FN0000%3D237%26N0500%3D1E%5FN%2F%3B%3E%3F%3E%3D%3B667%2F%2F%26N0001%3D424%26N0552%3D9%26N0553%3D000023"
TARGET="tjitemdrw">[Drawing 21]

It is the block diagram showing the digital disposal circuit of the decoder which realizes the 4th operation gestalt of the copyright management method of the sign information concerning this invention.

HREF="http://www4.ipdl.inpit.go.jp/cgi-bin/tran_web_cgi_ejje?u=http%3A%2F%2Fwww4.ipdl.inpit.go.jp%2FTokujitu%2Ftjitemdrw.ipdl%3FN0000%3D237%26N0500%3D1E%5FN%2F%3B%3E%3F%3E%3D%3B667%2F%2F%26N0001%3D424%26N0552%3D9%26N0553%3D000024"
TARGET="tjitemdrw">[Drawing 22]

It is the block diagram showing the digital disposal circuit of an encoder which realizes the modification of the 4th operation gestalt.

HREF="http://www4.ipdl.inpit.go.jp/cgi-bin/tran_web_cgi_ejje?u=http%3A%2F%2Fwww4.ipdl.inpit.go.jp%2FTokujitu%2Ftjitemdrw.ipdl%3FN0000%3D237%26N0500%3D1E%5FN%2F%3B%3E%3F%3E%3D%3B667%2F%2F%26N0001%3D424%26N0552%3D9%26N0553%3D000025"
TARGET="tjitemdrw">[Drawing 23]

It is the block diagram showing the digital disposal circuit of the decoder which Page 34

```
JPA_1998-124998_translation.doc
 realizes the modification of the 4th operation gestalt.
 <BR><A

<BR><A
HREF="http://www4.ipdl.inpit.go.jp/cgi-bin/tran_web_cgi_ejje?u=http%3A%2F%2Fwww4.ipd
l.inpit.go.jp%2FTokujitu%2Ftjitemdrw.ipdl%3FN0000%3D237%26N0500%3D1E%5FN%2F%3B%3E%3F
%3E%3D%3B667%2F%2F%2F%26N0001%3D424%26N0552%3D9%26N0553%3D000026"
TARGET="tjitemdrw">[Drawing 24]</A>

 It is the block diagram showing other examples of a copyright data embedding
 circuit.
 <BR><A
 HREF="http://www4.ipdl.inpit.go.jp/cgi-bin/tran_web_cgi_ejje?u=http%3A%2F%2Fwww4.ipdl.inpit.go.jp%2FTokujitu%2Ftjitemdrw.ipdl%3FN0000%3D237%26N0500%3D1E%5FN%2F%3B%3E%3F%3E%3D%3B667%2F%2F%2F%26N0001%3D424%26N0552%3D9%26N0553%3D000027"
 TARGET="tjitemdrw">[Drawing 25]</A>
 It is the explanatory view showing the main signals in the copyright data embedding
 circuit of
 <A
HREF="http://www4.ipdl.inpit.go.jp/cgi-bin/tran_web_cgi_ejje?u=http%3A%2F%2Fwww4.ipdl.inpit.go.jp%2FTokujitu%2Ftjitemdrw.ipdl%3FN0000%3D237%26N0500%3D1E%5FN%2F%3B%3E%3F%3E%3D%3B667%2F%2F%26N0001%3D424%26N0552%3D9%26N0553%3D000026"
 TARGET="tjitemdrw">drawing 24</A>
 <BR><A
HREF="http://www4.ipdl.inpit.go.jp/cgi-bin/tran_web_cgi_ejje?u=http%3A%2F%2Fwww4.ipdl.inpit.go.jp%2FTokujitu%2Ftjitemdrw.ipdl%3FN0000%3D237%26N0500%3D1E%5FN%2F%3B%3E%3F%3E%3D%3B667%2F%2F%2F%26N0001%3D424%26N0552%3D9%26N0553%3D000028"
TARGET="tjitemdrw">[Drawing 26]</A>
It is the block diagram showing the modification of the copyright data embedding circuit of
<A
HREF="http://www4.ipdl.inpit.go.jp/cgi-bin/tran_web_cgi_ejje?u=http%3A%2F%2Fwww4.ipdl.inpit.go.jp%2FTokujitu%2Ftjitemdrw.ipdl%3FN0000%3D237%26N0500%3D1E%5FN%2F%3B%3E%3F%3E%3D%3B667%2F%2F%26N0001%3D424%26N0552%3D9%26N0553%3D000026"
TARGET="tjitemdrw">drawing 24</A>
TARGET="tjitemdrw">[Drawing 27]</A>
It is the explanatory view showing the audio pack of a DVD-audio disk. <BR>[Description of Notations]
<BR>1 Nine
                      Input terminal
            A/D Converter (1st A/D-Conversion Means)
A/D Converter (2nd A/D-Conversion Means)
<BR>2
<BR>3
<BR>4,
           13, 21, 51
                                  Switch
<BR>5 14
                   Clock generation machine
            Difference -- Calculator (Calculus-of-Finite-Differences Appearance Means)
<BR>6
<BR>7
             Packing Encoder (Output Means)
<BR>8
                       Terminal
              Unpacking Decoder
<BR>10
              Adder (Restoration Means is Constituted with Interpolation Processing
<BR>11
Circuit 12, Switch 13, and Clock Generation Machine 14) <br/>
<BR>12 Interpolation Processing Circuit
<BR>15
              D/A Converter (1st D/A Conversion Means)
D/A Converter (2nd D/A Conversion Means)
<BR>16
              Analog Output Terminal (1st Analog Signal Output Terminal)
Analog Output Terminal (2nd Analog Signal Output Terminal)
Personal identification number input terminal
<BR>17
<BR>18
<BR>19 49
```

Page 35

```
JPA_1998-124998_translation.doc
<BR>20 50
               Decryption section
<BR>22
           Digital Output Terminal
<BR>23
           Digital Output Terminal
<BR>24
           Digital Output Terminal
<BR>30
           Copyright Data Rewriting Section
          -A/D Converter (A/D-Conversion Means)
3 Digital disposal circuit
<BR>31
<BR>32 43
<BR>33 44
               Memory
<BR>34
           DVD Coding Network
          Modulation Circuit

Low pass filter (band limit means)

Infanticide circuit
<BR>35
<BR>36 56
<BR>37 38
<BR>39
           Adder (Calculus-of-Finite-Differences Appearance Means is Constituted with
Infanticide Circuits 37 and 38)
           Allocation Circuit (Output Means)
<BR>40
<BR>41
          Demodulator Circuit
          DVD Decoder Circuit
<BR>42
<BR>45
          D/A Converter (D/A Conversion Means)
<BR>46 Adder (Restoration Means is Constituted with Interpolation Processing
Circuits 47 and 48)
<BR>46
<BR>47 48
               Interpolation processing circuit
<BR>52
          Digital Output Terminal
<BR>53
          Digital Output Terminal
          Analog Signal Output Terminal Digital Output Terminal
<BR>55
<BR>90
<BR>100
           Copyright Data Feed Zone
<BR>114 FM Modulator (Modulation Means is Constituted with Oscillator 115,
Diffusion Modulator 116, Diffusion Sign 117, Level Control Section 118, and
Infanticide Circuit 119)
<BR>115
           Oscillator
<BR>116
           Diffusion Modulator
           Diffusion Sign
<BR>117
<BR>118
           Level Control Section
           Infanticide Circuit
<BR>119
<BR>120 121
                 Adder (copyright data embedding means)
<BR>131 132
                 Delay circuit
<BR>203
           INTAPORESHON Circuit (Copyright Data Embedding Means is Constituted with
Decimation Circuit 204)
<BR>204
           Decimation Circuit
           Embedding Circuit (Copyright Data Embedding Means)
<BR>205
<BR><BR>
<HR></BODY></HTML>
```

(19)日本国特許庁 (JP)

(12) 公開特許公報(A)

(11)特許出願公開番号

特開平10-124998

(43)公開日 平成10年(1998) 5月15日

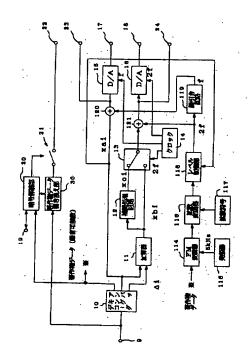
(51) Int.Cl. ⁶	識別記号	FI			
G11B 20/10		G11B 20/10	Н		
H03M 1/12		H03M 1/12	1/12 C		
7/36		7/36			
H 0 4 B 14/00		H 0 4 B 14/00	Z		
		審査請求 未請求	求 請求項の数19 FD (全 26 頁)		
(21)出願番号	特願平9-205260	(71)出顧人 00000	人 000004329		
		日本も	プクター株式会社		
(22)出顧日	平成9年(1997)7月15日	神奈川	川県横浜市神奈川区守屋町3丁目12番		
		地			
(31)優先権主張番号	特顧平8-204305	(72)発明者 田中 美昭			
(32)優先日	平8 (1996) 7月15日	神奈川	神奈川県横浜市神奈川区守屋町3丁目12番		
(33)優先權主張国	日本 (JP)	1	本ピクター株式会社内		
		(72)発明者 渕上			
			神奈川県横浜市神奈川区守屋町3丁目12番		
			本ピクター株式会社内		
		(72)発明者 植野			
		1	神奈川県横浜市神奈川区守屋町3丁目12番 地 日本ビクター株式会社内		
			: 二瓶 正敬		

(54) 【発明の名称】 符号情報の著作権管理方法及びエンコード装置、デコード装置並びに記録媒体

(57)【要約】

【課題】 デジタル信号をコピーする場合のユーザの利便性と著作権保護を両立させる。

【解決手段】 エンコーダ側でアナログ信号を比較的低い第1のサンプリング周波数でA/D変換して第1のデジタルデータ列を生成するとともに、アナログ信号を前記第1のサンプリング周波数より高い第2のサンプリング周波数でA/D変換して第2のデジタルデータ列を生成し、同一のサンプリング点における第1、第2のデータ列の各差分データ列を算出し、エンコーダ側からデコーダ側に対して第1のデータ列及び差分データ列を、著作権データを埋め込まない状態で伝送する。デコーダ側で第2のデータ列を復元するとともに、著作権データをFM変調器114、発振器115、拡散変調器116、拡散符号117、レベル制御部118により変調し、加算器121により第2のデータ列に埋め込む。



【特許請求の範囲】

【請求項1】 アナログ信号を比較的低い第1のサンプリング周波数でA/D変換して第1のデジタルデータ列を生成するとともに、アナログ信号を前記第1のサンプリング周波数より高い第2のサンプリング周波数でA/D変換して第2のデジタルデータ列を生成するステップと、

同一のサンプリング点における前記第 1 、第 2 のデータ 列の各差分データ列を算出するステップと、

前記第1のデータ列及び前記差分データ列と、前記アナログ信号に関する著作権データを媒体を介して伝送する ステップと、

前記第1のデータ列と前記差分データ列に基づいて前記 第2のデータ列を復元するとともに、前記著作権データ を変調するステップと、

前記第2のデータ列に対して前記変調された著作権データを埋め込むステップと、

前記第2のデータ列をデジタルデータで出力する場合に 前記変調された著作権データが埋め込まれた状態でのみ 出力するステップとを、

有する符号情報の著作権管理方法。

【請求項2】 アナログ信号を比較的低い第1のサンプリング周波数でA/D変換して第1のデジタルデータ列を生成する第1のA/D変換手段と、

アナログ信号を前記第1のサンプリング周波数より高い 第2のサンプリング周波数でA/D変換して第2のデジ タルデータ列を生成する第2のA/D変換手段と、

同一のサンプリング点における前記第1、第2のデータ列の各差分データ列を算出する差分算出手段と、

前記第1のデータ列及び前記差分データ列と、前記アナログ信号に関する著作権データをパッキングして出力する出力手段とを、

有する符号情報のエンコード装置。

【請求項3】 アナログ信号を比較的低い第1のサンプリング周波数でA/D変換して第1のデジタルデータ列を生成するとともにアナログ信号を前記第1のサンプリング周波数でA/D変換して第2のデジタルデータ列を生成し、同一のサンプリング点における前記第1、第2のデータ列の各差分データ列を算出することにより生成された前記第1のデータ列及び前記差分データ列と、前記アナログ信号に関する著作権データをデコードする符号情報のデコード装置であって、

前記第1のデータ列と前記差分データ列に基づいて前記 第2のデータ列を復元する復元手段と、

前記著作権データを変調する変調手段と、

前記変調手段により変調された著作権データを前記第2 のデータ列に埋め込む著作権データ埋め込み手段と、

前記著作権データ埋め込み手段の出力をデジタルデータ の状態で出力するデジタル出力端子とを備え、 前記変調された著作権データが埋め込まれていない前記 第2のデータ列をデジタルデータの状態で出力しないよ う構成した符号情報のデコード装置。

【請求項4】 アナログ信号を比較的低い第1のサンプリング周波数でA/D変換して第1のデジタルデータ列を生成するとともにアナログ信号を前記第1のサンプリング周波数でA/D変換して第2のデジタルデータ列を生成し、同一のサンプリング点における前記第1、第2のデータ列の各差分データ列を算出することにより生成された前記第1のデータ列及び前記差分データ列と、前記アナログ信号に関する著作権データが記録された記録媒体。

【請求項5】 アナログ信号を比較的高い第1のサンプリング周波数でA/D変換して第1のデジタルデータ列を生成するステップと、

前記第1のデジタルデータ列を帯域制限してサンプリング周波数が前記第1のサンプリング周波数より低い第2のデジタルデータ列を生成するステップと、

同一サンプリング点における前記第1、第2のデータ列 の各差分データ列を算出するステップと、

前記第2のデータ列及び前記差分データ列と、前記アナログ信号に関する著作権データを媒体を介して伝送する ステップと、

前記第2のデータ列と前記差分データ列に基づいて前記 第1のデータ列を復元するとともに、前記著作権データ を変調するステップと、

前記第1のデータ列に対して前記変調された著作権データを埋め込むステップと、

前記第1のデータ列をデジタルデータで出力する場合に 前記変調された著作権データが埋め込まれた状態でのみ 出力するステップとを、

有する符号情報の著作権管理方法。

【請求項6】 アナログ信号を比較的高い第1のサンプリング周波数でA/D変換して第1のデジタルデータ列を生成するA/D変換手段と、

前記第1のデジタルデータ列を帯域制限してサンプリング周波数が前記第1のサンプリング周波数より低い第2のデジタルデータ列を生成する帯域制限手段と、

同一のサンプリング点における前記第1、第2のデータ 列の各差分データ列を算出する差分算出手段と、

前記第2のデータ列及び前記差分データ列と、前記アナログ信号に関する著作権データをパッキングして出力する出力手段とを、

有する符号情報のエンコード装置。

【請求項7】 アナログ信号を比較的高い第1のサンプリング周波数でA/D変換して第1のデジタルデータ列を生成し、前記第1のデジタルデータ列を帯域制限してサンプリング周波数が前記第1のサンプリング周波数より低い第2のデジタルデータ列を生成し、同一サンプリング点における前記第1、第2のデータ列の各差分デー

タ列を算出することにより生成された前記第2のデータ 列及び前記差分データ列と、前記アナログ信号に関する 著作権データをデコードする符号情報のデコード装置で あって、

前記第2のデータ列と前記差分データ列に基づいて前記 第1のデータ列を復元する復元手段と、

前記著作権データを変調する変調手段と、

前記変調手段により変調された著作権データを前記第1 のデータ列に埋め込む著作権データ埋め込み手段と、

前記著作権データ埋め込み手段の出力をデジタルデータ の状態で出力するデジタル出力端子とを備え、

前記変調された著作権データが埋め込まれていない前記 第1のデータ列をデジタルデータの状態で出力しないよ う構成した符号情報のデコード装置。

【請求項8】 アナログ信号を比較的高い第1のサンプリング周波数でA/D変換して第1のデジタルデータ列を生成し、前記第1のデジタルデータ列を帯域制限してサンプリング周波数が前記第1のサンプリング周波数より低い第2のデジタルデータ列を生成し、同一サンプリング点における前記第1、第2のデータ列の各差分データ列を算出することにより生成された前記第2のデータ列及び前記差分データ列と、前記アナログ信号に関する著作権データが記録された記録媒体。

【請求項9】 アナログ信号を比較的低い第1のサンプリング周波数でA/D変換して第1のデジタルデータ列を生成するとともに、アナログ信号を前記第1のサンプリング周波数より高い第2のサンプリング周波数でA/D変換して第2のデジタルデータ列を生成するステップと、

前記アナログ信号に関する著作権データを変調するステップと、

前記第1、第2のデータ列に対して前記変調された著作権データを埋め込むステップと、

前記変調された著作権データが埋め込まれた同一のサンプリング点における前記第1、第2のデータ列の各差分データ列を算出するステップと、

前記第1のデータ列と前記差分データ列を媒体を介して 伝送するステップと、

前記第1のデータ列と前記差分データ列に基づいて前記 第2のデータ列を復元するステップと、

前記第2のデータ列をデジタルデータで出力する場合に 前記変調された著作権データが埋め込まれた状態でのみ 出力するステップとを、

有する符号情報の著作権管理方法。

【請求項10】 アナログ信号を比較的低い第1のサンプリング周波数でA/D変換して第1のデジタルデータ列を生成する第1のA/D変換手段と、

アナログ信号を前記第1のサンプリング周波数より高い第2のサンプリング周波数でA/D変換して第2のデジタルデータ列を生成する第2のA/D変換手段と、

前記アナログ信号に関する著作権データを変調する変調 手段と、

前記変調手段により変調された著作権データを前記第 1、第2のデータ列に埋め込む著作権データ埋め込み手段と、

前記変調された著作権データが埋め込まれた状態の同一 のサンプリング点における前記第1、第2のデータ列の 各差分データ列を算出する差分算出手段と、

前記差分算出手段により算出された第1のデータ列と前 記差分データ列をパッキングして出力する出力手段と を、

有する符号情報のエンコード装置。

【請求項11】 アナログ信号を比較的低い第1のサンプリング周波数でA/D変換して第1のデジタルデータ列を生成するとともにアナログ信号を前記第1のサンプリング周波数でA/D変換して第2のデジタルデータ列を生成し、変調された著作権データを前記第1、第2のデータ列に埋め込み、前記変調された著作権データが埋め込まれた状態の同一のサンプリング点における前記第1、第2のデータ列の各差分データ列をデコードする符号情報のデコード装置であって、

前記第1のデータ列と前記差分データ列に基づいて前記 第2のデータ列を復元する復元手段と、

前記復元手段の出力をデジタルデータの状態で出力する デジタル出力端子とを備え、

前記変調された著作権データが埋め込まれていない前記 第2のデータ列をデジタルデータの状態で出力しないよ う構成した符号情報のデコード装置。

【請求項12】 アナログ信号を比較的低い第1のサンプリング周波数でA/D変換して第1のデジタルデータ列を生成するとともにアナログ信号を前記第1のサンプリング周波数でA/D変換して第2のデジタルデータ列を生成し、変調された著作権データを前記第1、第2のデータ列に埋め込み、前記変調された著作権データが埋め込まれた状態の同一のサンプリング点における前記第1、第2のデータ列の各差分データ列が記録された記録媒体。

【請求項13】 アナログ信号を比較的高い第1のサンプリング周波数でA/D変換して第1のデジタルデータ列を生成するステップと、

前記第1のデジタルデータ列を帯域制限してサンプリング周波数が前記第1のサンプリング周波数より低い第2のデジタルデータ列を生成するステップと、

前記アナログ信号に関する著作権データを変調するステップと、

前記第1、第2のデータ列に対して前記変調された著作 権データを埋め込むステップと、

前記変調された著作権データが埋め込まれた状態の同一 サンプリング点における前記第1、第2のデータ列の各 差分データ列を算出するステップと、

前記第2のデータ列と前記差分データ列を媒体を介して 伝送するステップと、

前記第2のデータ列と前記差分データ列に基づいて前記 第1のデータ列を復元するステップと、

前記第1のデータ列をデジタルデータで出力する場合に 前記変調された著作権データが埋め込まれた状態でのみ 出力するステップとを、

有する符号情報の著作権管理方法。

【請求項14】 アナログ信号を比較的高い第1のサンプリング周波数でA/D変換して第1のデジタルデータ列を生成するA/D変換手段と、

前記著作権データを変調する変調手段と、

前記変調手段により変調された著作権データを前記第1 のデータ列に埋め込む著作権データ埋め込み手段と、

前記変調された著作権データが埋め込まれた第1のデータ列を帯域制限してサンプリング周波数が前記第1のサンプリング周波数より低い第2のデジタルデータ列を生成する帯域制限手段と、

同一のサンプリング点における前記第1、第2のデータ 列の各差分データ列を算出する差分算出手段と、

前記第2のデータ列と前記差分データ列をパッキングし て出力する出力手段とを、

有する符号情報のエンコード装置。

【請求項15】 アナログ倡号を比較的高い第1のサンプリング周波数でA/D変換して第1のデジタルデータ列を生成し、前記アナログ倡号に関する著作権データを変調し、変調された著作権データが埋め込まれた前記第1のデジタルデータ列を帯域制限してサンプリング周波数が前記第1のサンプリング周波数より低い第2のデジタルデータ列を生成し、同一サンプリング点における前記第1、第2のデータ列の各差分データ列を算出することにより生成された前記第2のデータ列と前記差分データ列をデコードする符号情報のデコード装置であって、前記第2のデータ列と前記差分データ列に基づいて前記第1のデータ列を復元する復元手段と、

前記復元手段の出力をデジタルデータの状態で出力する デジタル出力端子とを備え、

前記変調された著作権データが埋め込まれていない前記 第1のデータ列をデジタルデータの状態で出力しないよ う構成した符号情報のデコード装置。

【請求項16】 アナログ信号を比較的高い第1のサンプリング周波数でA/D変換して第1のデジタルデータ列を生成し、前記アナログ信号に関する著作権データを変調し、変調された著作権データが埋め込まれた前記第1のデジタルデータ列を帯域制限してサンプリング周波数が前記第1のサンプリング周波数より低い第2のデジタルデータ列を生成し、同一サンプリング点における前記第1、第2のデータ列の各差分データ列を算出することにより生成された前記第2のデータ列と前記差分デー

タ列が記録された記録媒体。

【請求項17】 請求項1、5、9又は13記載の前記 埋め込みステップは、前記デジタルデータ列と著作権データをそのサンプリング周波数よりアップサンプリング し、その結果をダウンサンプリングすることにより前記 デジタルデータ列に対して著作権データを埋め込むことを特徴とする符号情報の著作権管理方法。

【請求項18】 請求項12又は16記載の記録媒体において、前記デジタルデータ列に対して著作権データを埋め込む方法は、前記デジタルデータ列と著作権データをそのサンプリング周波数よりアップサンプリングし、その結果をダウンサンプリングすることを特徴とする記録媒体。

【請求項19】 著作権データが埋め込まれていることを示す可視画像が設けられていることを特徴とする請求項4ないし8のいずれか1つに記載の記録媒体。

【発明の詳細な説明】

[0001]

【発明の属する技術分野】本発明は、例えば音声信号のようなアナログ情報を、あるサンプリング周波数でアナログーデジタル(A/D)変換して記録媒体に記録したり、伝送媒体を介して伝送する場合に、デジタルデータの著作権を管理するための符号情報の著作権管理方法及びエンコード装置、デコード装置並びに記録媒体に関する。

[0002]

【従来の技術】オーディオ再生用光ディスクとしてのCD(コンパクト ディスク)が市場に出てから10数年が経過し、既にオーディオ情報の記録媒体としては従来のカセットテープを凌駕してめざましい普及を見せている。そして、デジタルディスクであるCDの物理・論理フォーマットは、8ビット固定データ長シンボルのEFM変調記録方式やサブコード、オーディオデータ、CRCなどのデータフォーマット方式として確立しており、各種のアプリケーション機能を付加したCDプレーヤが開発されている。

【0003】また、CDはそのサブコードにおけるQチャンネルのコントロールビット(4ビット)で識別させることによって、あるいはTOCの不在で識別させることにより、データ用のCDーROMとしても利用されており、デジタルディスクの大容量性や高速アクセス性を有効に利用して電子出版の分野でその応用を拡大しつつある。ところで、上記のCDーROMでは音声がADPCMにより圧縮されており、その圧縮により原音質が再現できず、よりハイファイ性の高い記録が望まれるようになってきている。換言すれば、圧縮しても通常のCDの2倍の帯域に匹敵するオーディオ信号を記録できるディスクの出現が期待されている。

【0004】しかしながら、このような高品質のハイファイ信号はデジタル情報の状態でコピーされると、劣化

がないためユーザにとっては都合がよいが、著作権の保 護の観点から望ましくないという問題点がある。なお、 このような問題点を解決する方法としては、デジタル情 報のコピー回数を制限したり、デジタル出力端子を機器 に全く設けない方法などが提案されている。

[0005]

【発明が解決しようとする課題】しかしながら、デジタル情報のコピー回数を制限したり、デジタル出力端子を機器に全く設けない方法では、ユーザの利便性と著作権保護を両立させることが困難であるという問題点がある。ところで、著作権者側にとってはデジタルデータがコピーされても、そのコピーを管理することができれば許容してもよいという考え方がある。なお、コピーを管理する方法としては、デジタルデータに対して著作権データを埋め込む方法が例えば特表平7-505987号公報に示されている。

【0006】そこで、本発明は、ユーザの利便性と著作権保護を両立させることができる符号情報の著作権管理方法及びエンコード装置、デコード装置並びに記録媒体を提供することを目的とする。

[0007]

【課題を解決するための手段】本発明は上記目的を達成するために、第1の方法として、エンコーダ側でアナログ信号を比較的低い第1のサンプリング周波数でA/D変換して第1のデジタルデータ列を生成するとともに、アナログ信号を第1のサンプリング周波数より高い第2のサンプリング周波数でA/D変換して第2のデジタルデータ列を生成し、更に同一のサンプリング点における第1、第2のデータ列の各差分データ列を算出する。そして、エンコーダ側からデコーダ側に対して著作権データが埋め込まれていない状態の第1のデータ列及び差分データ列と著作権データを伝送し、デコーダ側で第2のデータ列と著作権データを伝送し、デコーダ側で第2のデータ列と著作権データを伝送し、デコーダ側で第2のデータ列を復元して著作権データを埋め込み、著作権データが埋め込まれていない状態では出力しないようにしたものである。

【0008】また、第2の方法として、エンコーダ側でアナログ信号を比較的高い第1のサンプリング周波数で A/D変換して第1のデジタルデータ列を生成し、第1のデジタルデータ列を帯域制限してサンプリング周波数が第1のサンプリング周波数より低い第2のデジタルデータ列を生成し、同一サンプリング点における第1、第2のデータ列の各差分データ列を算出する。そして、エンコーダ側からデコーダ側に対して著作権データが埋め込まれていない状態の第2のデータ列及び差分データ列と著作権データを伝送し、デコーダ側で第1のデータ列を復元して著作権データを埋め込み、著作権データが埋め込まれていない状態では出力しないようにしたものである。

【0009】また、第3の方法として、エンコーダ側でアナログ信号を比較的低い第1のサンプリング周波数で

A/D変換して第1のデジタルデータ列を生成するとともに、アナログ信号を第1のサンプリング周波数より高い第2のサンプリング周波数でA/D変換して第2のデジタルデータ列を生成してそれぞれに著作権データを埋め込み、更に著作権データが埋め込まれた同一のサンプリング点における第1、第2のデータ列の各差分データ列を算出して第1のデータ列と差分データ列を介して伝送する。そして、エンコーダ側からデコーダ側に対して第1のデータ列及び前記差分データ列を、著作権データを埋め込んだ状態で伝送し、デコーダ側で第2のデータ列を復元して著作権データが埋め込まれていない状態では出力しないようにしたものである。

【0010】また、第4の方法として、エンコーダ側でアナログ信号を比較的高い第1のサンプリング周波数でA/D変換して第1のデジタルデータ列を生成して著作権データを埋め込み、更に著作権データが埋め込まれた同一サンプリング点における第1、第2のデータ列の各差分データ列を算出する。そして、エンコーダ側からデコーダ側に対して第2のデータ列及び差分データ列を、著作権データを埋め込んだ状態で伝送し、デコーダ側で第1のデータ列を復元し、著作権データが埋め込まれていない状態では出力しないようにしたものである。例えばアナログ信号が音声信号の場合、第1、第2のサンプリング周波数の組み合わせは24kHz、48kHz、96kHz、192kHzなどの2つを用いることができる。

【0011】すなわち、本発明によれば、アナログ信号 を比較的低い第1のサンプリング周波数でA/D変換し て第1のデジタルデータ列を生成するとともに、アナロ グ信号を前記第1のサンプリング周波数より高い第2の サンプリング周波数でA/D変換して第2のデジタルデ ータ列を生成するステップと、同一のサンプリング点に おける前記第1、第2のデータ列の各差分データ列を算 出するステップと、前記第1のデータ列及び前記差分デ ータ列と、前記アナログ信号に関する著作権データを媒 体を介して伝送するステップと、前記第1のデータ列と 前記差分データ列に基づいて前記第2のデータ列を復元 するとともに、前記著作権データを変調するステップ と、前記第2のデータ列に対して前記変調された著作権 データを埋め込むステップと、前記第2のデータ列をデ ジタルデータで出力する場合に前記変調された著作権デ ータが埋め込まれた状態でのみ出力するステップとを、 有する符号情報の著作権管理方法が提供される。

【0012】また、本発明によれば、アナログ信号を比較的低い第1のサンプリング周波数でA/D変換して第1のデジタルデータ列を生成する第1のA/D変換手段と、アナログ信号を前記第1のサンプリング周波数より高い第2のサンプリング周波数でA/D変換して第2のデジタルデータ列を生成する第2のA/D変換手段と、同一のサンプリング点における前記第1、第2のデータ

列の各差分データ列を算出する差分算出手段と、前記第 1のデータ列及び前記差分データ列と、前記アナログ信 号に関する著作権データをパッキングして出力する出力 手段とを、有する符号情報のエンコード装置が提供され る。

【0013】また、本発明によれば、アナログ信号を比 較的低い第1のサンプリング周波数でA/D変換して第 1のデジタルデータ列を生成するとともにアナログ信号 を前記第1のサンプリング周波数より高い第2のサンプ リング周波数でA/D変換して第2のデジタルデータ列 を生成し、同一のサンプリング点における前記第1、第 2のデータ列の各差分データ列を算出することにより生 成された前記第1のデータ列及び前記差分データ列と、 前記アナログ信号に関する著作権データをデコードする 符号情報のデコード装置であって、前記第1のデータ列 と前記差分データ列に基づいて前記第2のデータ列を復 元する復元手段と、前記著作権データを変調する変調手 段と、前記変調手段により変調された著作権データを前 記第2のデータ列に埋め込む著作権データ埋め込み手段 と、前記著作権データ埋め込み手段の出力をデジタルデ ータの状態で出力するデジタル出力端子とを備え、前記 変調された著作権データが埋め込まれていない前記第2 のデータ列をデジタルデータの状態で出力しないよう構 成した符号情報のデコード装置が提供される。

【0014】また、本発明によれば、アナログ信号を比較的低い第1のサンプリング周波数でA/D変換して第1のデジタルデータ列を生成するとともにアナログ信号を前記第1のサンプリング周波数より高い第2のサンプリング周波数でA/D変換して第2のデジタルデータ列を生成し、同一のサンプリング点における前記第1、第2のデータ列の各差分データ列を算出することにより生成された前記第1のデータ列及び前記差分データ列と、前記アナログ信号に関する著作権データが記録された記録媒体が提供される。

【0015】また、本発明によれば、アナログ信号を比。 較的低い第1のサンプリング周波数でA/D変換して第 1のデジタルデータ列を生成するとともにアナログ信号 を前記第1のサンプリング周波数より高い第2のサンプ リング周波数でA/D変換して第2のデジタルデータ列 を生成し、同一のサンプリング点における前記第1、第 2のデータ列の各差分データ列を算出することにより生 成された前記第1のデータ列及び前記差分データ列と、 前記アナログ信号に関する著作権データが記録された記 録媒体が提供される。また、本発明によれば、アナログ 信号を比較的高い第1のサンプリング周波数でA/D変 換して第1のデジタルデータ列を生成するステップと、 前記第1のデジタルデータ列を帯域制限してサンプリン グ周波数が前記第1のサンプリング周波数より低い第2 のデジタルデータ列を生成するステップと、同一サンプ リング点における前記第1、第2のデータ列の各差分デ

ータ列を算出するステップと、前記第2のデータ列及び前記差分データ列と、前記アナログ信号に関する著作権データを媒体を介して伝送するステップと、前記第2のデータ列と前記差分データ列に基づいて前記第1のデータ列を復元するとともに、前記著作権データを変調するステップと、前記第1のデータ列に対して前記変調された著作権データを埋め込むステップと、前記第1のデータ列をデジタルデータで出力する場合に前記変調された著作権データが埋め込まれた状態でのみ出力するステップとを、有する符号情報の著作権管理方法が提供される。

【0016】また、本発明によれば、アナログ信号を比較的高い第1のサンプリング周波数でA/D変換して第1のデジタルデータ列を生成するA/D変換手段と、前記第1のデジタルデータ列を帯域制限してサンプリング周波数が前記第1のサンプリング周波数より低い第2のデジタルデータ列を生成する帯域制限手段と、同一のサンプリング点における前記第1、第2のデータ列の各差分データ列を算出する差分算出手段と、前記第2のデータ列及び前記差分データ列と、前記アナログ信号に関する著作権データをパッキングして出力する出力手段とを、有する符号情報のエンコード装置が提供される。

【0017】また、本発明によれば、アナログ信号を比 較的高い第1のサンプリング周波数でA/D変換して第 1のデジタルデータ列を生成し、前記第1のデジタルデ ータ列を帯域制限してサンプリング周波数が前記第1の サンプリング周波数より低い第2のデジタルデータ列を 生成し、同一サンプリング点における前記第1、第2の データ列の各差分データ列を算出することにより生成さ れた前記第2のデータ列及び前記差分データ列と、前記 アナログ信号に関する著作権データをデコードする符号 情報のデコード装置であって、前記第2のデータ列と前 記差分データ列に基づいて前記第1のデータ列を復元す る復元手段と、前記著作権データを変調する変調手段 と、前記変調手段により変調された著作権データを前記 第1のデータ列に埋め込む著作権データ埋め込み手段 と、前記著作権データ埋め込み手段の出力をデジタルデ ータの状態で出力するデジタル出力端子とを備え、前記 変調された著作権データが埋め込まれていない前記第1 のデータ列をデジタルデータの状態で出力しないよう構 成した符号情報のデコード装置が提供される。

【0018】また、本発明によれば、アナログ信号を比較的高い第1のサンプリング周波数でA/D変換して第1のデジタルデータ列を生成し、前記第1のデジタルデータ列を帯域制限してサンプリング周波数が前記第1のサンプリング周波数より低い第2のデジタルデータ列を生成し、同一サンプリング点における前記第1、第2のデータ列の各差分データ列を算出することにより生成された前記第2のデータ列及び前記差分データ列と、前記アナログ信号に関する著作権データが記録された記録媒

体が提供される。

【0019】また、本発明によれば、アナログ信号を比 較的低い第1のサンプリング周波数でA/D変換して第 1のデジタルデータ列を生成するとともに、アナログ信 号を前記第1のサンプリング周波数より高い第2のサン プリング周波数でA/D変換して第2のデジタルデータ 列を生成するステップと、前記アナログ信号に関する著 作権データを変調するステップと、前記第1、第2のデ ータ列に対して前記変調された著作権データを埋め込む ステップと、前記変調された著作権データが埋め込まれ た同一のサンプリング点における前記第1、第2のデー タ列の各差分データ列を算出するステップと、前記第1 のデータ列と前記差分データ列を媒体を介して伝送する ステップと、前記第1のデータ列と前記差分データ列に 基づいて前記第2のデータ列を復元するステップと、前 記第2のデータ列をデジタルデータで出力する場合に前 記変調された著作権データが埋め込まれた状態でのみ出 力するステップとを、有する符号情報の著作権管理方法 が提供される。

【0020】また、本発明によれば、アナログ信号を比

較的低い第1のサンプリング周波数でA/D変換して第 1のデジタルデータ列を生成する第1のA/D変換手段 と、アナログ信号を前記第1のサンプリング周波数より 高い第2のサンプリング周波数でA/D変換して第2の デジタルデータ列を生成する第2のA/D変換手段と、 前記アナログ信号に関する著作権データを変調する変調 手段と、前記変調手段により変調された著作権データを 前記第1、第2のデータ列に埋め込む著作権データ埋め 込み手段と、前記変調された著作権データが埋め込まれ た状態の同一のサンプリング点における前記第1、第2 のデータ列の各差分データ列を算出する差分算出手段 と、前記差分算出手段により算出された第1のデータ列 と前記差分データ列をパッキングして出力する出力手段 とを、有する符号情報のエンコード装置が提供される。 【0021】また、本発明によれば、アナログ信号を比 較的低い第1のサンプリング周波数でA/D変換して第 1のデジタルデータ列を生成するとともにアナログ信号 を前記第1のサンプリング周波数より高い第2のサンプ リング周波数でA/D変換して第2のデジタルデータ列 を生成し、変調された著作権データを前記第1、第2の データ列に埋め込み、前記変調された著作権データが埋 め込まれた状態の同一のサンプリング点における前記第 1、第2のデータ列の各差分データ列をデコードする符 号情報のデコード装置であって、前記第1のデータ列と 前記差分データ列に基づいて前記第2のデータ列を復元 する復元手段と、前記復元手段の出力をデジタルデータ の状態で出力するデジタル出力端子とを備え、前記変調 された著作権データが埋め込まれていない前記第2のデ ータ列をデジタルデータの状態で出力しないよう構成し た符号情報のデコード装置が提供される。

【0022】また、本発明によれば、アナログ信号を比較的低い第1のサンプリング周波数でA/D変換して第1のデジタルデータ列を生成するとともにアナログ信号を前記第1のサンプリング周波数より高い第2のサンプリング周波数でA/D変換して第2のデジタルデータ列を生成し、変調された著作権データを前記第1、第2のデータ列に埋め込み、前記変調された著作権データが埋め込まれた状態の同一のサンプリング点における前記第1、第2のデータ列の各差分データ列が記録された記録媒体が提供される。

【0023】また、本発明によれば、アナログ信号を比 較的高い第1のサンプリング周波数でA/D変換して第 1のデジタルデータ列を生成するステップと、前記第1 のデジタルデータ列を帯域制限してサンプリング周波数 が前記第1のサンプリング周波数より低い第2のデジタ ルデータ列を生成するステップと、前記アナログ信号に 関する著作権データを変調するステップと、前記第1、 第2のデータ列に対して前記変調された著作権データを 埋め込むステップと、前記変調された著作権データが埋 め込まれた状態の同一サンプリング点における前記第 1、第2のデータ列の各差分データ列を算出するステッ プと、前記第2のデータ列と前記差分データ列を媒体を 介して伝送するステップと、前記第2のデータ列と前記 差分データ列に基づいて前記第1のデータ列を復元する ステップと、前記第1のデータ列をデジタルデータで出 力する場合に前記変調された著作権データが埋め込まれ た状態でのみ出力するステップとを、有する符号情報の 著作権管理方法が提供される。

【0024】また、本発明によれば、アナログ信号を比較的高い第1のサンプリング周波数でA/D変換して第1のデジタルデータ列を生成するA/D変換手段と、前記著作権データを変調する変調手段と、前記変調き段により変調された著作権データを前記第1のデータ列に埋め込む著作権データ埋め込まれた第1のデータ列を帯域制限はてサンプリング周波数が前記第1のサンプリング周波数が前記第1のサンプリング周波数が前記第1のサンプリング周波数より低い第2のデジタルデータ列を生成する帯域制限争段と、同一のサンプリング点における前記第1、第2のデータ列の各差分データ列を算出する差分算出手段と、前記第2のデータ列と前記差分データ列をパッキングして出力する出力手段とを、有する符号情報のエンコード装置が提供される。

【0025】また、本発明によれば、アナログ信号を比較的高い第1のサンプリング周波数でA/D変換して第1のデジタルデータ列を生成し、前記アナログ信号に関する著作権データを変調し、変調された著作権データが埋め込まれた前記第1のデジタルデータ列を帯域制限してサンプリング周波数が前記第1のサンプリング周波数より低い第2のデジタルデータ列を生成し、同一サンプリング点における前記第1、第2のデータ列の各差分デ

ータ列を算出することにより生成された前記第2のデータ列と前記差分データ列をデコードする符号情報のデコード装置であって、前記第2のデータ列と前記差分データ列に基づいて前記第1のデータ列を復元する復元手段と、前記復元手段の出力をデジタルデータの状態で出力するデジタル出力端子とを備え、前記変調された著作権データが埋め込まれていない前記第1のデータ列をデジタルデータの状態で出力しないよう構成した符号情報のデコード装置が提供される。

【0026】また、本発明によれば、アナログ信号を比較的高い第1のサンプリング周波数でA/D変換して第1のデジタルデータ列を生成し、前記アナログ信号に関する著作権データを変調し、変調された著作権データが埋め込まれた前記第1のデジタルデータ列を帯域制限してサンプリング周波数が前記第1のサンプリング周波数より低い第2のデジタルデータ列を生成し、同一サンプリング点における前記第1、第2のデータ列の各差分データ列を算出することにより生成された前記第2のデータ列と前記差分データ列が記録された記録媒体が提供される。

[0027]

【発明の実施の形態】以下、図面を参照して本発明の実施の形態について説明する。図1は本発明に係る符号情報の著作権管理方法の第1の実施形態を実現するエンコーダを示すブロック図、図2は図1の2つのA/Dコンバータのサンプリング周期及びデータ列を示す説明図、図3は図1のパッキングエンコーダによりパッキングされたユーザデータを示す説明図、図4は本発明に係る符号情報の著作権方法の第1の実施形態を実現するデコーダを示すブロック図、図5は図4のデコーダによりデコードされたデータ列及びサンプリング周期を示す説明図である。

【0028】図1に示す入力端子1には例えば音声信号のようなアナログ信号が入力し、この入力信号はA/Dコンバータ2、3に印加される。A/Dコンバータ2、3にはそれぞれ、クロック発生器5から比較的低いサンプリング周波数、例えば48kHzのサンプリングクロックfと、比較的高いサンプリング周波数、例えば96kHzのサンプリングクロック2fが印加される。

【0029】 A \angle Dコンバータ2は図2に示すように48kHzのサンプリングクロックfの周期で入力信号をサンプリングし、

xa1, xa2, xa3, · · · , xai, · · ·

のような比較的低品質のデジタルデータ列 x aiに変換する。また、A / D コンバータ 3 は図 2 に示すように 9 6 k H z のサンプリングクロック 2 f の周期で入力信号をサンプリングし、

(xb1, xc1), (xb2, xc2), (xb3, xc3,) · · · , (xbi, xci,) · · ·

のような比較的高品質のデジタルデータ列(xbi, xc

i,)に変換する。

【0030】ここで、データ列(xbi, xci) の内、データ列xbiのサンプリング位置は48kHzによるデータ列xaiと同一であり、また、データ列xciのサンプリング位置は48kHzによるデータ列xaiの中間位置である。なお、このサンプリングデータは例えば24ビットの分解能で変換される。

【0031】A/Dコンバータ3によりA/D変換されたデータ列(xbi, xci)はスイッチ4に印加され、クロック発生器5からの96kHzのサンプリングクロック2fに基づいてデータ列xaiと同一サンプリング位置のデータ列xbiのみが選択され、データ列xaiの中間サンプリング位置のデータ列xciは間引かれる。差分計算器6ではA/Dコンバータ2によりA/D変換されたサンプリングデータxaiと、スイッチ4により選択されたサンプリングデータxbiに基づいて

 $xbi - xai = \Delta i$

が計算される。ここで、差分データΔi は24ビット又 はそれ以下である。

【0032】続くパッキングエンコーダフはA/Dコンバータ2によりA/D変換されたデータ列 xaiと、差分計算器6により計算された差分データ列 Δi と、著作権データ供給部100からの著作権データを図3に示すような配列のユーザデータとしてパッキングし、そのユーザデータを出力端子8を介して出力することにより記録媒体、例えばDVD(デジタル・ビデオ・ディスク又はデジタル・バーサタイル・ディスク)に記録されたり、伝送媒体に伝送される。

(=n) であり、サブヘッタは6パイトである。なお、 DVDではユーザデータはパケットといい、サブヘッダ はパケットヘッダという。

【0034】著作権データはサブヘッダに記録され、一例として、

- ・著作権を識別するために複製状態を管理するための情報であるディスクのシリアルナンバ (16バイト)
- ・プレーヤ識別子コード(4バイト)
- ・録音日(3バイト)
- ・録音数(3バイト)
- ・複製された数(4バイト)及び
- ・著作権状態を管理するための複製可能数(3バイト)が分散してサブヘッダに記録される。また、DVDにはサブヘッダとは別に、CDRディスクなどで規定されているTOCエリアに相当するようにディスクの内周に設けられる著作権管理情報エリア(CMIエリア)に、これらの著作権データが更に詳しく記録される。すなわ

ち、この実施形態では著作権データは音声データには埋 め込まれない。

【0-03-5】次に、図4を参照してデコーダについて説明する。入力端子9を介して入力したユーザデータはアンパッキングデコーダ10に印加されるとともに、著作権データ書き換え部30、スイッチ21及びデジタル出力端子(ビットストリーム出力端子)22を介して出力可能である。アンパッキングデコーダ10ではデータ列×aiと差分データ列Δi、更に著作権データが分離される。そして、データ列×aiは加算器11、120とレベル制御部118に印加され、差分データ列Δiは加算器11に印加され、また、著作権データは暗号解読部20とFM変調器114に印加される。

【0036】加算器11では

 $\Delta i + xai = xbi$

が算出され、このデータ列×biが補間処理回路12とスイッチ13に印加される。なお、このデータ列×biの各データのビット数は24ビットである。補間処理回路12ではデータ列×biの複数のデータを用いてその間のデータ列×ciが補間される。例えばアップサンプリング方法を用いて、それぞれに0データを埋めてローパスフィルタを通過させることにより、補間データ列×ciを求めることができる。続くスイッチ13ではクロック発生器14からの96kHzのサンプリングクロック2 fに基づいてデータ列×bi、×ciが交互に選択される。したがって、図1に示すエンコーダにおいて96kHzのサンプリング周波数によりA/D変換されたデータ列(xbi、xci)に復元され(図5参照)、このデータ列(xbi、xci)は加算器121に印加される。

【0037】また、F M変調器 1 1 4では、サブヘッダから再生された著作権データが発振器 1 1 5からの例えば 5 K H z の周波数により変調される。次いでこの変調された信号は、D / A 変換されても聞き取れないように拡散変調器 1 1 6 により拡散符号 1 1 7を用いて、その周波数スペクトラムが広く拡散されて低レベルにされ、更に、レベル制御部 1 1 8ではデータ列 x biのレベルに応じてそのレベルが制御される。そして、この変調データは加算器 1 2 1 に印加されるとともに、間引き回路 1 1 9 により 1 つおきに間引かれて加算器 1 2 0 に印加される。あるいはレベル制御部 1 1 8 ではデータ列 x biの周波数スペクトラムレベルに応じてその周波数スペクトラムレベルが制御される。

【0038】加算器120ではデータ列×aiに対して、間引き回路119からの変調データが埋め込まれ、このデータ列×ai、はデジタル出力端子23を介して出力されるとともに、D/Aコンバータ15により48kHzのサンプリング周波数fに基づいてD/A変換され、アナログ出力端子17を介して出力される。また、加算器121ではデータ列(xbi、xci)に対して、レベル制御部118からの変調データが埋め込まれ、このデータ

列(xbi、xci) はデジタル出力端子24を介して出力されるとともに、D/Aコンパータ16により96k Hzのサンプリング周波数2fに基づいてD/A変換され、アナログ出力端子18を介して出力される。

【0039】したがって、48kHzによりA/D変換され、圧縮して記録媒体に記録されている比較的低品質のデジタルデータ×aiと、96kHzによりA/D変換されて記録媒体に記録され、デコードされた比較的高品質のデジタルデータ(×bi、×ci)はそのままでは出力されず、変調データが埋め込こまれたデジタルデータ×ai′、(×bi、×ci)′として出力されるので、ユーザの利便性と著作権保護を両立させることができる。

【0040】また、この実施形態では、媒体を介して伝送されて入力端子9を介して入力されたビットストリームは、そのままの状態で著作権データ書き換え部30、スイッチ21及びビットストリーム出力端子22を介して出力可能であり、また、暗証番号を入力するための端子19と、この端子19を介して入力した暗証番号とアンパッキングデコーダ10からの著作権データに基づいてスイッチ21をオンにするとともに著作権データ書き換え部30を制御する暗号解読部20が設けられている。暗号解読部20には暗証番号の真正性を判断する認証機能を含んでいる。

【0041】暗号解読部20は暗証番号が入力されると、認証のチェックを受けそれが真正なものと認証された場合に、アンパッキングデコーダ10からの著作権データの内のコピー許可条件、例えば「録音可能数」をチェックし、「0」でない場合にはビットストリーム内の録音可能数を1つデクリメントするように著作権データ書き換え部30を制御するとともに、スイッチ21をオンにすることにより出力を許可し、他方、「0」であればスイッチ21をオンにしないで出力を禁止することにより、無制限なビットストリームのコピーを禁止する。なお、コピー許可条件としては「録音可能数」の他、

「コピー可能期間」を媒体を介して伝送するとともに、暗号解読部 2 0 内に時計機能を設けて暗証番号が入力された時間が「コピー可能期間」外であればコピーを禁止するようにしてもよい。

【0042】図6及び図7はそれぞれ、上記第1の実施 形態の変形例を実現するエンコーダ及びデコーダの各信 号処理回路を示している。図6に示すエンコーダでは図 1に示すスイッチ4が省略され、データ列xaiの中間サ ンプリング位置のデータ列xciは間引かれない。そし て、差分計算器6では

 $xbi-xai=\Delta i1$

 $x ci - \dot{x} ai = \Delta i2$

が計算され、データ列(xai, $\Delta i1$, $\Delta i2$)及び著作権 データがパッキングエンコーダフによりパッキングされ て伝送される。この場合にも同様に、著作権データはデータ列(xai, $\Delta i1$, $\Delta i2$)内に埋め込まれない。

【0043】図7に示すデコーダでは、上記のようにエンコーダ側でデータ列xciが間引かれていないので、図4に示す補間処理回路12とスイッチ13が省略されている。そして、加算器11では

 $xai + \Delta i1 = xbi$

 $xai + \Delta i2 = xci$

を演算することにより、元の高品質のデータ列(xbi, xci)を復元する。他の構成はエンコーダ、デコーダともに図1、図4と同一であるので説明を省略する。

【0044】次に図8~図13を参照して第2の実施形態を説明する。図8は本発明に係る符号情報の著作権管理方法の第2の実施形態を実現するエンコーダを示すブロック図、図9は図8の信号処理回路を詳しく示すブロック図、図10は図8のA/Dコンバータのサンプリング周期及びデータ列を示す説明図、図11は本発明に係る符号情報の著作権管理方法の第2の実施形態を実現するデコーダを示すブロック図、図12は図11の信号処理回路を詳しく示すブロック図、図13は図11のデコーダによりデコードされたデータ列及びサンプリング周期を示す説明図である。

【0045】図8に示す入力端子INには例えば音声信号のようなアナログ信号が入力され、この入力信号はA/Dコンバータ31により、コピーを禁止するのに値する十分高いサンプリング周波数(図10に示すサンプリング周期 Δ t)、例えば192kHzでサンプリングされて、例えば24ビットの高分解能のPCM信号に変換され、図10に示すように曲線 α に対応するデータ列xb1, x1, x2, x2, x5, x3, x3, x4, x5, x6, x6, x7, x8, x9, x9

【0046】このデータ列(xbi, x2i-1, xai, x2 i) は図9に詳しく示す信号処理回路32及びメモリ33によりエンコードされ、次いでDVD符号化回路34によりパッキングされる。このパッキングデータは出力端子OUT1に出力されるか、又は媒体に応じた変調方式で変調回路35により変調されて出力端子OUT2に出力される。また、出力端子OUT3からは必要に応じて著作権データが出力される。

【0047】図9を参照して信号処理回路32の構成を詳しく説明する。まず、1/2の帯域を通過させるローパスフィルタ36、例えばFIRフィルタにより、図10に示す曲線 α に対応するデータ列(x bi, x 2i-1, x ai, x 2i) から、帯域制限された曲線 β に対応するデータ列

xc1, *, *, *, xc2, *, *, *, xc3, *, *, *, *,

を得、次にこのデータ列の内、データ「*」を間引き回路37により間引くことによりデータ列

xc1, xc2, xc3, · · · , xci, · · ·

を生成する。また、データ列(xbi, x2i-1, xai, x

2i) の内、データ x i を間引き回路 3 8 により間引くことによりデータ列

xb1, xa1, xb2, xa2, ・・・, xbi, xai, ・・・を生成する。

【0048】そして、これらのデータ列xci、xbi、xaiに基づいて、差分計算器として作用する加算器39により差分

 $xbi - xci = \Delta 1i$

 $xai - xci = \Delta 2i$

を演算する。ここで、差分データ Δ 1i、 Δ 2iは例えば24ビット又はそれ以下であり、また、ビット数は固定でも可変でもよい。アロケーション回路40はデータ列xci及び差分データ Δ 1i、 Δ 2iと著作権データをユーザデータとしてパッキングし、そのユーザデータを出力することにより記録媒体、例えばDVD(デジタル・ビディスク)に記録されたり、伝送路に伝送される。なお、DVDのようにユーザデータが2034バイトの場合にはデータ Δ 1i、 Δ 2iは共に225個であり、サブヘッダは9バイトである。この場合にも同様に、著作権データはデータ列(Δ 1i、 Δ 1i)内に埋め込まれない。ここで、データ列 Δ 1iによりA/D変換されたデジタルデータの帯域制限してサンプリング周波数を1/4に低減したデータ列となっている。

【0049】次に、図11を参照してデコーダについて 説明する。入力信号はまず、エンコーダ側の変調回路3 5の変調方式に応じて復調回路41により復調され、次 いでDVD復号回路42により復号され、復号データ (データ列×ciと差分データΔ1i、Δ2i)が図12に詳 しく示す信号処理回路43(及びメモリ44)と著作権 データ書き換え部30に印加されるとともに、著作権データが信号処理回路43と暗号解読部50に印加される。信号処理回路43では図11に示すように、まず、加算器46により

 $\Delta 1i + x ci = x bi$

 $\Delta 2i + x ci = x ai$

が演算され、データ列×bi、×aiが復元される。ここで、データ列×bi、×aiは元の24ビットである。

【0050】次いで補間処理回路47ではデータ列xbi、xaiの複数のデータを用いて図13に示すようにその間のデータ列xiが補間される。なお、補間処理回路47では、例えばアップサンプリング方法を用いて、それぞれに0データを埋めてローパスフィルタを通過させることにより、補間データ列xiを求めることができる。補間データ列xiはまた、曲線近似や予測近似により求めるようにしてもよい。この場合、近似補助データを追加して伝送するようにすることで近似度を高めることができる。

【0051】このように補間処理されたデータは、 xb1, x1, xa1, x2, xb2, x3, xa2, ・・・, xbi, x2i-1, xai, x2i, ・・・のように配列され、加算器 1 2 1 に印加される。そして、加算器 1 2 1 ではこのデータ列に対して、第 1 の実施形態と同様なF M 変調器 1 1 4、発振器 1 1 5、拡散変調器 1 1 6、拡散符号 1 1 7 及びレベル制御部 1 1 8 により変調された著作権データが埋め込まれ、この加算

により変調された著作権データが埋め込まれ、この加算器 1 2 1 の出力信号が図 1 1 に示す D / A コンバータ 4 5 と、L P F (ローパスフィルタ) 5 6 とデジタル出力 端子 9 0 に印加される。

【0052】 D/Aコンバータ45では、エンコーダ側で24ビットの量子化ビット数でA/D変換され、エンコードされて記録媒体に記録され、デコーダ側の信号処理回路43により著作権データが埋め込まれたデータ列(xbi, x2i-1, xai, x2i)が192kHzのサンプリング周波数でアナログ信号に変換されてアナログ出力端子55を介して出力される。また、LPF56ではこの入力データが例えば1/4の帯域(48kHz)に制限され、デジタルデータとして出力端子53を介して出力され、更に、著作権データが埋め込まれたデータ列(xbi, x2i-1, xai, x2i)がそのままの状態でデジ

【0053】図14及び図15はそれぞれ、上記第2の 実施形態の変形例を実現するエンコーダ及びデコーダの 各信号処理回路を示している。図14に示すエンコーダ では図9に示す間引き回路38が省略され、データxi は間引かれない。そして、差分計算器として作用する加 算器39により差分

タル出力端子90を介して出力される。

 $xbi-xci=\Delta 1i$

 $xai - xci = \Delta 2i$

 $xi - xci = \Delta 3i$

が演算され、データ列(xci, Δ 1i, Δ 2i, Δ 3i)及び 著作権データがアロケーション回路 4 0 によりパッキン グされて伝送される。この場合にも同様に、著作権デー タはデータ列(xci, Δ 1i, Δ 2i, Δ 3i)内に埋め込まれない。

【0054】図15に示すデコーダでは、上記のように エンコーダ側でデータ列×iが間引かれていないので、 補間処理回路47が省略されている。そして、加算器4 6では

 $x ci + \Delta 1i = x bi$

 $x ci + \Delta 2i = x ai$

 $x ci + \Delta 3i = x i$

を演算することにより、元の高品質のデータ列(xbi, x2i-1, xai, x2i)を復元する。他の構成はエンコーダ、デコーダともに図9、図12と同一であるので説明を省略する。

【0055】次に図16及び図17を参照して第3の実施形態を説明する。この第3の実施形態ではエンコーダ側で著作権データを音声信号に埋め込むように構成され、図16、図17はそれぞれ第1の実施形態の図1に

示すエンコーダ、図4に示すデコーダに対応している。 図16に示すエンコーダでは、図4に示すデコーダ側と 同様なFM変調器114、発振器115、拡散変調器1 16、拡散符号117、レベル制御部118及び間引き 回路119により変調された著作権データが加算器12 0、121に印加される。

【0056】そして、入力端子1を介して入力されたアナログ信号はA/Dコンバータ2、3によりそれぞれサンプリング周波数f、2fでサンプリングされて量子化され、A/Dコンバータ2、3の出力信号はそれぞれ遅延回路131、132により、著作権データの変調回路114~119の処理時間の分だけ遅延された後に加算器120、121に印加され、著作権データが埋め込まれる。著作権データは更に、パッキングエンコーダ7によりサブヘッダにパッキングされて出力端子8を介して伝送され、また、必要に応じて出力端子8′を介して出力される。

【0057】図17に示すデコーダでは、著作権データの変調回路114~119が省略されているが、著作権データはエンコーダ側で埋め込まれているので、デジタル出力端子23を介して出力される比較的低品質のデータ列×aiとデジタル出力端子24を介して出力される比較的高品質のデータ列×(xbi、xci)にも埋め込まれており、したがって、デジタルコピーを管理することができる。また、アナログ出力端子17、18を介して出力されるアナログ信号は、著作権データが低レベルで埋め込まれているので聞こえない。

【0058】図18及び図19は第3の実施形態の変形 例を示し、第1の実施形態の変形例(図6、図7)と同様に、エンコーダ側でデータ列xaiの中間サンプリング 位置のデータ列xciを間引かず、また、デコーダ側でも 当然に補間を行わないように構成されている。

【0059】次に、図20及び図21を参照して第4の実施形態について説明する。第4の実施形態においても第3の実施形態と同様に、エンコーダ側で著作権データを音声信号に埋め込むように構成され、図20、図21はそれぞれ第2の実施形態の図9に示すエンコーダの信号処理回路、図12に示すデコーダに対応している。図20に示すエンコーダにおいても同様に、FM変調器114、発振器115、拡散変調器116、拡散符号117、及びレベル制御部118により変調された著作権データが加算器121に印加される。

【0060】加算器 121にはまた、図8に示すA/D コンバータ31により、コピーを禁止するのに値する十分高いサンプリング周波数(図10に示すサンプリング周期 Δ t)、例えば192kHzでサンプリングされて、例えば24ビットの高分解能のPCM億号に変換されたデータ列(xbi, x2i-1, xai, x2i)(=図10に示す曲線 α)が遅延回路 131を介して印加され、上記著作権データが埋め込まれる。そして、この著作権デ

ータが埋め込まれたデータ列(xbi, x2i-1, xai, x2i) が第2の実施形態と同様にエンコードされる。また、図2-1に示すデコーダは、図12に示す変調回路114~118を省略した回路であるので説明を省略する。

【0061】図22及び図23は第4の実施形態の変形 例を示し、第2の実施形態の変形例(図14、図15) と同様に、間引きを行わないように構成されている。次 に、図4を参照して第5の実施形態について説明する。 第5の実施形態においては、暗証番号が入力される端子 19は出力が供給される端子22あるいは24とまとめ られてデータレコーダあるいは録音器(いずれも図示せ ず)のインターフェス端子に接続される。データレコー ダあるいは録音器から暗証番号が入力されると暗号解読 部20にアンパッキングデコーダ10から著作権データ が供給され、暗号解読部20はその暗証番号が真正なも のか判断し、それを真正と判断した場合には、支払条件 などのコピー許可条件をチェックする。次に、これをク リアーしている場合に、データレコーダあるいは録音器 に対して録音許可信号を送り、ほどなく端子22あるい は24からデータ出力を送り始める。このように、デー タレコーダあるいは録音器が記録する時に、再生器(デ コーダ)に自動的に暗証のチェックを行わせるようにす る。この暗証のチェックなしに再生器の出力を記録でき ない。

【0062】ところで、上記の第1〜第4の実施形態では、原オーディオデータに対して著作権データを埋め込む場合に両データを単に加算器121、122により加算するので、位相は変化せずに振幅のみが変位し、したがって、著作権データの埋め込み量を多くすると再生時に聴感上検知され易くなる。また、再生時に聴感上検知されにくくするためには著作権データの埋め込み量を少なくすると、埋め込み量が限定される。

【0063】次に、図24及び図25を参照して、著作権データの埋め込み量を多くしても、再生時の信号が聴感上検知されにくくする処理を説明する。図24は加算器121、122の代わりに用いられる著作権データ埋め込み回路を示し、この回路はデジタルフィルタにより構成される。まず、図25(a)、(b)に示すように原信号201と著作権情報202のサンプリング周波数fsは同一であり、また、著作権情報202のビット数は原信号201より少ない。

【0064】インタポレーション回路203は、まず、原信号201と著作権情報202をその2倍のサンプリング周波数fs×2でアップサンプリングするため図25(c)に示すように原信号201のサンプリング位置の間に著作権情報202を補間信号として挿入し、2倍のサンプリング周波数fs×2のデータ列を作成する。次いでインタポレーション回路203はこのデータ列を低域通過フィルタ(LPF)処理を行うことにより図2

5 (d) に示すように低域成分を抽出しアップサンプリングが行われる。続くデシメーション回路204はこのデータ列を元のサンプリング周波数fsでダウンサンプリングして図25(e)に示すように原信号201のサンプリング位置のみのデータ列を出力する。このような処理によれば、原オーディオデータに対して著作権データを埋め込む際に位相と振幅の両方が変位するので、著作権データの埋め込み量を多くしても再生時に聴感上検知されにくくすることができる。

【0065】図26は図24の回路の変形例を示し、埋め込み回路205はアップサンプリングとダウンサンプリングを同時に行うように構成されている。すなわち、埋め込み回路205は、図25(a)~(c)に示すように原信号201のサンプリング位置の間に著作権情報202を挿入して2倍のサンプリング周波数fs×2に変換するためのフィルタ処理を2つのサンプリングデータの内の1つにおいてのみ(すなわち1つおきに)行い、元のサンプリング周波数fsで出力する。このような回路によれば、図24に示す回路と比べて少ない演算量で同一の埋め込み処理を実現することができる。

【0066】次にこのようにアップサンプリングとダウンサンプリングを行って埋め込み処理を行ったデータが記録される媒体について説明する。このような記録媒体は、エンコーダ側で埋め込みを行う第3、第4の実施形態に適用され、図16、図18、図20、図22に示す加算器121、120の代わりに図24、図26に示す埋め込み回路205によりアップサンプリングとダウンサンプリングを行って埋め込み処理を行う。そして、図16、図18に示すパッキングエンコーダ7、又は図20、図22に示すアロケーション回路40により作成されたユーザデータ列(図3参照)が図8に示すDVD符号化回路34により後述するようなDVDフォーマットに符号化され、次いで変調回路35によりEFM変調される。

【0067】次いでこのデータが図示省略のDVDカッティングマシン(プレーヤ)に供給されてDVDオーディオディスクの原盤(マスタ)が製造される。次いでこの原盤の上に金属薄膜がスパッタ法とメッキ法により形成され、更に厚くメッキして原盤から剥離されてスタンパが製造される。次いでこのスタンパによりディスクの基になる基材が射出成形により形成されて貼り合わされ、DVDオーディオディスクが製造される。

【0068】DVDオーディオディスクにおけるオーディオ(A)パック(及びビデオ(Vパック))は、図27に示すように2034バイトのユーザデータ(Aデータ、Vデータ)に対して4バイトのパックスタート情報と、6バイトのSCR(System Clock Reference:システム時刻基準参照値)情報と、3バイトのMux Rate情報と1バイトのスタッフィングの合計14バイトのパックヘッダが付加されて構成されている(1パック=合計2

048バイト)。この場合、タイムスタンプであるSCR情報を、ACBユニット内の先頭パックでは「1」として同一アルバム内で連続とすることにより同一アルバム内のAパックの時間を管理することができる。

【0069】ここで、著作権データが埋め込まれたミュージックソースを記憶するための媒体、例えばDVDーオーディオディスクの基材の表面又は内部に特殊な印刷あるいは成形などにより、著作権データが埋め込まれていることを示す可視画像を形成することによりコピープロテクト機能を実現することができる。なお、このような可視画像を形成する方法としては、例えば特開平7-98889号公報、特開平8-2158号公報、特開平9-128812号公報などに記載されているので詳細な説明を省略するが、このような方法で形成された可視画像は、容易に複製できず、また、改ざんされない。

【発明の効果】以上説明したように本発明は、著作権データが埋め込まれていない状態のデジタルデータを出力しないようにしたので、ユーザの利便性と著作権保護を両立させることができる。

【図面の簡単な説明】

[0070]

【図1】本発明に係る符号情報の著作権管理方法の第1 の実施形態を実現するエンコーダを示すブロック図である。

【図2】図1の2つのA/Dコンバータのサンプリング 周期及びデータ列を示す説明図である。

【図3】図1のパッキングエンコーダによりパッキング されたユーザデータを示す説明図である。

【図4】本発明に係る符号情報の著作権管理方法の第1の実施形態を実現するデコーダを示すブロック図である。

【図5】図4のデコーダによりデコードされたデータ列及びサンプリング周期を示す説明図である。

【図6】第1の実施形態の変形例を実現するエンコーダを示すブロック図である。

【図7】第1の実施形態の変形例を実現するデコーダを 示すブロック図である。

【図8】本発明に係る符号情報の著作権管理方法の第2の実施形態を実現するエンコーダを示すブロック図である。

【図9】図8の信号処理回路を詳しく示すブロック図である。

【図10】図8のA/Dコンバータのサンプリング周期及びデータ列を示す説明図である。

【図11】本発明に係る符号情報の著作権管理方法の第 2の実施形態を実現するデコーダを示すブロック図である。

【図12】図11の信号処理回路を詳しく示すブロック図である。

【図13】図9のデコーダによりデコードされたデータ

列及びサンプリング周期を示す説明図である。

【図14】第2の実施形態の変形例を実現するエンコーダの信号処理回路を示すブロック図である。

【図15】第2の実施形態の変形例を実現するデコーダ の信号処理回路を示すブロック図である。

【図16】本発明に係る符号情報の著作権管理方法の第3の実施形態を実現するエンコーダを示すブロック図である。

【図17】本発明に係る符号情報の著作権管理方法の第 3の実施形態を実現するデコーダを示すブロック図であ ス

【図18】第3の実施形態の変形例を実現するエンコーダを示すブロック図である。

【図19】第3の実施形態の変形例を実現するデコーダの信号処理回路を示すブロック図である。

【図20】本発明に係る符号情報の著作権管理方法の第4の実施形態を実現するエンコーダの信号処理回路を示すブロック図である。

【図21】本発明に係る符号情報の著作権管理方法の第4の実施形態を実現するデコーダの信号処理回路を示すブロック図である。

【図22】第4の実施形態の変形例を実現するエンコーダの信号処理回路を示すブロック図である。

【図23】第4の実施形態の変形例を実現するデコーダの信号処理回路を示すブロック図である。

【図24】著作権データ埋め込み回路の他の例を示すブロック図である。

【図25】図24の著作権データ埋め込み回路における 主要信号を示す説明図である。

【図26】図24の著作権データ埋め込み回路の変形例 を示すブロック図である。

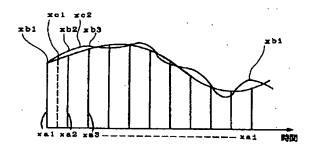
【図27】DVDーオーディオディスクのオーディオパックを示す説明図である。

【符号の説明】

- 1、9 入力端子
- 2 A/Dコンバータ(第1のA/D変換手段)
- 3 A/Dコンバータ (第2のA/D変換手段)
- 4、13、21、51 スイッチ
- 5、14 クロック発生器
- 6 差分計算器 (差分算出手段)
- 7 パッキングエンコーダ (出力手段)
- 8 出力端子
- 10 アンパッキングデコーダ
- 11 加算器(補間処理回路12、スイッチ13及びクロック発生器14と共に復元手段を構成する)
- 12 補間処理回路
- 15 D/Aコンバータ (第1のD/A変換手段)
- 16 D/Aコンバータ (第2のD/A変換手段)
- 17 アナログ出力端子(第1のアナログ信号出力端子)

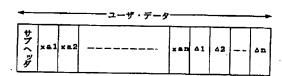
- 18 アナログ出力端子(第2のアナログ倡号出力端子)
- 19、49 暗証番号入力端子
- 20、50 暗号解瞭部
- 22 デジタル出力端子
- 23 デジタル出力端子
- 24 デジタル出力端子
- 30 著作権データ書き換え部
- 31 A/Dコンバータ (A/D変換手段)
- 32、43 信号処理回路
- 33、44 メモリ
- 34 DVD符号化回路
- 35 変調回路
- 36、56 ローパスフィルタ (帯域制限手段)
- 37、38 間引き回路
- 39 加算器(間引き回路37、38と共に差分算出手 段を構成する)
- 40 アロケーション回路(出力手段)
- 41 復調回路
- 42 DVD復号回路
- **45** D/Aコンバータ (D/A変換手段)
- 46 加算器(補間処理回路47、48と共に復元手段

【図2】

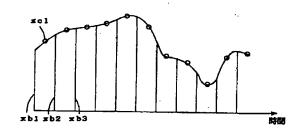


- を構成する)
- 47、48 補間処理回路
- 52 デジタル出力端子
- 53 デジタル出力端子
- 55 アナログ信号出力端子
- 90 デジタル出力端子
- 100 著作権データ供給部
- 114 FM変調器(発振器115、拡散変調器11
- 6、拡散符号117、レベル制御部118、間引き回路
- 119と共に変調手段を構成する)
- 115 発振器
- 116 拡散変調器
- 117 拡散符号
- 118 レベル制御部
- 119 間引き回路
- 120、121 加算器 (著作権データ埋め込み手段)
- 131、132 遅延回路
- 203 インタポレーション回路(デシメーション回路
- 204と共に著作権データ埋め込み手段を構成する)
- 204 デシメーション回路
- 205 埋め込み回路(著作権データ埋め込み手段)

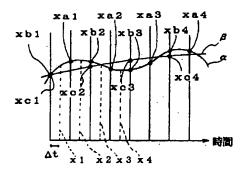
【図3】

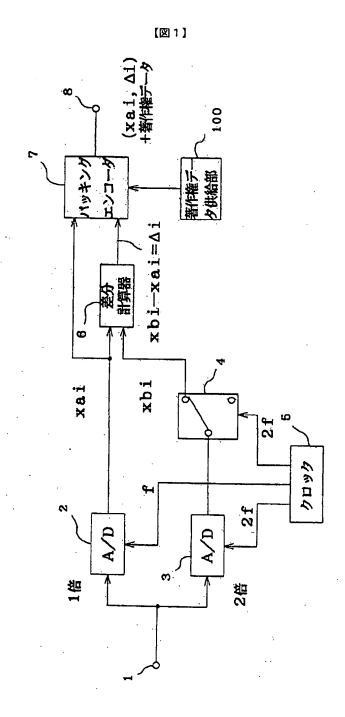


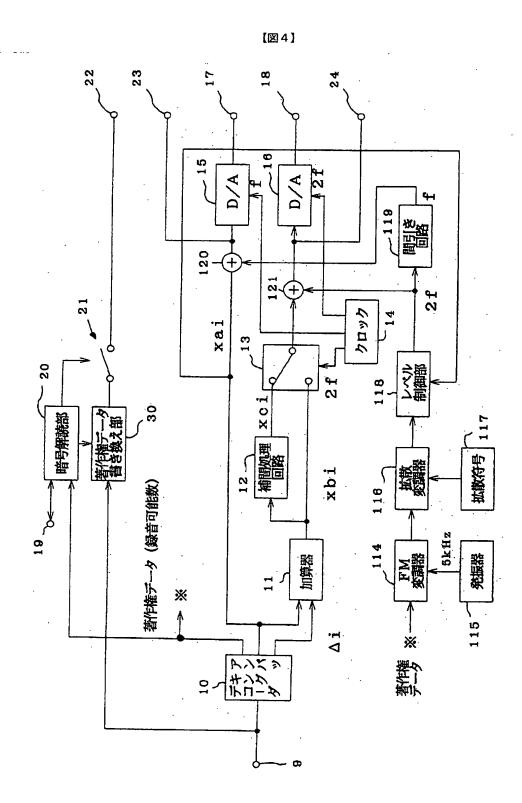




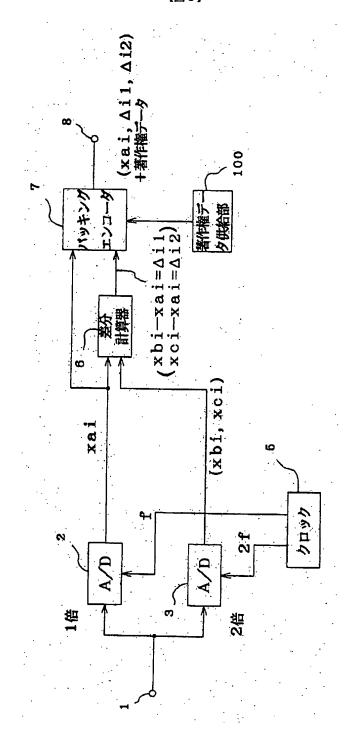
【図10】

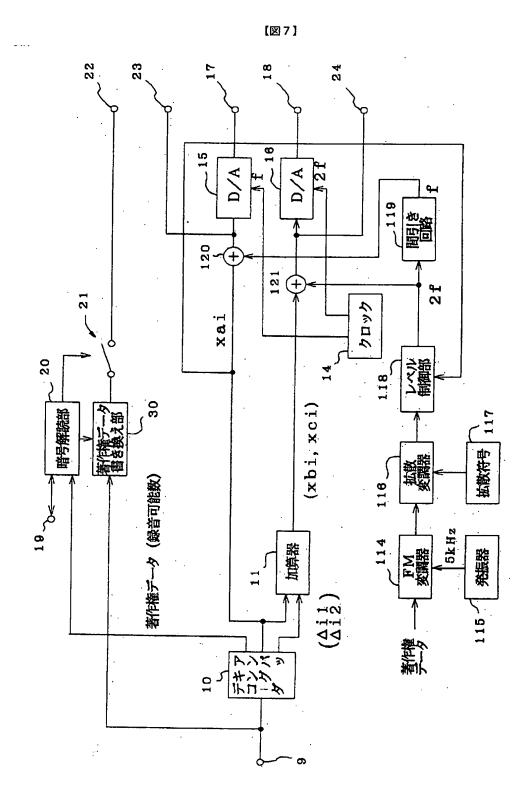


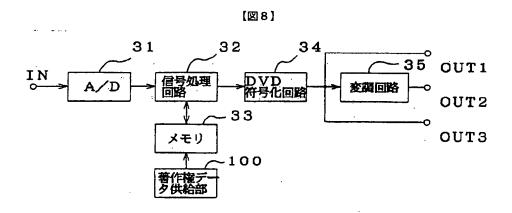


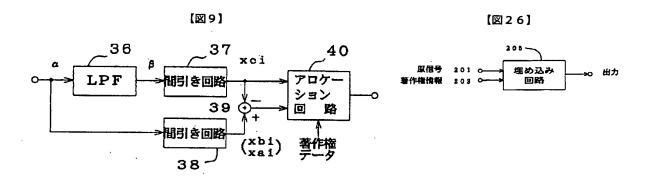


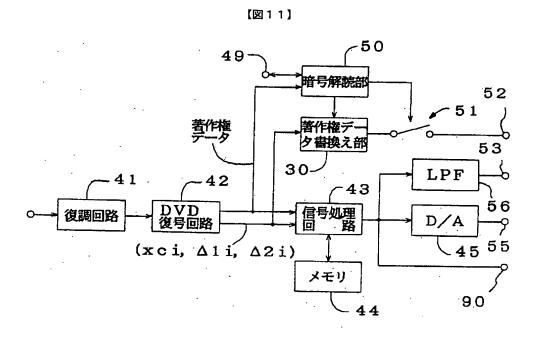
[図6]

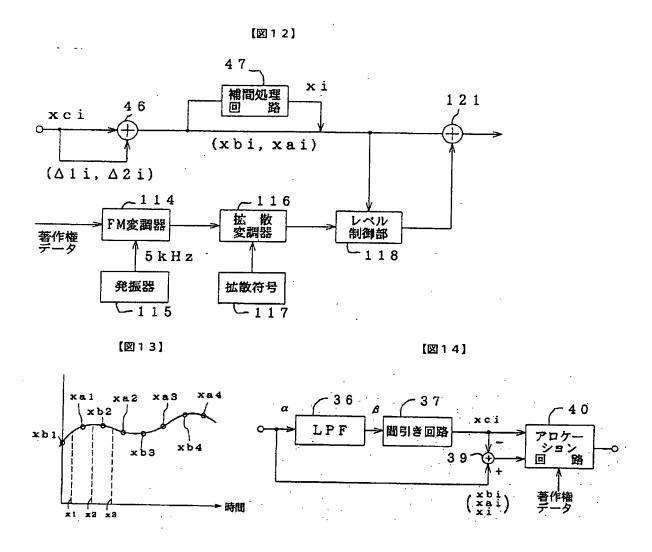


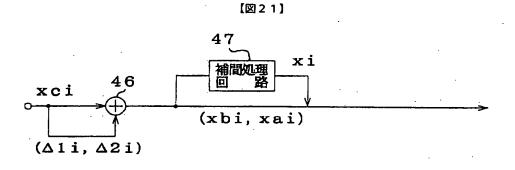








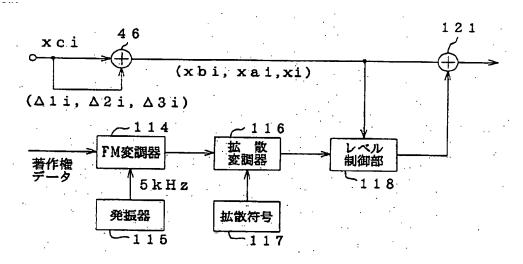


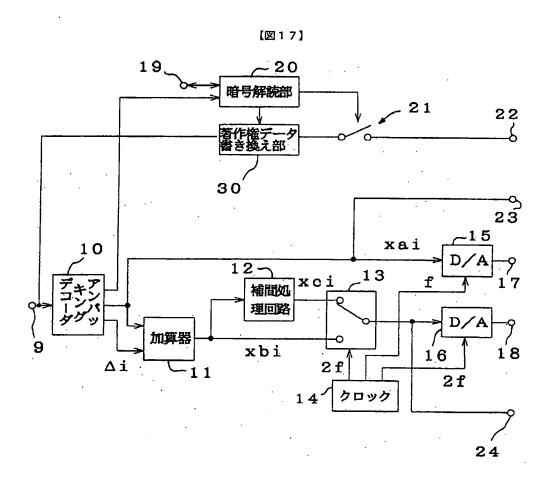


(xbi, xai,xi) (Δ11, Δ21, Δ31)

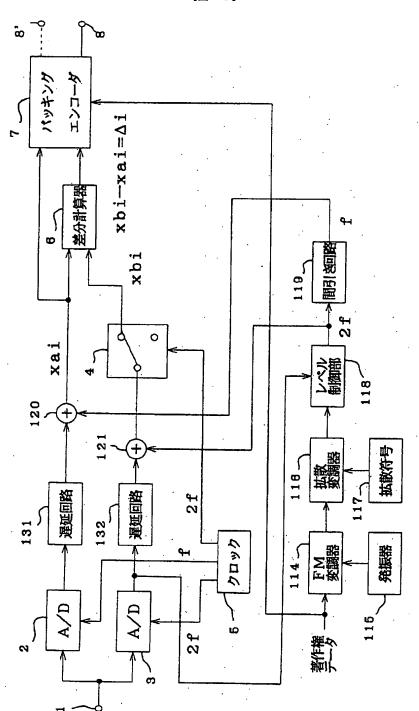
【図23】

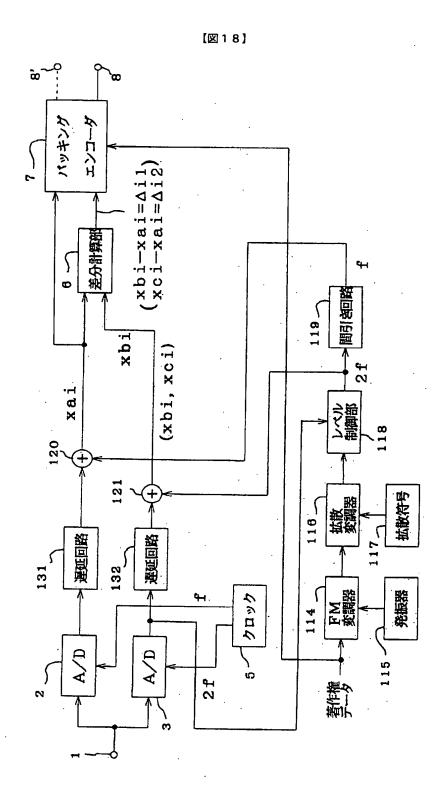
【図15】

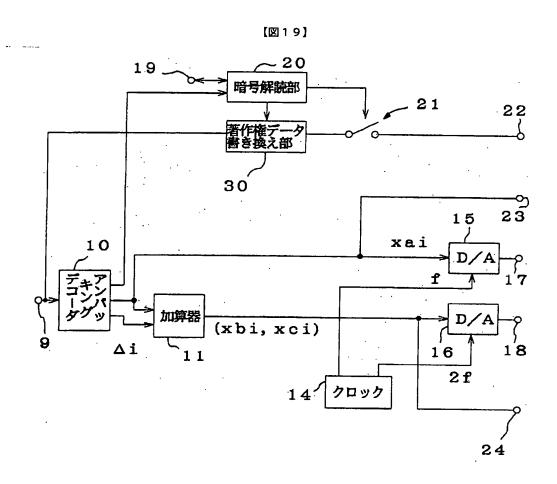


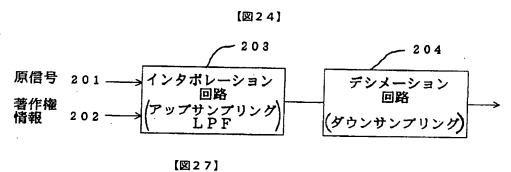








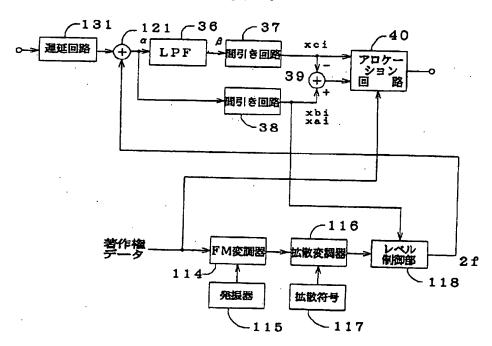




[D V D] A パック (V パック)

イック スタート	SCR	Mux	スタッフィング	ユーザデータ (ハケット)
(4)	(8)	(3)	(1)	(2034)

【図20】



[図22]

